

单片机原理及应用 1

[1] 题型.单选题

[1] 题干.读片外部数据存储器时，不起作用的信号是（ ）。

[1] 正确答案.C

[1] 难易度.易

[1] 选项数.4

[1] A. /RD

[1] B. /WE

[1] C. /PSEN

[1] D.ALE

[2] 题型.单选题

[2] 题干.80C51 基本型单片机内部程序存储器容量为（ ）

[2] 正确答案.C

[2] 难易度.易

[2] 选项数.4

[2] A.16K

[2] B.8K

[2] C.4K

[2] D.2K

[3] 题型.单选题

[3] 题干.在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是（ ）

[3] 正确答案.C

[3] 难易度.易

[3] 选项数.4

[3] A.P0

[3] B.P1

[3] C.P2

[3] D.P3

[4] 题型.单选题

[4] 题干.在 80C51 中, 要访问 SFR 使用的寻址方式为 ()

[4] 正确答案.A

[4] 难易度.易

[4] 选项数.4

[4] A.直接寻址

[4] B.寄存器寻址

[4] C.变址寻址

[4] D.寄存器间接寻址

[5] 题型.单选题

[5] 题干.以下的 4 条指令中, 不合法的指令为 ()

[5] 正确答案.D

[5] 难易度.易

[5] 选项数.4

[5] A.INC A

[5] B.DEC A

[5] C.I NC DPTR

[5] D.SWAP ACC

[6] 题型.单选题

[6] 题干.当需要扩展一片 8K 的 RAM 时, 应选用的存储器为 ()

[6] 正确答案.B

[6] 难易度.易

[6] 选项数.4

[7] 题型.单选题

[7] 题干.80C51 复位初始化时未改变 SP 的内容, 第一个入栈的单元地址为 ()

[7] 正确答案.A

[7] 难易度.易

[7] 选项数.4

[7] A.08H

[7] B.80H

[7] C.00H

[7] D.07H

[8] 题型.单选题

[8] 题干.利用 KEIL 软件进行仿真调试时, 在执行调用指令时, () 调试可跟踪到子程序内部并逐条执行子程序内部的各项指令。

[8] 正确答案.C

[8] 难易度.中

[8] 选项数.4

[8] A.暂停

[8] B.调试

[8] C.单步

[8] D.连续运行

[9] 题型.单选题

[9] 题干.在进行 BCD 码运算时,紧跟加法运算指令后面的指令必须是 () 指令。

[9] 正确答案.B

[9] 难易度.中

[9] 选项数.4

[9] A.ADD

[9] B.DA A

- [9] C.ADDC
 - [9] D.由实际程序确定
-

[10] 题型.单选题

[10] 题干.在 MCS-51 中,需要外加电路实现中断撤除的是 () 。

[10] 正确答案.D

[10] 难易度.易

[10] 选项数.4

[10] A.定时中断

[10] B.脉冲方式的外部中断

[10] C.外部串行中断

[10] D.电平方式的外部中断

[11] 题型.单选题

[11] 题干.关于定时器,若振荡频率为 12 MHz,在方式 1 下最大定时时间为 () 。

[11] 正确答案.B

[11] 难易度.易

[11] 选项数.4

[11] A.8.192ms

[11] B. 65.536 ms

[11] C. 0.256ms

[11] D.16.384ms

[12] 题型.单选题

[12] 题干.控制串行口工作方式的寄存器是 () 。

[12] 正确答案.C

[12] 难易度.易

[12] 选项数.4

[12] A.TCON

- [12] B.PCON
- [12] C.SCON
- [12] D.TMOD

[13] 题型.单选题

[13] 题干.开机复位后,CPU 使用的是第 0 组工作寄存器,地址范围是 () 。

[13] 正确答案.D

[13] 难易度.难

[13] 选项数.4

[13] A.00H-10H

[13] B.08H-0FH

[13] C.10H-1FH

[13] D.00H-07H

[14] 题型.单选题

[14] 题干.对 MCS-51 系列单片机 P0 口用作输出时,应外接 () 。

[14] 正确答案.A

[14] 难易度.易

[14] 选项数.4

[14] A.上拉电阻

[14] B.二极管

[14] C.三极管

[14] D.下拉电阻

[15] 题型.单选题

[15] 题干.在进行 BCD 码运算时,紧跟加法运算指令后面的指令必须是 () 指令。

[15] 正确答案.B

[15] 难易度.易

- [15] 选项数.4
 - [15] A.ADD
 - [15] B.DA A
 - [15] C.ADDC
 - [15] D.由实际程序确定
-

- [16] 题型.单选题
 - [16] 题干.进位标志 CY 在 () 中。
 - [16] 正确答案.C
 - [16] 难易度.易
 - [16] 选项数.4
 - [16] A.累加器
 - [16] B.算逻运算部件 ALU
 - [16] C.程序状态字寄存器 PSW
 - [16] D.DPTR
-

- [17] 题型.单选题
 - [17] 题干.MCS-51 单片机有七种寻址方式，MOVX A, @A+DPTR 属于 () 寻址
 - [17] 正确答案.B
 - [17] 难易度.易
 - [17] 选项数.4
 - [17] A.间接
 - [17] B.变址
 - [17] C.相对
 - [17] D.直接
-

- [18] 题型.单选题
- [18] 题干.某种存储器芯片是 8KB*2 片，那么它的地址线根线是 ()

[18] 正确答案.C

[18] 难易度.易

[18] 选项数.4

[18] A.11 根

[18] B.12 根

[18] C.13 根

[18] D.14 根

[19] 题型.单选题

[19] 题干.8 位 LED 显示器采用动态显示方式时（不加锁存器），至少需要提供的 I/O 线总数是：

[19] 正确答案.A

[19] 难易度.易

[19] 选项数.4

[20] 题型.单选题

[20] 题干.堆栈数据的进出原则是()

[20] 正确答案.A

[20] 难易度.易

[20] 选项数.4

[20] A.先进先出

[20] B.进入不出

[20] C.后进后出

[20] D.先进后出

[21] 题型.单选题

[21] 题干.单片机复位后，累加器 A、PC、PSW 的内容为 ()

[21] 正确答案.B

[21] 难易度.中

[21] 选项数.4

- [21] A.A = FFH PC = 00H PSW = FFH
 - [21] B.A = 00H PC = 0000H PSW = 00H
 - [21] C.A = 07H PC = 0000H PSW = FFH
 - [21] D.A = 00H PC = 00H PSW = 00H
-

[22] 题型.单选题

[22] 题干.8031 有四个工作寄存器区，由 PSW 状态字中的 RS1、RS0 两位的状态来决定，单片机复位后，若执行 SETB RS1 指令，此时只能使用（ ）区的工作寄存器。

[22] 正确答案.C

[22] 难易度.中

[22] 选项数.4

[22] A.0 区

[22] B.1 区

[22] C.2 区

[22] D.3 区

[23] 题型.单选题

[23] 题干.对 MCS-51 系列单片机 P0 口用作输出时，应外接（ ）

[23] 正确答案.A

[23] 难易度.易

[23] 选项数.4

[23] A.上拉电阻

[23] B.二极管

[23] C.三极管

[23] D.下拉电阻

[24] 题型.单选题

[24] 题干.在 MCS - 51 中，需要外加电路实现中断撤除的是：
（ ）。

- [24] 正确答案.D
[24] 难易度.易
[24] 选项数.4
[24] A.定时中断
[24] B.脉冲方式的外部中断
[24] C.外部串行中断
[24] D.电平方式的外部中断
-

- [25] 题型.单选题
[25] 题干.P 1 口的每一位能驱动 ()
[25] 正确答案.B
[25] 难易度.易
[25] 选项数.4
[25] A. 2 个 T T L 低电平负载有
[25] B. 4 个 T T L 低电平负载
[25] C. 8 个 T T L 低电平负载有
[25] D. 1 0 个 T T L 低电平负载
-

- [26] 题型.单选题
[26] 题干.串行口的工作方式由 () 寄存器决定。
[26] 正确答案.C
[26] 难易度.难
[26] 选项数.4
[26] A.SBUF
[26] B.PCON
[26] C.SCON
[26] D.RI
-

- [27] 题型.单选题
[27] 题干.要 MCS-51 系统中, 若晶振频率为 12MHz, 一个机器

周期等于() μs

[27] 正确答案.C

[27] 难易度.易

[27] 选项数.4

[28] 题型.单选题

[28] 题干.单片机复位后, SP、PC、I/O 口的内容为 ()

[28] 正确答案.C

[28] 难易度.易

[28] 选项数.4

[28] A.SP = 07H PC = 00H P0 = P1 = P2 = P3 = FFH

[28] B.SP = 00H PC = 0000H P0 = P1 = P2 = P3 = 00H

[28] C.SP = 07H PC = 0000H P0 = P1 = P2 = P3 = FFH

[28] D.SP = 00H PC = 00H P0 = P1 = P2 = P3 = 00H

[29] 题型.单选题

[29] 题干.8051 有四个工作寄存器区, 由 PSW 状态字中的 RS1、RS0 两位的状态来决定, 单片机复位后, 若执行 SETB RS0 指令, 此时只能使用 () 区的工作寄存器。

[29] 正确答案.B

[29] 难易度.易

[29] 选项数.4

[29] A.0 区

[29] B.1 区

[29] C.2 区

[29] D.3 区

[30] 题型.单选题

[30] 题干.MCS-51 单片机响应中断矢量地址是 () 。

[30] 正确答案.C

- [30] 难易度.易
 - [30] 选项数.4
 - [30] A.中断服务程序的首句地址
 - [30] B.中断服务程序的出口地址
 - [30] C.中断服务程序的入口地址
 - [30] D.主程序等待中断指令的地址
-

[31] 题型.单选题

[31] 题干.使用单片机开发系统调试程序时，对原程序进行汇编的目的是（）。

- [31] 正确答案.A
 - [31] 难易度.易
 - [31] 选项数.4
 - [31] A.将源程序转换成目标程序
 - [31] B.将目标程序转换成源程序
 - [31] C.将低级语言转换成高级语言
 - [31] D.连续执行键
-

[32] 题型.单选题

[32] 题干.调用子程序、中断响应过程及转移指令的共同特点是（）。

- [32] 正确答案.B
 - [32] 难易度.易
 - [32] 选项数.4
 - [32] A.都能返回
 - [32] B.都通过改变 PC 实现转移
 - [32] C.都将返回地址压入堆栈
 - [32] D.都必须保护现场
-

[33] 题型.单选题

[33] 题干.在进行串行通信时，若两机的发送与接收可以同时进行，则称为（）。

[33] 正确答案.D

[33] 难易度.易

[33] 选项数.4

[33] A.半双工传送

[33] B.单工传送

[33] C.双工传送

[33] D.全双工传送

[34] 题型.单选题

[34] 题干.指令 MOV A, @R0 的寻址方式是（）。

[34] 正确答案.D

[34] 难易度.中

[34] 选项数.4

[34] A.寄存器寻址

[34] B.立即寻址

[34] C.直接寻址

[34] D.寄存器间接寻址

[35] 题型.单选题

[35] 题干.在 51 单片机应用系统中，要求既扩展并口又扩展 RAM 时，应优先采用（）。

[35] 正确答案.A

[35] 难易度.中

[35] 选项数.4

[36] 题型.单选题

[36] 题干.在 51 单片机单片机中，控制中断优先级的寄存器是

() 。

[36] 正确答案.C

[36] 难易度.易

[36] 选项数.4

[36] A.TCON

[36] B.IE

[36] C.IP

[36] D.SCON

[37] 题型.单选题

[37] 题干.在 51 单片机单片机中，对于没有嵌套的中断，中断响应时间最少也要 () 。

[37] 正确答案.B

[37] 难易度.易

[37] 选项数.4

[37] A.2 个机器周期

[37] B.3 个机器周期

[37] C.4 个机器周期

[37] D.5 个机器周期

[38] 题型.单选题

[38] 题干.当 PSW=10H 时，当前工作寄存器组的地址范围是 () 。

[38] 正确答案.C

[38] 难易度.易

[38] 选项数.4

[38] A.00H~07H

[38] B.08H~0FH

[38] C.10H~17H

[38] D.18H~1FH

[39] 题型.单选题

[39] 题干.在单片机应用系统中，两线双向长距离（几百米）通信应采用（）。

[39] 正确答案.D

[39] 难易度.难

[39] 选项数.4

[39] A.TTL 电平

[39] B.RS232C 电平

[39] C.RS422 电平

[39] D.RS485 电平

[40] 题型.单选题

[40] 题干.DAC0832 可以实现两路模拟信号的同步输出，这是利用了该芯片的（）特性。

[40] 正确答案.D

[40] 难易度.易

[40] 选项数.4

[40] A.单极性

[40] B.双极性

[40] C.单缓冲

[40] D.双缓冲

[41] 题型.单选题

[41] 题干.在 51 单片机单片机中，若优先级设置相同，以下中断源同时有效时优先相应的中断是（）。

[41] 正确答案.D

[41] 难易度.易

[41] 选项数.4

[41] A.TF1

- [41] B.IE1
- [41] C.TF0
- [41] D.IE0

[42] 题型.单选题

[42] 题干.在下列寄存器中, 与定时器 / 计数器控制无关的是:

[42] 正确答案. B

[42] 难易度.易

[42] 选项数.4

[42] A. TCON

[42] B.SCON

[42] C. IE

[42] D. TMOD

[43] 题型.单选题

[43] 题干.在 MCS - 51 中, 为实现 P0 口线的数据和低位地址利用复用, 应使用

[43] 正确答案. A

[43] 难易度.易

[43] 选项数.4

[43] A.地址锁存器

[43] B.地址寄存器

[43] C. 地址缓冲器

[43] D.地址译码器

[44] 题型.单选题

[44] 题干.串行口的移位寄存器方式为 () 。

[44] 正确答案. A

[44] 难易度.易

[44] 选项数.4

- [44] A.方式 0
 - [44] B.方式 1
 - [44] C.方式 2
 - [44] D.方式 3
-

[45] 题型.单选题

[45] 题干.下列指令中错误的是 ()。

[45] 正确答案.C

[45] 难易度.易

[45] 选项数.4

[45] A.SETB 50H.0

[45] B.MOV A, B

[45] C.JNC LOOP

[45] D.SUBB A, R0

[46] 题型.单选题

[46] 题干.20 根地址线的寻址范围是 ()

[46] 正确答案. B

[46] 难易度.易

[46] 选项数.4

[46] A.512KB

[46] B.1024KB

[46] C.640KB

[46] D.4096KB

[47] 题型.单选题

[47] 题干. 外部中断 1 的中断入口地址为 ()。

[47] 正确答案.C

[47] 难易度.中

[47] 选项数.4

- [47] A.0003H
 - [47] B.000BH
 - [47] C.0013H
 - [47] D.001BH
-

[48] 题型.单选题

[48] 题干.AJMP 指令的跳转范围是 () 。

[48] 正确答案. C

[48] 难易度.中

[48] 选项数.4

[48] B.1KB

[48] C.2KB

[48] D.64KB

[49] 题型.单选题

[49] 题干.在 CPU 内部, 反映程序运行状态或反映运算结果的特征寄存器是 () 。

[49] 正确答案. B

[49] 难易度.易

[49] 选项数.4

[49] A.PC

[49] B.PSW

[49] C.A

[49] D.SP

[50] 题型.单选题

[50] 题干.下列指令中划线部分操作数属于寄存器寻址方式的有 () 。

[50] 正确答案. C

[50] 难易度.易

- [50] 选项数.4
 - [50] A.MOV 30H, Acc
 - [50] B.MOV 30H, C
 - [50] C.MOV 30H, R0
 - [50] D.MUL AB
-

- [51] 题型.单选题
 - [51] 题干. 51 存放当前指令地址的寄存器是()
 - [51] 正确答案. C
 - [51] 难易度.易
 - [51] 选项数.4
 - [51] A.指令寄存器
 - [51] B.地址寄存器
 - [51] C.程序计数器
 - [51] D.状态寄存器
-

- [52] 题型.单选题
 - [52] 题干.当 PSW=10H 时,R6 的字节地址为()。
 - [52] 正确答案. A
 - [52] 难易度.难
 - [52] 选项数.4
 - [52] A. 0 6 H
 - [52] B. 0 E H
 - [52] C. 1 6 H
 - [52] D. 1 E H
-

- [53] 题型.单选题
- [53] 题干.下列转移范围是 2KB 的控制转移指令是()
- [53] 正确答案.C
- [53] 难易度.易

- [53] 选项数.4
 - [53] A. SJMP rel
 - [53] B.LJMP addr16
 - [53] C. AJMP addr11
 - [53] D.JMP @A+DPTR
-

- [54] 题型.单选题
 - [54] 题干.对程序存储区数据传送, 应采用助记符为()
 - [54] 正确答案. C
 - [54] 难易度.易
 - [54] 选项数.4
 - [54] A. MOV
 - [54] B.MOVX
 - [54] C.MOVC
 - [54] D.PUSH
-

- [55] 题型.单选题
 - [55] 题干.下列符号中只有()是正确的 MCS-51 指令。
 - [55] 正确答案. B
 - [55] 难易度.易
 - [55] 选项数.4
 - [55] A. PUSH R0
 - [55] B. PUSH 40H
 - [55] C. POP @R0
 - [55] D. POP #40H
-

- [56] 题型.单选题
- [56] 题干.在 MCS-51 中
- [56] 正确答案. C
- [56] 难易度.易

- [56] 选项数.4
- [56] A. 具有独立的专用的地址线
- [56] B.由 P0 口和 P1 口的口线作地址线
- [56] C. 由 P0 口和 P2 口的口线作地址线
- [56] D.由 P1 口和 P2 口的口线作地址线
-

[57] 题型.单选题

[57] 题干.在 MCS-51 单片机的运算电路中, 不能为 ALU 提供数据的是

- [57] 正确答案. B
- [57] 难易度.易
- [57] 选项数.4
- [57] A.累加器 A
- [57] B. 暂存器
- [57] C. 寄存器 B
- [57] D. 状态寄存器 PSW
-

[58] 题型.单选题

[58] 题干.位处理器是单片机面向控制应用的重要体现, 下列中不属于位处理器资源的是

- [58] 正确答案. D
- [58] 难易度.易
- [58] 选项数.4
- [58] A.位累加器 CY
- [58] B.通用寄存器的可寻址位
- [58] C. 专用寄存器的可寻址位
- [58] D.位操作指令集
-

[59] 题型.单选题

[59] 题干.PC 的值是

- [59] 正确答案.C
- [59] 难易度.易
- [59] 选项数.4
- [59] A.当前指令前一条指令的地址
- [59] B.当前正在执行指令的地址
- [59] C. 下一条指令的地址
- [59] D. 控制器中指令寄存器的地址
-

- [60] 题型.单选题
- [60] 题干.单片机程序存储器的寻址范围是由程序计数器 PC 的位数决定的, MCS - 51 的 PC 为 16 位, 因此其寻址范围是
- [60] 正确答案.B
- [60] 难易度.中
- [60] 选项数.4
- [60] A.4 KB
- [60] B.64 KB
- [60] C.8 KB
- [60] D. 128 KB
-

- [61] 题型.单选题
- [61] 题干.以下运算中对溢出标志 OV 没有影响或不受 OV 影响的运算是
- [61] 正确答案.A
- [61] 难易度.中
- [61] 选项数.4
- [61] A.逻辑运算
- [61] B.符号数加减法运算
- [61] C.乘法运算
- [61] D.除法运算
-

- [62] 题型.单选题
- [62] 题干.内部 RAM 中的位寻址区定义的位是给
- [62] 正确答案.A
- [62] 难易度.易
- [62] 选项数.4
- [62] A.位操作准备的
- [62] B. 移位操作准备的
- [62] C.控制转移操作准备的
- [62] D.以上都对
-

- [63] 题型.单选题
- [63] 题干.8051 单片机的两个定时器/计数器是（ ）。
- [63] 正确答案. C
- [63] 难易度.易
- [63] 选项数.4
- [63] A.14 位加法计数器
- [63] B.14 位减法计数器
- [63] C.16 位加法计数器
- [63] D.16 位减法计数器
-

- [64] 题型.单选题
- [64] 题干.Jz rel 指令中, 是判断（ ） 中的内容是否为 0。
- [64] 正确答案.A
- [64] 难易度.易
- [64] 选项数.4
- [64] A.A
- [64] B.B
- [64] C.C
- [64] D.PC
-

[65] 题型.单选题

[65] 题干.若要求最大定时时间为 $216 \times$ 机器周期, 则应使定时器工作于 () 。

[65] 正确答案.B

[65] 难易度.难

[65] 选项数.4

[65] A.工作方式 0

[65] B.工作方式 1

[65] C.工作方式 2

[65] D.工作方式 3

[66] 题型.单选题

[66] 题干.以下的 4 条指令中, 错误的指令是 () 。

[66] 正确答案.C

[66] 难易度.易

[66] 选项数.4

[66] A.ADD A, R0

[66] B.ADDC A, R0

[66] C.SUB A, R0

[66] D.SUBB A, R0

[67] 题型.填空题

[67] 题干.计算机的经典结构由 () 组成。

[67] 正确答案.A

[67] 难易度.易

[67] A.存储器、运算器、控制器、输入设备、输出设备

[68] 题型.填空题

[68] 题干.80C51 单片机基本型内部 RAM 有 128 个字节单元, 这些单元可以分为三个用途不同的区域, 一是 () 区, 二是 () 区, 三

是 () 区。

[68] 正确答案.A

[68] 难易度.易

[68] A.工作寄存器、位寻址、通用数据区

[69] 题型.填空题

[69] 题干.在 8051 单片机中, 由 () 个振荡周期组成 1 个状态周期, 由 () 个状态周期组成 1 个机器周期。

[69] 正确答案.A

[69] 难易度.易

[69] A.2、6

[70] 题型.填空题

[70] 题干.对于 80C51 无嵌套的单级中断, 响应时间至少 () 个机器周期, 最多 () 个机器周期。

[70] 正确答案.A

[70] 难易度.易

[70] A.3、8

[71] 题型.填空题

[71] 题干.MCS-51 单片机扩展程序存储器所用的控制信号为 () , 扩展数据存储器所用的控制信号为 () 和 () 。

[71] 正确答案.A

[71] 难易度.易

[71] A.MOVC、RD、WR

[72] 题型.填空题

[72] 题干.关于堆栈类操作的两条指令分别是 () 、 () , 操作遵循 () 原则。

[72] 正确答案.A

[72] 难易度.易

[72] A.PUSH、POP、先进后出

[73] 题型.填空题

[73] 题干.要使 MCS-51 单片机从片内的地址 0000H 开始执行程序。那么 EA 应 ()。

[73] 正确答案.A

[73] 难易度.中

[73] A.高电平

[74] 题型.填空题

[74] 题干.外部中断 1()的中断入口地址为 ()；定时器 1 的中断入口地为 ()。

[74] 正确答案.A

[74] 难易度.中

[74] A.INT1、0013H、001BH

[75] 题型.填空题

[75] 题干.8751 有两个 16 位可编程定时/计数器，T0 和 T1。它们的功能可由控制寄存器 ()、() 的内容决定，且定时的时间或计数的次数与 ()、() 两个寄存器的初值有关。

[75] 正确答案.A

[75] 难易度.易

[75] A.TCON、TMOD、TH、TL

[76] 题型.填空题

[76] 题干.串行口的控制寄存器 SCON 中，REN 的作用是()。

[76] 正确答案.A

[76] 难易度.易

[76] A.允许串行接收位

[77] 题型.填空题

[77] 题干.当 P1 口做输入口输入数据时，必须先向该端口的锁存器写入（ ），否则输入数据可能出错。

[77] 正确答案.A

[77] 难易度.易

[77] A.FF

[77] B.

[78] 题型.填空题

[78] 题干.中断源的优先级别被分为高级和低级两大级别，各中断源的中断请求是属于什么级别是由（ ）寄存器的内容决确定的。

[78] 正确答案.A

[78] 难易度.难

[78] A.IP

[79] 题型.填空题

[79] 题干.寄存器 PSW 中的 RS1 和 RS0 的作用是（ ）。

[79] 正确答案.A

[79] 难易度.易

[79] A.选择工作寄存器组

[80] 题型.填空题

[80] 题干.LED 数码显示有（ ）和（ ）两种显示形式。

[80] 正确答案.A

[80] 难易度.易

[80] A.静态显示、 动态显示

[81] 题型.填空题

[81] 题干.用汇编语言编写的程序称为（ ）程序，通过汇编后得到

的用机器码表示的程序称为（ ）程序。

[81] 正确答案.A

[81] 难易度.易

[81] A.源、机器

[82] 题型.填空题

[82] 题干.堆栈的地址由（ ）的内容确定，其操作规律是“先（ ）后（ ）”。

[82] 正确答案.A

[82] 难易度.易

[82] A. SP、进、出

[83] 题型.填空题

[83] 题干.扩展并行 I/O 口时，常采用（ ）和（ ）可编程芯片。

[83] 正确答案.A

[83] 难易度.易

[83] A.8255、8155

[84] 题型.填空题

[84] 题干.编程时，一般在中断服务子程序和调用子程序中需用保护和恢复现场，保护现场用（ ）指令，恢复现场用（ ）指令。

[84] 正确答案.A

[84] 难易度.易

[84] A. PUSH、POP

[85] 题型.填空题

[85] 题干.单片机内部与外部 ROM 之间的查表指令是（ ）。

[85] 正确答案.A

[85] 难易度.易

[85] A.MOVC A, @A+PC

[86] 题型.填空题

[86] 题干.能在紫外线照射下擦除和重写的存储器是()型存储器,能够直接在线路中快速写入和读出的存储器是()型存储器。

[86] 正确答案.A

[86] 难易度.中

[86] A.EPROM、flashROM

[87] 题型.填空题

[87] 题干.从单片机系统扩展的角度出发,单片机的引脚可以构成三总线结构,即()。

[87] 正确答案.A

[87] 难易度.中

[87] A.数据总线、地址总线和控制总线

[88] 题型.填空题

[88] 题干.ALE 信号的作用是 ()

[88] 正确答案.A

[88] 难易度.易

[88] A.锁存低 8 位地址信号

[89] 题型.填空题

[89] 题干.PC 存放的内容为:

[89] 正确答案.A

[89] 难易度.易

[89] A.下一条要执行的指令的地址

[90] 题型.填空题

[90] 题干.MCS-8051 系列单片机字长是 () 位,有 () 根引脚。

[90] 正确答案.A

[90] 难易度.易

[90] A.8、 40

[91] 题型.填空题

[91] 题干.MOV A, 40H 指令对于源操作数的寻址方式是 () 寻址。

[91] 正确答案.A

[91] 难易度.难

[91] A. 直接

[92] 题型.填空题

[92] 题干.MCS - 51 的最小时序定时单位是 ()

[92] 正确答案.A

[92] 难易度.易

[92] A.节拍

[93] 题型.填空题

[93] 题干.MCS-51 单片机在同一优先级的中断源同时申请中断时, CPU 首先响应

[93] 正确答案.A

[93] 难易度.易

[93] A.外部中断 0

[94] 题型.填空题

[94] 题干.MCS - 51 单片机的一个机器周期由 () 个振荡脉冲组成

[94] 正确答案.A

[94] 难易度.易

[95] 题型.填空题

[95] 题干.计算机能直接识别的语言为 ()

[95] 正确答案.A

[95] 难易度.易

[95] A.机器语言

[96] 题型.填空题

[96] 题干.能用紫外线光擦除 ROM 中的程序的只读存储器为 ()

[96] 正确答案.A

[96] 难易度.易

[96] A.EPROM

[97] 题型.填空题

[97] 题干.ALE 信号的作用是

[97] 正确答案.A

[97] 难易度.易

[97] A.锁存低 8 位地址信号

[98] 题型.填空题

[98] 题干.MCS - 51 单片机片内 ROM 容量为 ()

[98] 正确答案.A

[98] 难易度.易

[98] A.4KB

[99] 题型.填空题

[99] 题干.堆栈指针 SP 是一个 () 位寄存器

[99] 正确答案.A

[99] 难易度.中

[100] 题型.填空题

[100] 题干.主频为 12MHz 的单片机它的机器周期为 ()

[100] 正确答案.A

[100] 难易度.中

[100] A.1 微秒

[101] 题型.填空题

[101] 题干.在单片机中, () 是数据存储器, () 是程序存储器。

[101] 正确答案.A

[101] 难易度.易

[101] A.RAM、ROM

[102] 题型.填空题

[102] 题干.单片机复位后, SP 的内容为 07H、PC、PSW、A 的内容为 00H, P0~P3 口的内容都是为 (B) 。

[102] 正确答案.A

[102] 难易度.易

[102] A.FFH

[103] 题型.填空题

[103] 题干.能在紫外线照射下擦除和重写的存储器是()型存储器,能够直接在线路中快速写入和读出的存储器是()型存储器。

[103] 正确答案.A

[103] 难易度.易

[103] A. EPROM 、 flashROM

[104] 题型.填空题

[104] 题干.在片外扩展一片 2764 程序存储器芯片要 () 地址线

[104] 正确答案.A

[104] 难易度.难

[104] A.13 根

[105] 题型.填空题

[105] 题干.定时器/计数器工作方式 1 是 () 位计数结构

[105] 正确答案.A

[105] 难易度.易

[106] 题型.填空题

[106] 题干.MCS—51 单片机的复位信号是 () 有效。

[106] 正确答案.A

[106] 难易度.易

[106] A.高电平

[107] 题型.填空题

[107] 题干.单片机的工作过程, 实际上就是 ()

[107] 正确答案.A

[107] 难易度.易

[107] A. 周而复始地取指令和执行指令的过程

[108] 题型.填空题

[108] 题干.端口 (或称口) 是 ()

[108] 正确答案.A

[108] 难易度.易

[108] A.接口电路中已编址并能进行读或写操作的寄存器

[109] 题型.判断题

[109] 题干.MOV A, 30H 这条指令执行后的结果 (A) =30H。

[109] 正确答案.B

[109] 难易度.易

[109] A.正确

[109] B.错误

[110] 题型.判断题

[110] 题干.8031 与 8051 的区别在于内部是否有数据存储器。

[110] 正确答案.B

[110] 难易度.易

[110] A.正确

[110] B.错误

[111] 题型.判断题

[111] 题干.MCS-51 单片机可执行指令：MOV R6, R7。

[111] 正确答案.B

[111] 难易度.易

[111] A.正确

[111] B.错误

[112] 题型.判断题

[112] 题干.指令中直接给出的操作数称为直接寻址。

[112] 正确答案.B

[112] 难易度.中

[112] A.正确

[112] B.错误

[113] 题型.判断题

[113] 题干.MCS-51 单片机中的 PC 是不可寻址的。

[113] 正确答案.A

[113] 难易度.中

[113] A.正确

[113] B.错误

[114] 题型.判断题

[114] 题干.MCS-51 有 5 个中断源, 有 5 个中断优先级, 优先级由软件填写特殊功能寄存器 IP 以选择。

[114] 正确答案.B

[114] 难易度.易

[114] A.正确

[114] B.错误

[115] 题型.判断题

[115] 题干.MCS-51 单片机可执行指令: MOV R5, R4。

[115] 正确答案.B

[115] 难易度.易

[115] A.正确

[115] B.错误

[116] 题型.判断题

[116] 题干.MOV A, @R7,将 R7 单元中的数据作为地址, 从该地址中取数, 送入 A 中。

[116] 正确答案.A

[116] 难易度.易

[116] A.正确

[116] B.错误

[117] 题型.判断题

[117] 题干.80C52 单片机包含 4K 的 ROM, 256 字节的 RAM, 6 个中断源。

[117] 正确答案.B

[117] 难易度.难

[117] A.正确

[117] B.错误

[118] 题型.判断题

[118] 题干.堆栈的操作原则是先进后出、后进先出。

[118] 正确答案.B

[118] 难易度.易

[118] A.正确

[118] B.错误

[119] 题型.判断题

[119] 题干.同一时间同一级别的多中断请求，将形成阻塞，系统无法响应。

[119] 正确答案.B

[119] 难易度.易

[119] A.正确

[119] B.错误

[120] 题型.判断题

[120] 题干.MCS-51 单片机可执行指令：MOV A, @R3;

[120] 正确答案.B

[120] 难易度.易

[120] A.正确

[120] B.错误

[121] 题型.判断题

[121] 题干.SP 内装的是栈顶首址的内容

[121] 正确答案.B

[121] 难易度.易

[121] A.正确

[121] B.错误

[122] 题型.判断题

[122] 题干.对程序存储器的读操作, 只能使用 MOV 指令

[122] 正确答案.B

[122] 难易度.易

[122] A.正确

[122] B.错误

[123] 题型.判断题

[123] 题干.低优先级不能中断高优先级, 但高优先级能中断优先级

[123] 正确答案.A

[123] 难易度.易

[123] A.正确

[123] B.错误

[124] 题型.判断题

[124] 题干.8031 与 8751 的区别在于内部是否有程序存储器;

[124] 正确答案.A

[124] 难易度.易

[124] A.正确

[124] B.错误

[125] 题型.判断题

[125] 题干.程序计数器 PC 中装的内容是当前正在执行指令的地址

[125] 正确答案.B

[125] 难易度.中

[125] A.正确

[125] B.错误

[126] 题型.判断题

[126] 题干.MCS-51 单片机可执行指令: MOV 28H, @R4

[126] 正确答案.B

[126] 难易度.中

[126] A.正确

[126] B.错误

[127] 题型.判断题

[127] 题干.当向堆栈压入一个字节的数据后, SP 中的内容减 1

[127] 正确答案.B

[127] 难易度.易

[127] A.正确

[127] B.错误

[128] 题型.判断题

[128] 题干.区分外部程序存储器和数据存储器的最可靠的方法是看其是被 还是被信号连接。

[128] 正确答案.A

[128] 难易度.易

[128] A.正确

[128] B.错误

[129] 题型.判断题

[129] 题干.8031 片内含 EPROM, 8051 片内不含 EPROM。

[129] 正确答案.B

[129] 难易度.易

[129] A.正确

[129] B.错误

[130] 题型.判断题
[130] 题干.判断指令是否正确: R0, R1
[130] 正确答案.B
[130] 难易度.难
[130] A.正确
[130] B.错误

[131] 题型.判断题
[131] 题干.判断指令是否正确: MOVX A, 30H
[131] 正确答案.B
[131] 难易度.易
[131] A.正确
[131] B.错误

[132] 题型.判断题
[132] 题干.判断指令是否正确: MOVX A, 3000H
[132] 正确答案.B
[132] 难易度.易
[132] A.正确
[132] B.错误

[133] 题型.判断题
[133] 题干.判断指令是否正确: ADDC R7, A
[133] 正确答案.A
[133] 难易度.易
[133] A.正确
[133] B.错误

[134] 题型.判断题
[134] 题干.判断指令是否正确: SUBB A, R2

[134] 正确答案.A

[134] 难易度.易

[134] A.正确

[134] B.错误

[135] 题型.判断题

[135] 题干.判断指令是否正确: ANL #59H ,26H

[135] 正确答案.B

[135] 难易度.易

[135] A.正确

[135] B.错误

[136] 题型.判断题

[136] 题干.判断指令是否正确: MOV C, ACC.0

[136] 正确答案.A

[136] 难易度.易

[136] A.正确

[136] B.错误

[137] 题型.判断题

[137] 题干.判断指令是否正确: MOV P1 , A

[137] 正确答案.A

[137] 难易度.易

[137] A.正确

[137] B.错误

[138] 题型.判断题

[138] 题干.判断指令是否正确: JBC P0.6, LL1

[138] 正确答案.A

[138] 难易度.中

[138] A.正确

[138] B.错误

[139] 题型.判断题

[139] 题干.判断指令是否正确: ACALL PROC

[139] 正确答案.A

[139] 难易度.中

[139] A.正确

[139] B.错误

[140] 题型.判断题

[140] 题干.判断指令是否正确: MOVC A, @DPTR

[140] 正确答案.B

[140] 难易度.易

[140] A.正确

[140] B.错误

[141] 题型.判断题

[141] 题干.判断指令是否正确: MOVX A,@DPTR

[141] 正确答案.A

[141] 难易度.易

[141] A.正确

[141] B.错误

[142] 题型.判断题

[142] 题干.判断指令是否正确: ADD @R0, R1

[142] 正确答案.B

[142] 难易度.易

[142] A.正确

[142] B.错误

[143] 题型.判断题

[143] 题干.判断指令是否正确: MOV A, 30H

[143] 正确答案.A

[143] 难易度.难

[143] A.正确

[143] B.错误

[144] 题型.判断题

[144] 题干.判断指令是否正确: MOVX A, @3000H

[144] 正确答案.B

[144] 难易度.易

[144] A.正确

[144] B.错误

[145] 题型.判断题

[145] 题干.判断指令是否正确: MOV R7, A

[145] 正确答案.A

[145] 难易度.易

[145] A.正确

[145] B.错误

[146] 题型.判断题

[146] 题干.判断指令是否正确: SUBB A, R2

[146] 正确答案.A

[146] 难易度.易

[146] A.正确

[146] B.错误

[147] 题型.判断题
[147] 题干.判断指令是否正确: ANL 26H ,#59H
[147] 正确答案.A
[147] 难易度.易
[147] A.正确
[147] B.错误

[148] 题型.判断题
[148] 题干.判断指令是否正确: MOV C, ACC.7
[148] 正确答案.A
[148] 难易度.易
[148] A.正确
[148] B.错误

[149] 题型.判断题
[149] 题干.判断指令是否正确: MOV P1 , A
[149] 正确答案.A
[149] 难易度.易
[149] A.正确
[149] B.错误

[150] 题型.判断题
[150] 题干.8051 每个中断源相应地在芯片上都有其中断请求输入引脚
[150] 正确答案.B
[150] 难易度.易
[150] A.正确
[150] B.错误

[151] 题型.判断题

[151] 题干.程序计数器 PC 不能对它进行读写操作

[151] 正确答案.A

[151] 难易度.中

[151] A.正确

[151] B.错误

[152] 题型.判断题

[152] 题干.8051 单片机的栈底单元是不能利用的, 因此, 它是一个闲置单元

[152] 正确答案.B

[152] 难易度.中

[152] A.正确

[152] B.错误

[153] 题型.判断题

[153] 题干.8051 单片机对最高优先权的中断响应是无条件的

[153] 正确答案.B

[153] 难易度.易

[153] A.正确

[153] B.错误

[154] 题型.判断题

[154] 题干.中断初始化时, 对中断控制器的状态设置, 只可使用位操作指令, 而不能使用字节操作指令

[154] 正确答案.B

[154] 难易度.易

[154] A.正确

[154] B.错误

[155] 题型.判断题

[155] 题干.在一般情况 8051 单片机允许同级中断嵌套

[155] 正确答案.B

[155] 难易度.易

[155] A.正确

[155] B.错误

[156] 题型.判断题

[156] 题干.8051 单片机, 程序存储器数和数据存储器扩展的最大范围都是一样的

[156] 正确答案.A

[156] 难易度.难

[156] A.正确

[156] B.错误

[157] 题型.判断题

[157] 题干.单片机系统扩展时使用的锁存器, 是用于锁存高 8 位地址

[157] 正确答案.B

[157] 难易度.易

[157] A.正确

[157] B.错误

[158] 题型.判断题

[158] 题干. RC A 为循环左移指令

[158] 正确答案.B

[158] 难易度.易

[158] A.正确

[158] B.错误

[159] 题型.判断题
[159] 题干.MOV A, 30H 为立即寻址方式
[159] 正确答案.B
[159] 难易度.易
[159] A.正确
[159] B.错误

[160] 题型.判断题
[160] 题干.指令字节数越多, 执行时间越长。
[160] 正确答案.B
[160] 难易度.易
[160] A.正确
[160] B.错误

[161] 题型.判断题
[161] 题干.内部寄存器 Rn (n=0-7) 作为间接寻址寄存器。
[161] 正确答案.B
[161] 难易度.易
[161] A.正确
[161] B.错误

[162] 题型.判断题
[162] 题干.当 MCS—51 上电复位时,堆栈指针 SP=00H。
[162] 正确答案.B
[162] 难易度.易
[162] A.正确
[162] B.错误

[163] 题型.判断题
[163] 题干.EPROM 的地址线为 11 条时, 能访问的存储空间有

4K。

[163] 正确答案.A

[163] 难易度.易

[163] A.正确

[163] B.错误

[164] 题型.判断题

[164] 题干.51 单片机只能做控制用，不能完成算术运算。

[164] 正确答案.A

[164] 难易度.中

[164] A.正确

[164] B.错误

[165] 题型.判断题

[165] 题干.为了消除按键的抖动，常用的方法只有硬件方法

[165] 正确答案.B

[165] 难易度.中

[165] A.正确

[165] B.错误

[166] 题型.判断题

[166] 题干.必须有中断源发出中断请求，并且 CPU 开中断，CPU 才可能响应中断

[166] 正确答案.A

[166] 难易度.易

[166] A.正确

[166] B.错误

[167] 题型.判断题

[167] 题干.8155 的复位引脚可与 89C51 的复位引脚直接相联。

[167] 正确答案.A

[167] 难易度.易

[167] A.正确

[167] B.错误

[168] 题型.判断题

[168] 题干.MCS—51 的串行接口是全双工的。

[168] 正确答案.A

[168] 难易度.易

[168] A.正确

[168] B.错误

[169] 题型.判断题

[169] 题干.MCS—51 单片机的复位信号是低电平有效。

[169] 正确答案.B

[169] 难易度.难

[169] A.正确

[169] B.错误

[170] 题型.判断题

[170] 题干.串行口的控制寄存器 SCON 中，REN 的作用是串行口允许接收位

[170] 正确答案.A

[170] 难易度.易

[170] A.正确

[170] B.错误

[171] 题型.判断题

[171] 题干.若 MCS-51 单片机使用晶振频率为 6MHz 时，其复位持续时间应该 $4\mu\text{s}$

[171] 正确答案.A

[171] 难易度.易

[171] A.正确

[171] B.错误

[172] 题型.判断题

[172] 题干.若 PSW.4=0, PSW.3=1, 要想把寄存器 R0 的内容入栈, 应使用.PUSH?? 00H 指令。

[172] 正确答案.B

[172] 难易度.易

[172] A.正确

[172] B.错误

[173] 题型.判断题

[173] 题干.若累加器 A 中的数据为 01110010B, 则 PSW 中的 P=1

[173] 正确答案.B

[173] 难易度.易

[173] A.正确

[173] B.错误

[174] 题型.判断题

[174] 题干.关于堆栈类操作的两条指令分别是 PUSH、POP, 操作遵循先出后进原则。

[174] 正确答案.B

[174] 难易度.易

[174] A.正确

[174] B.错误

[175] 题型.判断题

[175] 题干.在进行 BCD 码运算时, 紧跟加法运算指令后面的指令必须是 ADD 指令

[175] 正确答案.B

[175] 难易度.易

[175] A.正确

[175] B.错误

[176] 题型.判断题

[176] 题干.单片机的 LED 动态显示是依据人眼的"视觉暂留"效应实现的。

[176] 正确答案.A

[176] 难易度.易

[176] A.正确

[176] B.错误

[177] 题型.判断题

[177] 题干.指令字节数越多, 执行时间越长。

[177] 正确答案.B

[177] 难易度.中

[177] A.正确

[177] B.错误

[178] 题型.判断题

[178] 题干.内部寄存器 Rn (n=0~7) 作为间接寻址寄存器。

[178] 正确答案.B

[178] 难易度.中

[178] A.正确

[178] B.错误

[179] 题型.判断题

[179] 题干.SP 是单片机内部一个特殊区域, 与 RAM 无关。

[179] 正确答案.B

[179] 难易度.易

[179] A.正确

[179] B.错误

[180] 题型.判断题

[180] 题干.算术运算类指令一般不影响标志位。

[180] 正确答案.B

[180] 难易度.易

[180] A.正确

[180] B.错误

[181] 题型.判断题

[181] 题干.CPU 每取一个指令字节, 即使程序计数器 PC 自动加 1。

[181] 正确答案.B

[181] 难易度.易

[181] A.正确

[181] B.错误

[182] 题型.判断题

[182] 题干.所谓的单片机, 就是将 CPU、存储器、定时计数器、中断功能以及 I/O 设备等主要功能部件都集成在一块超大规模集成电路的微型计算机。

[182] 正确答案.B

[182] 难易度.难

[182] A.正确

[182] B.错误

[183] 题型.判断题

[183] 题干.第一组工作寄存器 R0~R7 的地址是 10H~17H。

[183] 正确答案.B

[183] 难易度.易

[183] A.正确

[183] B.错误

[184] 题型.判断题

[184] 题干.串行口控制寄存器 SCON (地址是 98H) 是可按位寻址的控制寄存器。

[184] 正确答案.B

[184] 难易度.易

[184] A.正确

[184] B.错误

[185] 题型.判断题

[185] 题干.8051 每个中断源相应地在芯片上都有其中断请求输入引脚

[185] 正确答案.B

[185] 难易度.易

[185] A.正确

[185] B.错误

[186] 题型.判断题

[186] 题干.程序计数器 PC 不能对它进行读写操作

[186] 正确答案.B

[186] 难易度.易

[186] A.正确

[186] B.错误

[187] 题型.判断题

[187] 题干. 51 单片机对最高优先权的中断响应是无条件的

[187] 正确答案.B

[187] 难易度.易

[187] A.正确

[187] B.错误

[188] 题型.判断题

[188] 题干.中断初始化时, 对中断控制器的状态设置, 只可使用位操作指令, 而不能使用字节操作指

[188] 正确答案.B

[188] 难易度.易

[188] A.正确

[188] B.错误

[189] 题型.判断题

[189] 题干.在一般情况 8051 单片机允许同级中断嵌套

[189] 正确答案.B

[189] 难易度.易

[189] A.正确

[189] B.错误

[190] 题型.判断题

[190] 题干.51 单片机, 程序存储器数和数据存储器扩展的最大范围都是一样的

[190] 正确答案.B

[190] 难易度.中

[190] A.正确

[190] B.错误

[191] 题型.判断题

[191] 题干.单片机系统扩展时使用的锁存器，是用于锁存高 8 位地址

[191] 正确答案.B

[191] 难易度.中

[191] A.正确

[191] B.错误

[192] 题型.判断题

[192] 题干.判断指令是否正确：JBC P0.3, LL1

[192] 正确答案.A

[192] 难易度.易

[192] A.正确

[192] B.错误

[193] 题型.简答题

[193] 题干.MCS-51 单片机的时钟周期与振荡周期之间有什么关系？一个机器周期的时序如何划分？

[193] 正确答案.A

[193] 难易度.易

[193] A.时钟周期是单片机最基本的时间单位。机器周期则是完成某一个规定操作所需的时间。一个机器周期为 6 个时钟周期，共 12 个振荡周期性，依次表示为 S1P1、S1P2、.....S6P1、S6P2。

[194] 题型.简答题

[194] 题干.什么是单片机？简述单片机的应用领域。

[194] 正确答案.A

[194] 难易度.易

[194] A.单片微型计算机简称单片机，它是把微型计算机的各个功

能部件：中央处理器 CPU、随机存储器 RAM、只读存储器 ROM、定时/计数器及 I/O 接口电路等集成在一块芯片上，构成一个完整的微型计算机。应用领域：（1）单片机在智能仪器仪表中的应用；（2）单片机在工业控制中的应用；（3）单片机在计算机网络与通信技术中的应用；（4）单片机在日常生活及家电中的应用。

[195] 题型.简答题

[195] 题干.简述汇编语言中的标号有什么规定

[195] 正确答案.A

[195] 难易度.难

[195] A. (1) 标号由 1—8 字符组成，头一个字符必须是字母。
(2) 不能使用汇编语言已定义的符号。（3）标号后必须跟冒号：
(4) 同一标号在一个程序中只能定义一次。

[196] 题型.简答题

[196] 题干.简述变址寻址方式并举例说明。

[196] 正确答案.A

[196] 难易度.易

[196] A. (1) 变址寻址是以 DPTR 或 PC 作基址寄存器，累加器 A 作变址寄存器以两者内容相加形式的 16 位地址作为操作数地址。

(2) 变址寻址只能对移动存储器寻址，其指令只有三条：MOVC A, @A+DPTR MOVC A, @A+PC JMP @A+DPTR 前二条为查表指令，后一条为无条件转移指令

[197] 题型.简答题

[197] 题干.为什么外扩存储器时，P0 口要外接锁存器，而 P2 口却不接？

[197] 正确答案.A

[197] 难易度.易

[197] A.P0 口要传送外部数据存储器的低 8 位地址和 8 位数据，(2 分) 而 P2 口只传送外部数据存储器的低 8 位地址。

[198] 题型.简答题

[198] 题干.在由 8031CPU 芯片设计的系统中，若规定外部中断 0 为电平触发方式，高优先级，此时，特殊功能寄存器 TCON、IE、IP 为多少？

[198] 正确答案.A

[198] 难易度.易

[198] A.TCON=00H IE=81H IP=01H

[199] 题型.简答题

[199] 题干.简述堆栈

[199] 正确答案.A

[199] 难易度.易

[199] A. (1) 在程序中断或子程序调用时，为了保护返回地址（断点）和保护现场而设立的 RAM 区。(2) 用 MOV SP, #STK 指令建立堆栈。(3) 存放数据按“后进先出”原则进行。(4) 利用 PUSH、POP 指令即可进行进栈、出栈操作。

[200] 题型.简答题

[200] 题干.简述中断响应的主要内容。

[200] 正确答案.A

[200] 难易度.易

[200] A.由硬件自动生成一条调用指令 LCALL 转去中断服务，具体操作为：(1) 将程序计数器 PC 的内容（断点）压栈 (2) 将中断入口地址装入 PC，转去执行中断服务程序

[201] A.

单片机原理及应用 1 ['200'](#) / ['200'](#) / ['5001'](#) / ['5002'](#) /

[1] 题型.单选题

[1] 题干.读片外部数据存储器时，不起作用的信号是（ ）。

[1] 正确答案.C

[1] 难易度.易

[1] 选项数.4

[1] A. /RD

[1] B. /WE

[1] C. /PSEN

[1] D.ALE

[2] 题型.单选题

[2] 题干.80C51 基本型单片机内部程序存储器容量为（ ）

[2] 正确答案.C

[2] 难易度.易

[2] 选项数.4

[2] A.16K

[2] B.8K

[2] C.4K

[2] D.2K

[3] 题型.单选题

[3] 题干.在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是（ ）

[3] 正确答案.C

[3] 难易度.易

[3] 选项数.4

[3] A.P0

- [3] B.P1
- [3] C.P2
- [3] D.P3

[4] 题型.单选题

[4] 题干.在 80C51 中, 要访问 SFR 使用的寻址方式为 ()

[4] 正确答案.A

[4] 难易度.易

[4] 选项数.4

[4] A.直接寻址

[4] B.寄存器寻址

[4] C.变址寻址

[4] D.寄存器间接寻址

[5] 题型.单选题

[5] 题干.以下的 4 条指令中, 不合法的指令为 ()

[5] 正确答案.D

[5] 难易度.易

[5] 选项数.4

[5] A.INC A

[5] B.DEC A

[5] C.I NC DPTR

[5] D.SWAP ACC

[6] 题型.单选题

[6] 题干.当需要扩展一片 8K 的 RAM 时, 应选用的存储器为 ()

[6] 正确答案.B

[6] 难易度.易

[6] 选项数.4

[7] 题型.单选题

[7] 题干.80C51 复位初始化时未改变 SP 的内容, 第一个入栈的单元地址为 ()

[7] 正确答案.A

[7] 难易度.易

[7] 选项数.4

[7] A.08H

[7] B.80H

[7] C.00H

[7] D.07H

[8] 题型.单选题

[8] 题干.利用 KEIL 软件进行仿真调试时, 在执行调用指令时, () 调试可跟踪到子程序内部并逐条执行子程序内部的各项指令。

[8] 正确答案.C

[8] 难易度.中

[8] 选项数.4

[8] A.暂停

[8] B.调试

[8] C.单步

[8] D.连续运行

[9] 题型.单选题

[9] 题干.在进行 BCD 码运算时,紧跟加法运算指令后面的指令必须是 () 指令。

[9] 正确答案.B

[9] 难易度.中

[9] 选项数.4

[9] A.ADD

[9] B.DA A

- [9] C.ADDC
 - [9] D.由实际程序确定
-

[10] 题型.单选题

[10] 题干.在 MCS-51 中,需要外加电路实现中断撤除的是 ()。

[10] 正确答案.D

[10] 难易度.易

[10] 选项数.4

[10] A.定时中断

[10] B.脉冲方式的外部中断

[10] C.外部串行中断

[10] D.电平方式的外部中断

[11] 题型.单选题

[11] 题干.关于定时器,若振荡频率为 12 MHz,在方式 1 下最大定时时间为 ()。

[11] 正确答案.B

[11] 难易度.易

[11] 选项数.4

[11] A.8.192ms

[11] B. 65.536 ms

[11] C. 0.256ms

[11] D.16.384ms

[12] 题型.单选题

[12] 题干.控制串行口工作方式的寄存器是 ()。

[12] 正确答案.C

[12] 难易度.易

[12] 选项数.4

[12] A.TCON

- [12] B.PCON
- [12] C.SCON
- [12] D.TMOD

[13] 题型.单选题

[13] 题干.开机复位后,CPU 使用的是第 0 组工作寄存器,地址范围是 () 。

[13] 正确答案.D

[13] 难易度.难

[13] 选项数.4

[13] A.00H-10H

[13] B.08H-0FH

[13] C.10H-1FH

[13] D.00H-07H

[14] 题型.单选题

[14] 题干.对 MCS-51 系列单片机 P0 口用作输出时,应外接 () 。

[14] 正确答案.A

[14] 难易度.易

[14] 选项数.4

[14] A.上拉电阻

[14] B.二极管

[14] C.三极管

[14] D.下拉电阻

[15] 题型.单选题

[15] 题干.在进行 BCD 码运算时,紧跟加法运算指令后面的指令必须是 () 指令。

[15] 正确答案.B

[15] 难易度.易

- [15] 选项数.4
 - [15] A.ADD
 - [15] B.DA A
 - [15] C.ADDC
 - [15] D.由实际程序确定
-

- [16] 题型.单选题
 - [16] 题干.进位标志 CY 在 () 中。
 - [16] 正确答案.C
 - [16] 难易度.易
 - [16] 选项数.4
 - [16] A.累加器
 - [16] B.算逻运算部件 ALU
 - [16] C.程序状态字寄存器 PSW
 - [16] D.DPTR
-

- [17] 题型.单选题
 - [17] 题干.MCS-51 单片机有七种寻址方式，MOVX A, @A+DPTR 属于 () 寻址
 - [17] 正确答案.B
 - [17] 难易度.易
 - [17] 选项数.4
 - [17] A.间接
 - [17] B.变址
 - [17] C.相对
 - [17] D.直接
-

- [18] 题型.单选题
- [18] 题干.某种存储器芯片是 8KB*2 片，那么它的地址线根线是 ()

[18] 正确答案.C

[18] 难易度.易

[18] 选项数.4

[18] A.11 根

[18] B.12 根

[18] C.13 根

[18] D.14 根

[19] 题型.单选题

[19] 题干.8 位 LED 显示器采用动态显示方式时（不加锁存器），至少需要提供的 I/O 线总数是：

[19] 正确答案.A

[19] 难易度.易

[19] 选项数.4

[20] 题型.单选题

[20] 题干.堆栈数据的进出原则是()

[20] 正确答案.A

[20] 难易度.易

[20] 选项数.4

[20] A.先进先出

[20] B.进入不出

[20] C.后进后出

[20] D.先进后出

[21] 题型.单选题

[21] 题干.单片机复位后，累加器 A、PC、PSW 的内容为 ()

[21] 正确答案.B

[21] 难易度.中

[21] 选项数.4

- [21] A.A = FFH PC = 00H PSW = FFH
 - [21] B.A = 00H PC = 0000H PSW = 00H
 - [21] C.A = 07H PC = 0000H PSW = FFH
 - [21] D.A = 00H PC = 00H PSW = 00H
-

[22] 题型.单选题

[22] 题干.8031 有四个工作寄存器区，由 PSW 状态字中的 RS1、RS0 两位的状态来决定，单片机复位后，若执行 SETB RS1 指令，此时只能使用（ ）区的工作寄存器。

[22] 正确答案.C

[22] 难易度.中

[22] 选项数.4

[22] A.0 区

[22] B.1 区

[22] C.2 区

[22] D.3 区

[23] 题型.单选题

[23] 题干.对 MCS-51 系列单片机 P0 口用作输出时，应外接（ ）

[23] 正确答案.A

[23] 难易度.易

[23] 选项数.4

[23] A.上拉电阻

[23] B.二极管

[23] C.三极管

[23] D.下拉电阻

[24] 题型.单选题

[24] 题干.在 MCS - 51 中，需要外加电路实现中断撤除的是：
（ ）。

- [24] 正确答案.D
[24] 难易度.易
[24] 选项数.4
[24] A.定时中断
[24] B.脉冲方式的外部中断
[24] C.外部串行中断
[24] D.电平方式的外部中断
-

- [25] 题型.单选题
[25] 题干.P 1 口的每一位能驱动 ()
[25] 正确答案.B
[25] 难易度.易
[25] 选项数.4
[25] A. 2 个 T T L 低电平负载有
[25] B. 4 个 T T L 低电平负载
[25] C. 8 个 T T L 低电平负载有
[25] D. 1 0 个 T T L 低电平负载
-

- [26] 题型.单选题
[26] 题干.串行口的工作方式由 () 寄存器决定。
[26] 正确答案.C
[26] 难易度.难
[26] 选项数.4
[26] A.SBUF
[26] B.PCON
[26] C.SCON
[26] D.RI
-

- [27] 题型.单选题
[27] 题干.要 MCS-51 系统中, 若晶振频率为 12MHz, 一个机器

周期等于() μs

[27] 正确答案.C

[27] 难易度.易

[27] 选项数.4

[28] 题型.单选题

[28] 题干.单片机复位后, SP、PC、I/O 口的内容为 ()

[28] 正确答案.C

[28] 难易度.易

[28] 选项数.4

[28] A.SP = 07H PC = 00H P0 = P1 = P2 = P3 = FFH

[28] B.SP = 00H PC = 0000H P0 = P1 = P2 = P3 = 00H

[28] C.SP = 07H PC = 0000H P0 = P1 = P2 = P3 = FFH

[28] D.SP = 00H PC = 00H P0 = P1 = P2 = P3 = 00H

[29] 题型.单选题

[29] 题干.8051 有四个工作寄存器区, 由 PSW 状态字中的 RS1、RS0 两位的状态来决定, 单片机复位后, 若执行 SETB RS0 指令, 此时只能使用 () 区的工作寄存器。

[29] 正确答案.B

[29] 难易度.易

[29] 选项数.4

[29] A.0 区

[29] B.1 区

[29] C.2 区

[29] D.3 区

[30] 题型.单选题

[30] 题干.MCS-51 单片机响应中断矢量地址是 () 。

[30] 正确答案.C

- [30] 难易度.易
 - [30] 选项数.4
 - [30] A.中断服务程序的首句地址
 - [30] B.中断服务程序的出口地址
 - [30] C.中断服务程序的入口地址
 - [30] D.主程序等待中断指令的地址
-

[31] 题型.单选题

[31] 题干.使用单片机开发系统调试程序时，对原程序进行汇编的目的是（）。

- [31] 正确答案.A
 - [31] 难易度.易
 - [31] 选项数.4
 - [31] A.将源程序转换成目标程序
 - [31] B.将目标程序转换成源程序
 - [31] C.将低级语言转换成高级语言
 - [31] D.连续执行键
-

[32] 题型.单选题

[32] 题干.调用子程序、中断响应过程及转移指令的共同特点是（）。

- [32] 正确答案.B
 - [32] 难易度.易
 - [32] 选项数.4
 - [32] A.都能返回
 - [32] B.都通过改变 PC 实现转移
 - [32] C.都将返回地址压入堆栈
 - [32] D.都必须保护现场
-

[33] 题型.单选题

[33] 题干.在进行串行通信时，若两机的发送与接收可以同时进行，则称为（）。

[33] 正确答案.D

[33] 难易度.易

[33] 选项数.4

[33] A.半双工传送

[33] B.单工传送

[33] C.双工传送

[33] D.全双工传送

[34] 题型.单选题

[34] 题干.指令 MOV A, @R0 的寻址方式是（）。

[34] 正确答案.D

[34] 难易度.中

[34] 选项数.4

[34] A.寄存器寻址

[34] B.立即寻址

[34] C.直接寻址

[34] D.寄存器间接寻址

[35] 题型.单选题

[35] 题干.在 51 单片机应用系统中，要求既扩展并口又扩展 RAM 时，应优先采用（）。

[35] 正确答案.A

[35] 难易度.中

[35] 选项数.4

[36] 题型.单选题

[36] 题干.在 51 单片机单片机中，控制中断优先级的寄存器是

() 。

[36] 正确答案.C

[36] 难易度.易

[36] 选项数.4

[36] A.TCON

[36] B.IE

[36] C.IP

[36] D.SCON

[37] 题型.单选题

[37] 题干.在 51 单片机单片机中，对于没有嵌套的中断，中断响应时间最少也要 () 。

[37] 正确答案.B

[37] 难易度.易

[37] 选项数.4

[37] A.2 个机器周期

[37] B.3 个机器周期

[37] C.4 个机器周期

[37] D.5 个机器周期

[38] 题型.单选题

[38] 题干.当 PSW=10H 时，当前工作寄存器组的地址范围是 () 。

[38] 正确答案.C

[38] 难易度.易

[38] 选项数.4

[38] A.00H~07H

[38] B.08H~0FH

[38] C.10H~17H

[38] D.18H~1FH

[39] 题型.单选题

[39] 题干.在单片机应用系统中，两线双向长距离（几百米）通信应采用（）。

[39] 正确答案.D

[39] 难易度.难

[39] 选项数.4

[39] A.TTL 电平

[39] B.RS232C 电平

[39] C.RS422 电平

[39] D.RS485 电平

[40] 题型.单选题

[40] 题干.DAC0832 可以实现两路模拟信号的同步输出，这是利用了该芯片的（）特性。

[40] 正确答案.D

[40] 难易度.易

[40] 选项数.4

[40] A.单极性

[40] B.双极性

[40] C.单缓冲

[40] D.双缓冲

[41] 题型.单选题

[41] 题干.在 51 单片机单片机中，若优先级设置相同，以下中断源同时有效时优先相应的中断是（）。

[41] 正确答案.D

[41] 难易度.易

[41] 选项数.4

[41] A.TF1

- [41] B.IE1
- [41] C.TF0
- [41] D.IE0

[42] 题型.单选题

[42] 题干.在下列寄存器中, 与定时器 / 计数器控制无关的是:

[42] 正确答案. B

[42] 难易度.易

[42] 选项数.4

[42] A. TCON

[42] B.SCON

[42] C. IE

[42] D. TMOD

[43] 题型.单选题

[43] 题干.在 MCS - 51 中, 为实现 P0 口线的数据和低位地址利用复用, 应使用

[43] 正确答案. A

[43] 难易度.易

[43] 选项数.4

[43] A.地址锁存器

[43] B.地址寄存器

[43] C. 地址缓冲器

[43] D.地址译码器

[44] 题型.单选题

[44] 题干.串行口的移位寄存器方式为 () 。

[44] 正确答案. A

[44] 难易度.易

[44] 选项数.4

- [44] A.方式 0
 - [44] B.方式 1
 - [44] C.方式 2
 - [44] D.方式 3
-

[45] 题型.单选题

[45] 题干.下列指令中错误的是 () 。

[45] 正确答案.C

[45] 难易度.易

[45] 选项数.4

[45] A.SETB 50H.0

[45] B.MOV A, B

[45] C.JNC LOOP

[45] D.SUBB A, R0

[46] 题型.单选题

[46] 题干.20 根地址线的寻址范围是 ()

[46] 正确答案. B

[46] 难易度.易

[46] 选项数.4

[46] A.512KB

[46] B.1024KB

[46] C.640KB

[46] D.4096KB

[47] 题型.单选题

[47] 题干. 外部中断 1 的中断入口地址为 () 。

[47] 正确答案.C

[47] 难易度.中

[47] 选项数.4

- [47] A.0003H
 - [47] B.000BH
 - [47] C.0013H
 - [47] D.001BH
-

[48] 题型.单选题

[48] 题干.AJMP 指令的跳转范围是 () 。

[48] 正确答案. C

[48] 难易度.中

[48] 选项数.4

[48] B.1KB

[48] C.2KB

[48] D.64KB

[49] 题型.单选题

[49] 题干.在 CPU 内部, 反映程序运行状态或反映运算结果的特征寄存器是 () 。

[49] 正确答案. B

[49] 难易度.易

[49] 选项数.4

[49] A.PC

[49] B.PSW

[49] C.A

[49] D.SP

[50] 题型.单选题

[50] 题干.下列指令中划线部分操作数属于寄存器寻址方式的有 () 。

[50] 正确答案. C

[50] 难易度.易

- [50] 选项数.4
 - [50] A.MOV 30H, Acc
 - [50] B.MOV 30H, C
 - [50] C.MOV 30H, R0
 - [50] D.MUL AB
-

- [51] 题型.单选题
 - [51] 题干. 51 存放当前指令地址的寄存器是()
 - [51] 正确答案. C
 - [51] 难易度.易
 - [51] 选项数.4
 - [51] A.指令寄存器
 - [51] B.地址寄存器
 - [51] C.程序计数器
 - [51] D.状态寄存器
-

- [52] 题型.单选题
 - [52] 题干.当 PSW=10H 时,R6 的字节地址为()。
 - [52] 正确答案. A
 - [52] 难易度.难
 - [52] 选项数.4
 - [52] A. 0 6 H
 - [52] B. 0 E H
 - [52] C. 1 6 H
 - [52] D. 1 E H
-

- [53] 题型.单选题
- [53] 题干.下列转移范围是 2KB 的控制转移指令是()
- [53] 正确答案.C
- [53] 难易度.易

- [53] 选项数.4
 - [53] A. SJMP rel
 - [53] B.LJMP addr16
 - [53] C. AJMP addr11
 - [53] D.JMP @A+DPTR
-

- [54] 题型.单选题
 - [54] 题干.对程序存储区数据传送, 应采用助记符为()
 - [54] 正确答案. C
 - [54] 难易度.易
 - [54] 选项数.4
 - [54] A. MOV
 - [54] B.MOVX
 - [54] C.MOVC
 - [54] D.PUSH
-

- [55] 题型.单选题
 - [55] 题干.下列符号中只有()是正确的 MCS-51 指令。
 - [55] 正确答案. B
 - [55] 难易度.易
 - [55] 选项数.4
 - [55] A. PUSH R0
 - [55] B. PUSH 40H
 - [55] C. POP @R0
 - [55] D. POP #40H
-

- [56] 题型.单选题
- [56] 题干.在 MCS-51 中
- [56] 正确答案. C
- [56] 难易度.易

- [56] 选项数.4
- [56] A. 具有独立的专用的地址线
- [56] B.由 P0 口和 P1 口的口线作地址线
- [56] C. 由 P0 口和 P2 口的口线作地址线
- [56] D.由 P1 口和 P2 口的口线作地址线
-

[57] 题型.单选题

[57] 题干.在 MCS-51 单片机的运算电路中, 不能为 ALU 提供数据的是

- [57] 正确答案. B
- [57] 难易度.易
- [57] 选项数.4
- [57] A.累加器 A
- [57] B. 暂存器
- [57] C. 寄存器 B
- [57] D. 状态寄存器 PSW
-

[58] 题型.单选题

[58] 题干.位处理器是单片机面向控制应用的重要体现, 下列中不属于位处理器资源的是

- [58] 正确答案. D
- [58] 难易度.易
- [58] 选项数.4
- [58] A.位累加器 CY
- [58] B.通用寄存器的可寻址位
- [58] C. 专用寄存器的可寻址位
- [58] D.位操作指令集
-

[59] 题型.单选题

[59] 题干.PC 的值是

- [59] 正确答案.C
- [59] 难易度.易
- [59] 选项数.4
- [59] A.当前指令前一条指令的地址
- [59] B.当前正在执行指令的地址
- [59] C. 下一条指令的地址
- [59] D. 控制器中指令寄存器的地址
-

- [60] 题型.单选题
- [60] 题干.单片机程序存储器的寻址范围是由程序计数器 PC 的位数决定的, MCS - 51 的 PC 为 16 位, 因此其寻址范围是
- [60] 正确答案.B
- [60] 难易度.中
- [60] 选项数.4
- [60] A.4 KB
- [60] B.64 KB
- [60] C.8 KB
- [60] D. 128 KB
-

- [61] 题型.单选题
- [61] 题干.以下运算中对溢出标志 OV 没有影响或不受 OV 影响的运算是
- [61] 正确答案.A
- [61] 难易度.中
- [61] 选项数.4
- [61] A.逻辑运算
- [61] B.符号数加减法运算
- [61] C.乘法运算
- [61] D.除法运算
-

- [62] 题型.单选题
- [62] 题干.内部 RAM 中的位寻址区定义的位是给
- [62] 正确答案.A
- [62] 难易度.易
- [62] 选项数.4
- [62] A.位操作准备的
- [62] B. 移位操作准备的
- [62] C.控制转移操作准备的
- [62] D.以上都对
-

- [63] 题型.单选题
- [63] 题干.8051 单片机的两个定时器/计数器是（ ）。
- [63] 正确答案. C
- [63] 难易度.易
- [63] 选项数.4
- [63] A.14 位加法计数器
- [63] B.14 位减法计数器
- [63] C.16 位加法计数器
- [63] D.16 位减法计数器
-

- [64] 题型.单选题
- [64] 题干.Jz rel 指令中, 是判断（ ） 中的内容是否为 0。
- [64] 正确答案.A
- [64] 难易度.易
- [64] 选项数.4
- [64] A.A
- [64] B.B
- [64] C.C
- [64] D.PC
-

[65] 题型.单选题

[65] 题干.若要求最大定时时间为 $216 \times$ 机器周期, 则应使定时器工作于 () 。

[65] 正确答案.B

[65] 难易度.难

[65] 选项数.4

[65] A.工作方式 0

[65] B.工作方式 1

[65] C.工作方式 2

[65] D.工作方式 3

[66] 题型.单选题

[66] 题干.以下的 4 条指令中, 错误的指令是 () 。

[66] 正确答案.C

[66] 难易度.易

[66] 选项数.4

[66] A.ADD A, R0

[66] B.ADDC A, R0

[66] C.SUB A, R0

[66] D.SUBB A, R0

[67] 题型.填空题

[67] 题干.计算机的经典结构由 () 组成。

[67] 正确答案.A

[67] 难易度.易

[67] A.存储器、运算器、控制器、输入设备、输出设备

[68] 题型.填空题

[68] 题干.80C51 单片机基本型内部 RAM 有 128 个字节单元, 这些单元可以分为三个用途不同的区域, 一是 () 区, 二是 () 区, 三

是 () 区。

[68] 正确答案.A

[68] 难易度.易

[68] A.工作寄存器、位寻址、通用数据区

[69] 题型.填空题

[69] 题干.在 8051 单片机中, 由 () 个振荡周期组成 1 个状态周期, 由 () 个状态周期组成 1 个机器周期。

[69] 正确答案.A

[69] 难易度.易

[69] A.2、6

[70] 题型.填空题

[70] 题干.对于 80C51 无嵌套的单级中断, 响应时间至少 () 个机器周期, 最多 () 个机器周期。

[70] 正确答案.A

[70] 难易度.易

[70] A.3、8

[71] 题型.填空题

[71] 题干.MCS-51 单片机扩展程序存储器所用的控制信号为 () , 扩展数据存储器所用的控制信号为 () 和 () 。

[71] 正确答案.A

[71] 难易度.易

[71] A.MOVC、RD、WR

[72] 题型.填空题

[72] 题干.关于堆栈类操作的两条指令分别是 () 、 () , 操作遵循 () 原则。

[72] 正确答案.A

[72] 难易度.易

[72] A.PUSH、POP、先进后出

[73] 题型.填空题

[73] 题干.要使 MCS-51 单片机从片内的地址 0000H 开始执行程序。那么 EA 应 ()。

[73] 正确答案.A

[73] 难易度.中

[73] A.高电平

[74] 题型.填空题

[74] 题干.外部中断 1()的中断入口地址为 ()；定时器 1 的中断入口地为 ()。

[74] 正确答案.A

[74] 难易度.中

[74] A.INT1、0013H、001BH

[75] 题型.填空题

[75] 题干.8751 有两个 16 位可编程定时/计数器，T0 和 T1。它们的功能可由控制寄存器 ()、() 的内容决定，且定时的时间或计数的次数与 ()、() 两个寄存器的初值有关。

[75] 正确答案.A

[75] 难易度.易

[75] A.TCON、TMOD、TH、TL

[76] 题型.填空题

[76] 题干.串行口的控制寄存器 SCON 中，REN 的作用是()。

[76] 正确答案.A

[76] 难易度.易

[76] A.允许串行接收位

[77] 题型.填空题

[77] 题干.当 P1 口做输入口输入数据时，必须先向该端口的锁存器写入（ ），否则输入数据可能出错。

[77] 正确答案.A

[77] 难易度.易

[77] A.FF

[77] B.

[78] 题型.填空题

[78] 题干.中断源的优先级别被分为高级和低级两大级别，各中断源的中断请求是属于什么级别是由（ ）寄存器的内容决确定的。

[78] 正确答案.A

[78] 难易度.难

[78] A.IP

[79] 题型.填空题

[79] 题干.寄存器 PSW 中的 RS1 和 RS0 的作用是（ ）。

[79] 正确答案.A

[79] 难易度.易

[79] A.选择工作寄存器组

[80] 题型.填空题

[80] 题干.LED 数码显示有（ ）和（ ）两种显示形式。

[80] 正确答案.A

[80] 难易度.易

[80] A.静态显示、 动态显示

[81] 题型.填空题

[81] 题干.用汇编语言编写的程序称为（ ）程序，通过汇编后得到

的用机器码表示的程序称为（ ）程序。

[81] 正确答案.A

[81] 难易度.易

[81] A.源、机器

[82] 题型.填空题

[82] 题干.堆栈的地址由（ ）的内容确定，其操作规律是“先（ ）后（ ）”。

[82] 正确答案.A

[82] 难易度.易

[82] A. SP、进、出

[83] 题型.填空题

[83] 题干.扩展并行 I/O 口时，常采用（ ）和（ ）可编程芯片。

[83] 正确答案.A

[83] 难易度.易

[83] A.8255、8155

[84] 题型.填空题

[84] 题干.编程时，一般在中断服务子程序和调用子程序中需用保护和恢复现场，保护现场用（ ）指令，恢复现场用（ ）指令。

[84] 正确答案.A

[84] 难易度.易

[84] A. PUSH、POP

[85] 题型.填空题

[85] 题干.单片机内部与外部 ROM 之间的查表指令是（ ）。

[85] 正确答案.A

[85] 难易度.易

[85] A.MOVC A, @A+PC

[86] 题型.填空题

[86] 题干.能在紫外线照射下擦除和重写的存储器是()型存储器,能够直接在线路中快速写入和读出的存储器是()型存储器。

[86] 正确答案.A

[86] 难易度.中

[86] A.EPROM、flashROM

[87] 题型.填空题

[87] 题干.从单片机系统扩展的角度出发,单片机的引脚可以构成三总线结构,即()。

[87] 正确答案.A

[87] 难易度.中

[87] A.数据总线、地址总线和控制总线

[88] 题型.填空题

[88] 题干.ALE 信号的作用是 ()

[88] 正确答案.A

[88] 难易度.易

[88] A.锁存低 8 位地址信号

[89] 题型.填空题

[89] 题干.PC 存放的内容为:

[89] 正确答案.A

[89] 难易度.易

[89] A.下一条要执行的指令的地址

[90] 题型.填空题

[90] 题干.MCS-8051 系列单片机字长是 () 位,有 () 根引脚。

[90] 正确答案.A

[90] 难易度.易

[90] A.8、 40

[91] 题型.填空题

[91] 题干.MOV A, 40H 指令对于源操作数的寻址方式是 () 寻址。

[91] 正确答案.A

[91] 难易度.难

[91] A. 直接

[92] 题型.填空题

[92] 题干.MCS - 51 的最小时序定时单位是 ()

[92] 正确答案.A

[92] 难易度.易

[92] A.节拍

[93] 题型.填空题

[93] 题干.MCS-51 单片机在同一优先级的中断源同时申请中断时, CPU 首先响应

[93] 正确答案.A

[93] 难易度.易

[93] A.外部中断 0

[94] 题型.填空题

[94] 题干.MCS - 51 单片机的一个机器周期由 () 个振荡脉冲组成

[94] 正确答案.A

[94] 难易度.易

[95] 题型.填空题

[95] 题干.计算机能直接识别的语言为 ()

[95] 正确答案.A

[95] 难易度.易

[95] A.机器语言

[96] 题型.填空题

[96] 题干.能用紫外线光擦除 ROM 中的程序的只读存储器为 ()

[96] 正确答案.A

[96] 难易度.易

[96] A.EPROM

[97] 题型.填空题

[97] 题干.ALE 信号的作用是

[97] 正确答案.A

[97] 难易度.易

[97] A.锁存低 8 位地址信号

[98] 题型.填空题

[98] 题干.MCS - 51 单片机片内 ROM 容量为 ()

[98] 正确答案.A

[98] 难易度.易

[98] A.4KB

[99] 题型.填空题

[99] 题干.堆栈指针 SP 是一个 () 位寄存器

[99] 正确答案.A

[99] 难易度.中

[100] 题型.填空题

[100] 题干.主频为 12MHz 的单片机它的机器周期为 ()

[100] 正确答案.A

[100] 难易度.中

[100] A.1 微秒

[101] 题型.填空题

[101] 题干.在单片机中, () 是数据存储器, () 是程序存储器。

[101] 正确答案.A

[101] 难易度.易

[101] A.RAM、ROM

[102] 题型.填空题

[102] 题干.单片机复位后, SP 的内容为 07H、PC、PSW、A 的内容为 00H, P0~P3 口的内容都是为 (B) 。

[102] 正确答案.A

[102] 难易度.易

[102] A.FFH

[103] 题型.填空题

[103] 题干.能在紫外线照射下擦除和重写的存储器是()型存储器,能够直接在线路中快速写入和读出的存储器是()型存储器。

[103] 正确答案.A

[103] 难易度.易

[103] A. EPROM 、 flashROM

[104] 题型.填空题

[104] 题干.在片外扩展一片 2764 程序存储器芯片要 () 地址线

[104] 正确答案.A

[104] 难易度.难

[104] A.13 根

[105] 题型.填空题

[105] 题干.定时器/计数器工作方式 1 是 () 位计数结构

[105] 正确答案.A

[105] 难易度.易

[106] 题型.填空题

[106] 题干.MCS—51 单片机的复位信号是 () 有效。

[106] 正确答案.A

[106] 难易度.易

[106] A.高电平

[107] 题型.填空题

[107] 题干.单片机的工作过程, 实际上就是 ()

[107] 正确答案.A

[107] 难易度.易

[107] A. 周而复始地取指令和执行指令的过程

[108] 题型.填空题

[108] 题干.端口 (或称口) 是 ()

[108] 正确答案.A

[108] 难易度.易

[108] A.接口电路中已编址并能进行读或写操作的寄存器

[109] 题型.判断题

[109] 题干.MOV A, 30H 这条指令执行后的结果 (A) =30H。

[109] 正确答案.B

[109] 难易度.易

[109] A.正确

[109] B.错误

[110] 题型.判断题

[110] 题干.8031 与 8051 的区别在于内部是否有数据存储器。

[110] 正确答案.B

[110] 难易度.易

[110] A.正确

[110] B.错误

[111] 题型.判断题

[111] 题干.MCS-51 单片机可执行指令：MOV R6, R7。

[111] 正确答案.B

[111] 难易度.易

[111] A.正确

[111] B.错误

[112] 题型.判断题

[112] 题干.指令中直接给出的操作数称为直接寻址。

[112] 正确答案.B

[112] 难易度.中

[112] A.正确

[112] B.错误

[113] 题型.判断题

[113] 题干.MCS-51 单片机中的 PC 是不可寻址的。

[113] 正确答案.A

[113] 难易度.中

[113] A.正确

[113] B.错误

[114] 题型.判断题

[114] 题干.MCS-51 有 5 个中断源, 有 5 个中断优先级, 优先级由软件填写特殊功能寄存器 IP 以选择。

[114] 正确答案.B

[114] 难易度.易

[114] A.正确

[114] B.错误

[115] 题型.判断题

[115] 题干.MCS-51 单片机可执行指令: MOV R5, R4。

[115] 正确答案.B

[115] 难易度.易

[115] A.正确

[115] B.错误

[116] 题型.判断题

[116] 题干.MOV A, @R7,将 R7 单元中的数据作为地址, 从该地址中取数, 送入 A 中。

[116] 正确答案.A

[116] 难易度.易

[116] A.正确

[116] B.错误

[117] 题型.判断题

[117] 题干.80C52 单片机包含 4K 的 ROM, 256 字节的 RAM, 6 个中断源。

[117] 正确答案.B

[117] 难易度.难

[117] A.正确

[117] B.错误

[118] 题型.判断题

[118] 题干.堆栈的操作原则是先进后出、后进先出。

[118] 正确答案.B

[118] 难易度.易

[118] A.正确

[118] B.错误

[119] 题型.判断题

[119] 题干.同一时间同一级别的多中断请求，将形成阻塞，系统无法响应。

[119] 正确答案.B

[119] 难易度.易

[119] A.正确

[119] B.错误

[120] 题型.判断题

[120] 题干.MCS-51 单片机可执行指令：MOV A, @R3;

[120] 正确答案.B

[120] 难易度.易

[120] A.正确

[120] B.错误

[121] 题型.判断题

[121] 题干.SP 内装的是栈顶首址的内容

[121] 正确答案.B

[121] 难易度.易

[121] A.正确

[121] B.错误

[122] 题型.判断题

[122] 题干.对程序存储器的读操作, 只能使用 MOV 指令

[122] 正确答案.B

[122] 难易度.易

[122] A.正确

[122] B.错误

[123] 题型.判断题

[123] 题干.低优先级不能中断高优先级, 但高优先级能中断优先级

[123] 正确答案.A

[123] 难易度.易

[123] A.正确

[123] B.错误

[124] 题型.判断题

[124] 题干.8031 与 8751 的区别在于内部是否有程序存储器;

[124] 正确答案.A

[124] 难易度.易

[124] A.正确

[124] B.错误

[125] 题型.判断题

[125] 题干.程序计数器 PC 中装的内容是当前正在执行指令的地址

[125] 正确答案.B

[125] 难易度.中

[125] A.正确

[125] B.错误

[126] 题型.判断题

[126] 题干.MCS-51 单片机可执行指令: MOV 28H, @R4

[126] 正确答案.B

[126] 难易度.中

[126] A.正确

[126] B.错误

[127] 题型.判断题

[127] 题干.当向堆栈压入一个字节的数据后, SP 中的内容减 1

[127] 正确答案.B

[127] 难易度.易

[127] A.正确

[127] B.错误

[128] 题型.判断题

[128] 题干.区分外部程序存储器和数据存储器的最可靠的方法是看其是被 还是被信号连接。

[128] 正确答案.A

[128] 难易度.易

[128] A.正确

[128] B.错误

[129] 题型.判断题

[129] 题干.8031 片内含 EPROM, 8051 片内不含 EPROM。

[129] 正确答案.B

[129] 难易度.易

[129] A.正确

[129] B.错误

[130] 题型.判断题
[130] 题干.判断指令是否正确: R0, R1
[130] 正确答案.B
[130] 难易度.难
[130] A.正确
[130] B.错误

[131] 题型.判断题
[131] 题干.判断指令是否正确: MOVX A, 30H
[131] 正确答案.B
[131] 难易度.易
[131] A.正确
[131] B.错误

[132] 题型.判断题
[132] 题干.判断指令是否正确: MOVX A, 3000H
[132] 正确答案.B
[132] 难易度.易
[132] A.正确
[132] B.错误

[133] 题型.判断题
[133] 题干.判断指令是否正确: ADDC R7, A
[133] 正确答案.A
[133] 难易度.易
[133] A.正确
[133] B.错误

[134] 题型.判断题
[134] 题干.判断指令是否正确: SUBB A, R2

[134] 正确答案.A

[134] 难易度.易

[134] A.正确

[134] B.错误

[135] 题型.判断题

[135] 题干.判断指令是否正确: ANL #59H ,26H

[135] 正确答案.B

[135] 难易度.易

[135] A.正确

[135] B.错误

[136] 题型.判断题

[136] 题干.判断指令是否正确: MOV C, ACC.0

[136] 正确答案.A

[136] 难易度.易

[136] A.正确

[136] B.错误

[137] 题型.判断题

[137] 题干.判断指令是否正确: MOV P1 , A

[137] 正确答案.A

[137] 难易度.易

[137] A.正确

[137] B.错误

[138] 题型.判断题

[138] 题干.判断指令是否正确: JBC P0.6, LL1

[138] 正确答案.A

[138] 难易度.中

[138] A.正确

[138] B.错误

[139] 题型.判断题

[139] 题干.判断指令是否正确: ACALL PROC

[139] 正确答案.A

[139] 难易度.中

[139] A.正确

[139] B.错误

[140] 题型.判断题

[140] 题干.判断指令是否正确: MOVC A, @DPTR

[140] 正确答案.B

[140] 难易度.易

[140] A.正确

[140] B.错误

[141] 题型.判断题

[141] 题干.判断指令是否正确: MOVX A,@DPTR

[141] 正确答案.A

[141] 难易度.易

[141] A.正确

[141] B.错误

[142] 题型.判断题

[142] 题干.判断指令是否正确: ADD @R0, R1

[142] 正确答案.B

[142] 难易度.易

[142] A.正确

[142] B.错误

[143] 题型.判断题

[143] 题干.判断指令是否正确: MOV A, 30H

[143] 正确答案.A

[143] 难易度.难

[143] A.正确

[143] B.错误

[144] 题型.判断题

[144] 题干.判断指令是否正确: MOVX A, @3000H

[144] 正确答案.B

[144] 难易度.易

[144] A.正确

[144] B.错误

[145] 题型.判断题

[145] 题干.判断指令是否正确: MOV R7, A

[145] 正确答案.A

[145] 难易度.易

[145] A.正确

[145] B.错误

[146] 题型.判断题

[146] 题干.判断指令是否正确: SUBB A, R2

[146] 正确答案.A

[146] 难易度.易

[146] A.正确

[146] B.错误

[147] 题型.判断题
[147] 题干.判断指令是否正确: ANL 26H ,#59H
[147] 正确答案.A
[147] 难易度.易
[147] A.正确
[147] B.错误

[148] 题型.判断题
[148] 题干.判断指令是否正确: MOV C, ACC.7
[148] 正确答案.A
[148] 难易度.易
[148] A.正确
[148] B.错误

[149] 题型.判断题
[149] 题干.判断指令是否正确: MOV P1 , A
[149] 正确答案.A
[149] 难易度.易
[149] A.正确
[149] B.错误

[150] 题型.判断题
[150] 题干.8051 每个中断源相应地在芯片上都有其中断请求输入引脚
[150] 正确答案.B
[150] 难易度.易
[150] A.正确
[150] B.错误

[151] 题型.判断题

[151] 题干.程序计数器 PC 不能对它进行读写操作

[151] 正确答案.A

[151] 难易度.中

[151] A.正确

[151] B.错误

[152] 题型.判断题

[152] 题干.8051 单片机的栈底单元是不能利用的, 因此, 它是一个闲置单元

[152] 正确答案.B

[152] 难易度.中

[152] A.正确

[152] B.错误

[153] 题型.判断题

[153] 题干.8051 单片机对最高优先权的中断响应是无条件的

[153] 正确答案.B

[153] 难易度.易

[153] A.正确

[153] B.错误

[154] 题型.判断题

[154] 题干.中断初始化时, 对中断控制器的状态设置, 只可使用位操作指令, 而不能使用字节操作指令

[154] 正确答案.B

[154] 难易度.易

[154] A.正确

[154] B.错误

[155] 题型.判断题

[155] 题干.在一般情况 8051 单片机允许同级中断嵌套

[155] 正确答案.B

[155] 难易度.易

[155] A.正确

[155] B.错误

[156] 题型.判断题

[156] 题干.8051 单片机, 程序存储器数和数据存储器扩展的最大范围都是一样的

[156] 正确答案.A

[156] 难易度.难

[156] A.正确

[156] B.错误

[157] 题型.判断题

[157] 题干.单片机系统扩展时使用的锁存器, 是用于锁存高 8 位地址

[157] 正确答案.B

[157] 难易度.易

[157] A.正确

[157] B.错误

[158] 题型.判断题

[158] 题干. RC A 为循环左移指令

[158] 正确答案.B

[158] 难易度.易

[158] A.正确

[158] B.错误

[159] 题型.判断题
[159] 题干.MOV A, 30H 为立即寻址方式
[159] 正确答案.B
[159] 难易度.易
[159] A.正确
[159] B.错误

[160] 题型.判断题
[160] 题干.指令字节数越多, 执行时间越长。
[160] 正确答案.B
[160] 难易度.易
[160] A.正确
[160] B.错误

[161] 题型.判断题
[161] 题干.内部寄存器 Rn (n=0-7) 作为间接寻址寄存器。
[161] 正确答案.B
[161] 难易度.易
[161] A.正确
[161] B.错误

[162] 题型.判断题
[162] 题干.当 MCS—51 上电复位时,堆栈指针 SP=00H。
[162] 正确答案.B
[162] 难易度.易
[162] A.正确
[162] B.错误

[163] 题型.判断题
[163] 题干.EPROM 的地址线为 11 条时, 能访问的存储空间有

4K。

[163] 正确答案.A

[163] 难易度.易

[163] A.正确

[163] B.错误

[164] 题型.判断题

[164] 题干.51 单片机只能做控制用，不能完成算术运算。

[164] 正确答案.A

[164] 难易度.中

[164] A.正确

[164] B.错误

[165] 题型.判断题

[165] 题干.为了消除按键的抖动，常用的方法只有硬件方法

[165] 正确答案.B

[165] 难易度.中

[165] A.正确

[165] B.错误

[166] 题型.判断题

[166] 题干.必须有中断源发出中断请求，并且 CPU 开中断，CPU 才可能响应中断

[166] 正确答案.A

[166] 难易度.易

[166] A.正确

[166] B.错误

[167] 题型.判断题

[167] 题干.8155 的复位引脚可与 89C51 的复位引脚直接相联。

[167] 正确答案.A

[167] 难易度.易

[167] A.正确

[167] B.错误

[168] 题型.判断题

[168] 题干.MCS—51 的串行接口是全双工的。

[168] 正确答案.A

[168] 难易度.易

[168] A.正确

[168] B.错误

[169] 题型.判断题

[169] 题干.MCS—51 单片机的复位信号是低电平有效。

[169] 正确答案.B

[169] 难易度.难

[169] A.正确

[169] B.错误

[170] 题型.判断题

[170] 题干.串行口的控制寄存器 SCON 中，REN 的作用是串行口允许接收位

[170] 正确答案.A

[170] 难易度.易

[170] A.正确

[170] B.错误

[171] 题型.判断题

[171] 题干.若 MCS-51 单片机使用晶振频率为 6MHz 时，其复位持续时间应该 $4\mu\text{s}$

[171] 正确答案.A

[171] 难易度.易

[171] A.正确

[171] B.错误

[172] 题型.判断题

[172] 题干.若 PSW.4=0, PSW.3=1, 要想把寄存器 R0 的内容入栈, 应使用.PUSH?? 00H 指令。

[172] 正确答案.B

[172] 难易度.易

[172] A.正确

[172] B.错误

[173] 题型.判断题

[173] 题干.若累加器 A 中的数据为 01110010B, 则 PSW 中的 P=1

[173] 正确答案.B

[173] 难易度.易

[173] A.正确

[173] B.错误

[174] 题型.判断题

[174] 题干.关于堆栈类操作的两条指令分别是 PUSH、POP, 操作遵循先出后进原则。

[174] 正确答案.B

[174] 难易度.易

[174] A.正确

[174] B.错误

[175] 题型.判断题

[175] 题干.在进行 BCD 码运算时, 紧跟加法运算指令后面的指令必须是 ADD 指令

[175] 正确答案.B

[175] 难易度.易

[175] A.正确

[175] B.错误

[176] 题型.判断题

[176] 题干.单片机的 LED 动态显示是依据人眼的"视觉暂留"效应实现的。

[176] 正确答案.A

[176] 难易度.易

[176] A.正确

[176] B.错误

[177] 题型.判断题

[177] 题干.指令字节数越多, 执行时间越长。

[177] 正确答案.B

[177] 难易度.中

[177] A.正确

[177] B.错误

[178] 题型.判断题

[178] 题干.内部寄存器 Rn (n=0~7) 作为间接寻址寄存器。

[178] 正确答案.B

[178] 难易度.中

[178] A.正确

[178] B.错误

[179] 题型.判断题

[179] 题干.SP 是单片机内部一个特殊区域, 与 RAM 无关。

[179] 正确答案.B

[179] 难易度.易

[179] A.正确

[179] B.错误

[180] 题型.判断题

[180] 题干.算术运算类指令一般不影响标志位。

[180] 正确答案.B

[180] 难易度.易

[180] A.正确

[180] B.错误

[181] 题型.判断题

[181] 题干.CPU 每取一个指令字节, 即使程序计数器 PC 自动加 1。

[181] 正确答案.B

[181] 难易度.易

[181] A.正确

[181] B.错误

[182] 题型.判断题

[182] 题干.所谓的单片机, 就是将 CPU、存储器、定时计数器、中断功能以及 I/O 设备等主要功能部件都集成在一块超大规模集成电路的微型计算机。

[182] 正确答案.B

[182] 难易度.难

[182] A.正确

[182] B.错误

[183] 题型.判断题

[183] 题干.第一组工作寄存器 R0~R7 的地址是 10H~17H。

[183] 正确答案.B

[183] 难易度.易

[183] A.正确

[183] B.错误

[184] 题型.判断题

[184] 题干.串行口控制寄存器 SCON (地址是 98H) 是可按位寻址的控制寄存器。

[184] 正确答案.B

[184] 难易度.易

[184] A.正确

[184] B.错误

[185] 题型.判断题

[185] 题干.8051 每个中断源相应地在芯片上都有其中断请求输入引脚

[185] 正确答案.B

[185] 难易度.易

[185] A.正确

[185] B.错误

[186] 题型.判断题

[186] 题干.程序计数器 PC 不能对它进行读写操作

[186] 正确答案.B

[186] 难易度.易

[186] A.正确

[186] B.错误

[187] 题型.判断题

[187] 题干. 51 单片机对最高优先权的中断响应是无条件的

[187] 正确答案.B

[187] 难易度.易

[187] A.正确

[187] B.错误

[188] 题型.判断题

[188] 题干.中断初始化时, 对中断控制器的状态设置, 只可使用位操作指令, 而不能使用字节操作指

[188] 正确答案.B

[188] 难易度.易

[188] A.正确

[188] B.错误

[189] 题型.判断题

[189] 题干.在一般情况 8051 单片机允许同级中断嵌套

[189] 正确答案.B

[189] 难易度.易

[189] A.正确

[189] B.错误

[190] 题型.判断题

[190] 题干.51 单片机, 程序存储器数和数据存储器扩展的最大范围都是一样的

[190] 正确答案.B

[190] 难易度.中

[190] A.正确

[190] B.错误

[191] 题型.判断题

[191] 题干.单片机系统扩展时使用的锁存器，是用于锁存高 8 位地址

[191] 正确答案.B

[191] 难易度.中

[191] A.正确

[191] B.错误

[192] 题型.判断题

[192] 题干.判断指令是否正确：JBC P0.3, LL1

[192] 正确答案.A

[192] 难易度.易

[192] A.正确

[192] B.错误

[193] 题型.简答题

[193] 题干.MCS-51 单片机的时钟周期与振荡周期之间有什么关系？一个机器周期的时序如何划分？

[193] 正确答案.A

[193] 难易度.易

[193] A.时钟周期是单片机最基本的时间单位。机器周期则是完成某一个规定操作所需的时间。一个机器周期为 6 个时钟周期，共 12 个振荡周期性，依次表示为 S1P1、S1P2、.....S6P1、S6P2。

[194] 题型.简答题

[194] 题干.什么是单片机？简述单片机的应用领域。

[194] 正确答案.A

[194] 难易度.易

[194] A.单片微型计算机简称单片机，它是把微型计算机的各个功

能部件：中央处理器 CPU、随机存储器 RAM、只读存储器 ROM、定时/计数器及 I/O 接口电路等集成在一块芯片上，构成一个完整的微型计算机。应用领域：（1）单片机在智能仪器仪表中的应用；（2）单片机在工业控制中的应用；（3）单片机在计算机网络与通信技术中的应用；（4）单片机在日常生活及家电中的应用。

[195] 题型.简答题

[195] 题干.简述汇编语言中的标号有什么规定

[195] 正确答案.A

[195] 难易度.难

[195] A. (1) 标号由 1—8 字符组成，头一个字符必须是字母。
(2) 不能使用汇编语言已定义的符号。（3）标号后必须跟冒号：
(4) 同一标号在一个程序中只能定义一次。

[196] 题型.简答题

[196] 题干.简述变址寻址方式并举例说明。

[196] 正确答案.A

[196] 难易度.易

[196] A. (1) 变址寻址是以 DPTR 或 PC 作基址寄存器，累加器 A 作变址寄存器以两者内容相加形式的 16 位地址作为操作数地址。

(2) 变址寻址只能对移动存储器寻址，其指令只有三条：MOVC A, @A+DPTR MOVC A, @A+PC JMP @A+DPTR 前二条为查表指令，后一条为无条件转移指令

[197] 题型.简答题

[197] 题干.为什么外扩存储器时，P0 口要外接锁存器，而 P2 口却不接？

[197] 正确答案.A

[197] 难易度.易

[197] A.P0 口要传送外部数据存储器的低 8 位地址和 8 位数据，(2 分) 而 P2 口只传送外部数据存储器的低 8 位地址。

[198] 题型.简答题

[198] 题干.在由 8031CPU 芯片设计的系统中，若规定外部中断 0 为电平触发方式，高优先级，此时，特殊功能寄存器 TCON、IE、IP 为多少？

[198] 正确答案.A

[198] 难易度.易

[198] A.TCON=00H IE=81H IP=01H

[199] 题型.简答题

[199] 题干.简述堆栈

[199] 正确答案.A

[199] 难易度.易

[199] A. (1) 在程序中断或子程序调用时，为了保护返回地址（断点）和保护现场而设立的 RAM 区。(2) 用 MOV SP, #STK 指令建立堆栈。(3) 存放数据按“后进先出”原则进行。(4) 利用 PUSH、POP 指令即可进行进栈、出栈操作。

[200] 题型.简答题

[200] 题干.简述中断响应的主要内容。

[200] 正确答案.A

[200] 难易度.易

[200] A.由硬件自动生成一条调用指令 LCALL 转去中断服务，具体操作为：(1) 将程序计数器 PC 的内容（断点）压栈 (2) 将中断入口地址装入 PC，转去执行中断服务程序

[201] A.

单片机原理及应用 1 '200' / '200' / '5001' / '5002' /

[1] 单选题.单选题

[1] 读片外部数据存储器时,不起作用的信号是()。以下的4条指令中,不合法的指令为()

[1] C.D

[1] 易.易

[1] 4.4

[1] /RD.INC A

[1] /WE.DEC A

[1] /PSEN.I NC DPTR

[1] ALE.SWAP ACC

[2] 单选题.单选题

[2] 读片外部数据存储器时,不起作用的信号是()。在进行BCD码运算时,紧跟加法运算指令后面的指令必须是()指令。

[2] C.B

[2] 易.中

[2] 4.4

[2] /RD.ADD

[2] /WE..DA A

[2] /PSEN.ADDC

[2] ALE.由实际程序确定

[3] 单选题.单选题

[3] 读片外部数据存储器时,不起作用的信号是()。开机复位后,CPU使用的是第0组工作寄存器,地址范围是()。

[3] C.D

[3] 易.难

- [3] 4.4
 - [3] /RD.00H-10H
 - [3] /WE.08H-0FH
 - [3] /PSEN.10H-1FH
 - [3] ALE.00H-07H
-

[4] 单选题.单选题

[4] 读片外部数据存储器时,不起作用的信号是()。MCS-51 单片机有七种寻址方式, MOVX A, @A+DPTR 属于()寻址

- [4] C.B
 - [4] 易.易
 - [4] 4.4
 - [4] /RD.间接
 - [4] /WE.变址
 - [4] /PSEN.相对
 - [4] ALE.直接
-

[5] 单选题.单选题

[5] 读片外部数据存储器时,不起作用的信号是()。单片机复位后,累加器 A、PC、PSW 的内容为()

- [5] C.B
 - [5] 易.中
 - [5] 4.4
 - [5] /RD.A = FFH PC = 00H PSW = FFH
 - [5] /WE.A = 00H PC = 0000H PSW = 00H
 - [5] /PSEN.A = 07H PC = 0000H PSW = FFH
 - [5] ALE.A = 00H PC = 00H PSW = 00H
-

[6] 单选题.单选题

[6] 读片外部数据存储器时,不起作用的信号是()。P 1 口的每

一位能驱动 ()

[6] C.B

[6] 易.易

[6] 4.4

[6] /RD. 2 个 T T L 低电平负载有

[6] /WE. 4 个 T T L 低电平负载

[6] /PSEN. 8 个 T T L 低电平负载有

[6] ALE. 1 0 个 T T L 低电平负载

[7] 单选题.单选题

[7] 读片外部数据存储器时, 不起作用的信号是 ()。 .8051 有四个工作寄存器区, 由 PSW 状态字中的 RS1、RS0 两位的状态来决定, 单片机复位后, 若执行 SETB RS0 指令, 此时只能使用 () 区的工作寄存器。

[7] C.B

[7] 易.易

[7] 4.4

[7] /RD.0 区

[7] /WE.1 区

[7] /PSEN.2 区

[7] ALE.3 区

[8] 单选题.单选题

[8] 读片外部数据存储器时, 不起作用的信号是 ()。 .在进行串行通信时, 若两机的发送与接收可以同时进行, 则称为 ()。

[8] C.D

[8] 易.易

[8] 4.4

[8] /RD.半双工传送

[8] /WE.单工传送

[8] /PSEN.双工传送

[8] ALE.全双工传送

[9] 单选题.单选题

[9] 读片外部数据存储器时,不起作用的信号是()。在51单片机中,对于没有嵌套的中断,中断响应时间最少也要()。

[9] C.B

[9] 易.易

[9] 4.4

[9] /RD.2个机器周期

[9] /WE.3个机器周期

[9] /PSEN.4个机器周期

[9] ALE.5个机器周期

[10] 单选题.单选题

[10] 读片外部数据存储器时,不起作用的信号是()。在51单片机中,若优先级设置相同,以下中断源同时有效时优先相应的中断是()。

[10] C.D

[10] 易.易

[10] 4.4

[10] /RD.TF1

[10] /WE.IE1

[10] /PSEN.TF0

[10] ALE.IE0

[11] 单选题.单选题

[11] 读片外部数据存储器时,不起作用的信号是()。下列指令中错误的是()。

[11] C.C

- [11] 易.易
 - [11] 4.4
 - [11] /RD.SETB 50H.0
 - [11] /WE.MOV A, B
 - [11] /PSEN.JNC LOOP
 - [11] ALE.SUBB A, R0
-

[12] 单选题.单选题

[12] 读片外部数据存储器时,不起作用的信号是()。在CPU内部,反映程序运行状态或反映运算结果的特征寄存器是()。

- [12] C. B
 - [12] 易.易
 - [12] 4.4
 - [12] /RD.PC
 - [12] /WE.PSW
 - [12] /PSEN.A
 - [12] ALE.SP
-

[13] 单选题.单选题

[13] 读片外部数据存储器时,不起作用的信号是()。下列转移范围是2KB的控制转移指令是()

- [13] C.C
 - [13] 易.易
 - [13] 4.4
 - [13] /RD. SJMP rel
 - [13] /WE.LJMP addr16
 - [13] /PSEN. AJMP addr11
 - [13] ALE.JMP @A+DPTR
-

[14] 单选题.单选题

[14] 读片外部数据存储器时,不起作用的信号是()。在 MCS-51 单片机的运算电路中,不能为 ALU 提供数据的是

[14] C. B

[14] 易.易

[14] 4.4

[14] /RD.累加器 A

[14] /WE.暂存器

[14] /PSEN.寄存器 B

[14] ALE.状态寄存器 PSW

[15] 单选题.单选题

[15] 读片外部数据存储器时,不起作用的信号是()。以下运算中对溢出标志 OV 没有影响或不受 OV 影响的运算是

[15] C.A

[15] 易.中

[15] 4.4

[15] /RD.逻辑运算

[15] /WE.符号数加减法运算

[15] /PSEN.乘法运算

[15] ALE.除法运算

[16] 单选题.单选题

[16] 读片外部数据存储器时,不起作用的信号是()。若要求最大定时时间为 $216 \times$ 机器周期,则应使定时器工作于()。

[16] C.B

[16] 易.难

[16] 4.4

[16] /RD.工作方式 0

[16] /WE.工作方式 I

[16] /PSEN.工作方式 2

[16] ALE.工作方式 3

[17] 单选题.填空题

[17] 读片外部数据存储器时,不起作用的信号是()。在 8051 单片机中,由()个振荡周期组成 1 个状态周期,由()个状态周期组成 1 个机器周期。

[17] C.A

[17] 易.易

[17] /RD.2、6

[18] 单选题.填空题

[18] 读片外部数据存储器时,不起作用的信号是()。要使 MCS-51 单片机从片内的地址 0000H 开始执行程序。那么 EA 应()。

[18] C.A

[18] 易.中

[18] /RD.高电平

[19] 单选题.填空题

[19] 读片外部数据存储器时,不起作用的信号是()。当 P1 口做输入口输入数据时,必须先向该端口的锁存器写入(),否则输入数据可能出错。

[19] C.A

[19] 易.易

[19] /RD.FF

[19] /WE.

[20] 单选题.填空题

[20] 读片外部数据存储器时,不起作用的信号是()。用汇编语

言编写的程序称为（ ）程序，通过汇编后得到的用机器码表示的程序称为（ ）程序。

[20] C.A

[20] 易.易

[20] /RD.源、机器

[21] 单选题.填空题

[21] 读片外部数据存储器时，不起作用的信号是（ ）。.单片机内部与外部 ROM 之间的查表指令是（ ）。

[21] C.A

[21] 易.易

[21] /RD.MOVC A, @A+PC

[22] 单选题.填空题

[22] 读片外部数据存储器时，不起作用的信号是（ ）。.PC 存放的内容为：

[22] C.A

[22] 易.易

[22] /RD.下一条要执行的指令的地址

[23] 单选题.填空题

[23] 读片外部数据存储器时，不起作用的信号是（ ）。.MCS-51 单片机在同一优先级的中断源同时申请中断时，CPU 首先响应

[23] C.A

[23] 易.易

[23] /RD.外部中断 0

[24] 单选题.填空题

[24] 读片外部数据存储器时，不起作用的信号是（ ）。.ALE 信号的作用是

[24] C.A

[24] 易.易

[24] /RD.锁存低 8 位地址信号

[25] 单选题.填空题

[25] 读片外部数据存储器时，不起作用的信号是（ ）。.在单片机中，（ ）是数据存储器，（ ）是程序存储器。

[25] C.A

[25] 易.易

[25] /RD.RAM、ROM

[26] 单选题.填空题

[26] 读片外部数据存储器时，不起作用的信号是（ ）。.定时器/计数器工作方式 1 是（ ）位计数结构

[26] C.A

[26] 易.易

[27] 单选题.判断题

[27] 读片外部数据存储器时，不起作用的信号是（ ）。.MOV A, 30H 这条指令执行后的结果 (A) =30H。

[27] C.B

[27] 易.易

[27] /RD.正确

[27] /WE.错误

[28] 单选题.判断题

[28] 读片外部数据存储器时，不起作用的信号是（ ）。.MCS-51 单片机中的 PC 是不可寻址的。

[28] C.A

[28] 易.中

[28] /RD.正确

[28] /WE.错误

[29] 单选题.判断题

[29] 读片外部数据存储器时，不起作用的信号是（ ）。.80C52 单片机包含 4K 的 ROM，256 字节的 RAM，6 个中断源。

[29] C.B

[29] 易.难

[29] /RD.正确

[29] /WE.错误

[30] 单选题.判断题

[30] 读片外部数据存储器时，不起作用的信号是（ ）。.SP 内装的是栈顶首址的内容

[30] C.B

[30] 易.易

[30] /RD.正确

[30] /WE.错误

[31] 单选题.判断题

[31] 读片外部数据存储器时，不起作用的信号是（ ）。.程序计数器 PC 中装的内容是当前正在执行指令的地址

[31] C.B

[31] 易.中

[31] /RD.正确

[31] /WE.错误

[32] 单选题.判断题

[32] 读片外部数据存储器时，不起作用的信号是（ ）。.8031 片内含 EPROM，8051 片内不含 EPROM。

[32] C.B

[32] 易.易

[32] /RD.正确

[32] /WE.错误

[33] 单选题.判断题

[33] 读片外部数据存储器时,不起作用的信号是()。判断指令是否正确: ADDC R7, A

[33] C.A

[33] 易.易

[33] /RD.正确

[33] /WE.错误

[34] 单选题.判断题

[34] 读片外部数据存储器时,不起作用的信号是()。判断指令是否正确: MOV P1, A

[34] C.A

[34] 易.易

[34] /RD.正确

[34] /WE.错误

[35] 单选题.判断题

[35] 读片外部数据存储器时,不起作用的信号是()。判断指令是否正确: MOVX A,@DPTR

[35] C.A

[35] 易.易

[35] /RD.正确

[35] /WE.错误

[36] 单选题.判断题

[36] 读片外部数据存储器时,不起作用的信号是()。判断指令是否正确: MOV R7, A

[36] C.A

[36] 易.易

[36] /RD.正确

[36] /WE.错误

[37] 单选题.判断题

[37] 读片外部数据存储器时,不起作用的信号是()。判断指令是否正确: MOV P1, A

[37] C.A

[37] 易.易

[37] /RD.正确

[37] /WE.错误

[38] 单选题.判断题

[38] 读片外部数据存储器时,不起作用的信号是()。8051 单片机对最高优先权的中断响应是无条件的

[38] C.B

[38] 易.易

[38] /RD.正确

[38] /WE.错误

[39] 单选题.判断题

[39] 读片外部数据存储器时,不起作用的信号是()。单片机系统扩展时使用的锁存器,是用于锁存高 8 位地址

[39] C.B

[39] 易.易

[39] /RD.正确

[39] /WE.错误

[40] 单选题.判断题

[40] 读片外部数据存储器时，不起作用的信号是（ ）。.内部寄存器 Rn (n=0-7) 作为间接寻址寄存器。

[40] C.B

[40] 易.易

[40] /RD.正确

[40] /WE.错误

[41] 单选题.判断题

[41] 读片外部数据存储器时，不起作用的信号是（ ）。.为了消除按键的抖动，常用的方法只有硬件方法

[41] C.B

[41] 易.中

[41] /RD.正确

[41] /WE.错误

[42] 单选题.判断题

[42] 读片外部数据存储器时，不起作用的信号是（ ）。.MCS—51 单片机的复位信号是低电平有效。

[42] C.B

[42] 易.难

[42] /RD.正确

[42] /WE.错误

[43] 单选题.判断题

[43] 读片外部数据存储器时，不起作用的信号是（ ）。.若累加器 A 中的数据为 01110010B，则 PSW 中的 P= 1

[43] C.B

[43] 易.易

[43] /RD.正确

[43] /WE.错误

[44] 单选题.判断题

[44] 读片外部数据存储器时,不起作用的信号是()。指令字节数越多,执行时间越长。

[44] C.B

[44] 易.中

[44] /RD.正确

[44] /WE.错误

[45] 单选题.判断题

[45] 读片外部数据存储器时,不起作用的信号是()。CPU每取一个指令字节,立即使程序计数器PC自动加1。

[45] C.B

[45] 易.易

[45] /RD.正确

[45] /WE.错误

[46] 单选题.判断题

[46] 读片外部数据存储器时,不起作用的信号是()。8051每个中断源相应地在芯片上都有其中断请求输入引脚

[46] C.B

[46] 易.易

[46] /RD.正确

[46] /WE.错误

[47] 单选题.判断题

[47] 读片外部数据存储器时，不起作用的信号是（ ）。.在一般情况下 8051 单片机允许同级中断嵌套

[47] C.B

[47] 易.易

[47] /RD.正确

[47] /WE.错误

[48] 单选题.简答题

[48] 读片外部数据存储器时，不起作用的信号是（ ）。.MCS-51 单片机的时钟周期与振荡周期之间有什么关系？一个机器周期的时序如何划分？

[48] C.A

[48] 易.易

[48] /RD.时钟周期是单片机最基本的时间单位。机器周期则是完成某一个规定操作所需的时间。一个机器周期为 6 个时钟周期，共 12 个振荡周期性，依次表示为 S1P1、S1P2、.....S6P1、S6P2。

[49] 单选题.简答题

[49] 读片外部数据存储器时，不起作用的信号是（ ）。.为什么外扩存储器时，P0 口要外接锁存器，而 P2 口却不接？

[49] C.A

[49] 易.易

[49] /RD.P0 口要传送外部数据存储器的低 8 位地址和 8 位数据，(2 分) 而 P2 口只传送外部存储器的高 8 位地址。

单片机原理及应用 1 ['200'](#) / ['200'](#) / ['5001'](#) / ['5002'](#) /

[1] 单选题.单选题

[1] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .80C51 复位初始化时未改变 SP 的内容, 第一个入栈的单元地址为 ()

- [1] C.A
- [1] 易.易
- [1] 4.4
- [1] P0.08H
- [1] P1.80H
- [1] P2.00H
- [1] P3.07H

[2] 单选题.单选题

[2] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .关于定时器,若振荡频率为 12 MHz,在方式 1 下最大定时时间为 () 。

- [2] C.B
- [2] 易.易
- [2] 4.4
- [2] P0.8.192ms
- [2] P1. 65.536 ms
- [2] P2. 0.256ms
- [2] P3.16.384ms

[3] 单选题.单选题

[3] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .在进行 BCD 码运算时,紧跟加法运算指令后面的指令必须是 () 指令。

- [3] C.B
- [3] 易.易
- [3] 4.4

- [3] P0.ADD
 - [3] P1.DA A
 - [3] P2.ADDC
 - [3] P3.由实际程序确定
-

[4] 单选题.单选题

[4] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .8 位 LED 显示器采用动态显示方式时 (不加锁存器), 至少需要提供的 I/O 线总数是:

- [4] C.A
 - [4] 易.易
 - [4] 4.4
-

[5] 单选题.单选题

[5] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .对 MCS-51 系列单片机 P0 口用作输出时, 应外接 ()

- [5] C.A
 - [5] 易.易
 - [5] 4.4
 - [5] P0.上拉电阻
 - [5] P1.二极管
 - [5] P2.三极管
 - [5] P3.下拉电阻
-

[6] 单选题.单选题

[6] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .要 MCS-51 系统中, 若晶振频率为 12MHz, 一个机器周期等于 () μs

- [6] C.C

[6] 易.易

[6] 4.4

[7] 单选题.单选题

[7] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .使用单片机开发系统调试程序时, 对原程序进行汇编的目的是 () 。

[7] C.A

[7] 易.易

[7] 4.4

[7] P0.将源程序转换成目标程序

[7] P1.将目标程序转换成源程序

[7] P2.将低级语言转换成高级语言

[7] P3.连续执行键

[8] 单选题.单选题

[8] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .在 51 单片机应用系统中, 要求既扩展并口又扩展 RAM 时, 应优先采用 () 。

[8] C.A

[8] 易.中

[8] 4.4

[9] 单选题.单选题

[9] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .在单片机应用系统中, 两线双向长距离 (几百米) 通信应采用 () 。

[9] C.D

[9] 易.难

[9] 4.4

- [9] P0.TTL 电平
- [9] P1.RS232C 电平
- [9] P2.RS422 电平
- [9] P3.RS485 电平

[10] 单选题.单选题

[10] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .在 MCS - 51 中, 为实现 P0 口线的数据和低位地址利用复用, 应使用

- [10] C. A
- [10] 易.易
- [10] 4.4
- [10] P0.地址锁存器
- [10] P1.地址寄存器
- [10] P2. 地址缓冲器
- [10] P3.地址译码器

[11] 单选题.单选题

[11] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () . 外部中断 1 的中断入口地址为 () 。

- [11] C.C
- [11] 易.中
- [11] 4.4
- [11] P0.0003H
- [11] P1.000BH
- [11] P2.0013H
- [11] P3.001BH

[12] 单选题.单选题

[12] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址

总线的是 () . 51 存放当前指令地址的寄存器是()

[12] C. C

[12] 易.易

[12] 4.4

[12] P0.指令寄存器

[12] P1.地址寄存器

[12] P2.程序计数器

[12] P3.状态寄存器

[13] 单选题.单选题

[13] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .下列符号中只有()是正确的 MCS-51 指令。

[13] C. B

[13] 易.易

[13] 4.4

[13] P0. PUSH R0

[13] P1. PUSH 40H

[13] P2. POP @R0

[13] P3. POP #40H

[14] 单选题.单选题

[14] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .PC 的值是

[14] C. C

[14] 易.易

[14] 4.4

[14] P0.当前指令前一条指令的地址

[14] P1.当前正在执行指令的地址

[14] P2. 下一条指令的地址

[14] P3. 控制器中指令寄存器的地址

[15] 单选题.单选题

[15] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .8051 单片机的两个定时器/计数器是 () 。

[15] C. C

[15] 易.易

[15] 4.4

[15] P0.14 位加法计数器

[15] P1.14 位减法计数器

[15] P2.16 位加法计数器

[15] P3.16 位减法计数器

[16] 单选题.填空题

[16] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .计算机的经典结构由 () 组成。

[16] C.A

[16] 易.易

[16] P0.存储器、运算器、控制器、输入设备、输出设备

[17] 单选题.填空题

[17] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .MCS-51 单片机扩展程序存储器所用的控制信号为 () , 扩展数据存储器所用的控制信号为 () 和 () 。

[17] C.A

[17] 易.易

[17] P0.MOVC、RD、WR

[18] 单选题.填空题

[18] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .8751 有两个 16 位可编程定时/计数器, T0 和 T1。它们

的功能可由控制寄存器 () 、 () 的内容决定, 且定时的时间或计数的次数与 () 、 () 两个寄存器的初值有关。

[18] C.A

[18] 易.易

[18] P0.TCON、TMOD、TH、TL

[19] 单选题.填空题

[19] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .寄存器 PSW 中的 RS1 和 RS0 的作用是 () 。

[19] C.A

[19] 易.易

[19] P0.选择工作寄存器组

[20] 单选题.填空题

[20] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .扩展并行 I/O 口时, 常采用 () 和 () 可编程芯片。

[20] C.A

[20] 易.易

[20] P0.8255、8155

[21] 单选题.填空题

[21] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .从单片机系统扩展的角度出发, 单片机的引脚可以构成三总线结构, 即 () 。

[21] C.A

[21] 易.中

[21] P0.数据总线、地址总线和控制总线

[22] 单选题.填空题

[22] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址

总线的是 () .MOV A, 40H 指令对于源操作数的寻址方式是 () 寻址。

[22] C.A

[22] 易.难

[22] P0. 直接

[23] 单选题.填空题

[23] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .计算机能直接识别的语言为 ()

[23] C.A

[23] 易.易

[23] P0.机器语言

[24] 单选题.填空题

[24] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .堆栈指针 SP 是一个 () 位寄存器

[24] C.A

[24] 易.中

[25] 单选题.填空题

[25] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .能在紫外线照射下擦除和重写的存储器是()型存储器,能够直接在线路中快速写入和读出的存储器是()型存储器。

[25] C.A

[25] 易.易

[25] P0. EPROM 、 flashROM

[26] 单选题.填空题

[26] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .单片机的工作过程, 实际上就是 ()

[26] C.A

[26] 易.易

[26] P0.周而复始地取指令和执行指令的过程

[27] 单选题.判断题

[27] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .MCS-51 单片机可执行指令：MOV R6, R7。

[27] C.B

[27] 易.易

[27] P0.正确

[27] P1.错误

[28] 单选题.判断题

[28] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .MCS-51 单片机可执行指令：MOV R5, R4。

[28] C.B

[28] 易.易

[28] P0.正确

[28] P1.错误

[29] 单选题.判断题

[29] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .同一时间同一级别的多中断请求，将形成阻塞，系统无法响应。

[29] C.B

[29] 易.易

[29] P0.正确

[29] P1.错误

[30] 单选题.判断题

[30] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .低优先级不能中断高优先级, 但高优先级能中断优先级

[30] C.A

[30] 易.易

[30] P0.正确

[30] P1.错误

[31] 单选题.判断题

[31] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .当向堆栈压入一个字节的数据后, SP 中的内容减 1

[31] C.B

[31] 易.易

[31] P0.正确

[31] P1.错误

[32] 单选题.判断题

[32] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .判断指令是否正确: MOVX A, 30H

[32] C.B

[32] 易.易

[32] P0.正确

[32] P1.错误

[33] 单选题.判断题

[33] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .判断指令是否正确: ANL #59H, 26H

[33] C.B

[33] 易.易

[33] P0.正确

[33] P1.错误

[34] 单选题.判断题

[34] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .判断指令是否正确：ACALL PROC

[34] C.A

[34] 易.中

[34] P0.正确

[34] P1.错误

[35] 单选题.判断题

[35] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .判断指令是否正确：MOV A, 30H

[35] C.A

[35] 易.难

[35] P0.正确

[35] P1.错误

[36] 单选题.判断题

[36] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .判断指令是否正确：ANL 26H ,#59H

[36] C.A

[36] 易.易

[36] P0.正确

[36] P1.错误

[37] 单选题.判断题

[37] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .程序计数器 PC 不能对它进行读写操作

- [37] C.A
 - [37] 易.中
 - [37] P0.正确
 - [37] P1.错误
-

[38] 单选题.判断题

[38] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .在一般情况 8051 单片机允许同级中断嵌套

- [38] C.B
 - [38] 易.易
 - [38] P0.正确
 - [38] P1.错误
-

[39] 单选题.判断题

[39] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .MOV A, 30H 为立即寻址方式

- [39] C.B
 - [39] 易.易
 - [39] P0.正确
 - [39] P1.错误
-

[40] 单选题.判断题

[40] 在 80C51 的 4 个并行口中，能作为通用 I/O 口和高 8 位地址总线的是 () .EPROM 的地址线为 11 条时，能访问的存储空间有 4K。

- [40] C.A
 - [40] 易.易
 - [40] P0.正确
 - [40] P1.错误
-

[41] 单选题.判断题

[41] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .8155 的复位引脚可与 89C51 的复位引脚直接相联。

[41] C.A

[41] 易.易

[41] P0.正确

[41] P1.错误

[42] 单选题.判断题

[42] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .若 MCS-51 单片机使用晶振频率为 6MHz 时, 其复位持续时间应该 4 μ s

[42] C.A

[42] 易.易

[42] P0.正确

[42] P1.错误

[43] 单选题.判断题

[43] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .在进行 BCD 码运算时, 紧跟加法运算指令后面的指令必须是 ADD 指令

[43] C.B

[43] 易.易

[43] P0.正确

[43] P1.错误

[44] 单选题.判断题

[44] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () . SP 是单片机内部一个特殊区域, 与 RAM 无关。

[44] C.B

[44] 易.易

[44] P0.正确

[44] P1.错误

[45] 单选题.判断题

[45] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .第一组工作寄存器 R0~R7 的地址是 10H~17H。

[45] C.B

[45] 易.易

[45] P0.正确

[45] P1.错误

[46] 单选题.判断题

[46] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () . 51 单片机对最高优先权的中断响应是无条件的

[46] C.B

[46] 易.易

[46] P0.正确

[46] P1.错误

[47] 单选题.判断题

[47] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .单片机系统扩展时使用的锁存器, 是用于锁存高 8 位地址

[47] C.B

[47] 易.中

[47] P0.正确

[47] P1.错误

[48] 单选题.简答题

[48] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .简述汇编语言中的标号有什么规定

[48] C.A

[48] 易.难

[48] P0. (1) 标号由 1—8 字符组成, 头一个字符必须是字母。

(2) 不能使用汇编语言已定义的符号。(3) 标号后必须跟冒号:

(4) 同一标号在一个程序中只能定义一次。

[49] 单选题.简答题

[49] 在 80C51 的 4 个并行口中, 能作为通用 I/O 口和高 8 位地址总线的是 () .简述堆栈

[49] C.A

[49] 易.易

[49] P0. (1) 在程序中断或子程序调用时, 为了保护返回地址 (断点) 和保护现场而设立的 RAM 区。(2) 用 MOV SP, #STK 指令建立堆栈。(3) 存放数据按“后进先出”原则进行。(4) 利用 PUSH、POP 指令即可进行进栈、出栈操作。
