

微机原理与应用

[1] 题型.填空题

[1] 题干.请按顺序写出下列数值的补码形式表示（字长限制为 1 个字节） (1) 36 (2) -2 (3) +127

[1] 难易度.中

[1] 选项数.3

[1] A.00100100B

[1] B.11111110B

[1] C.01111111B

[2] 题型.填空题

[2] 题干.下列 2 字节十六进制数均为补码，试写出其对应的真值

(1) 4000H (2) FF80H

[2] 难易度.中

[2] 选项数.2

[2] A.+16384

[2] B.-128

[3] 题型.简答题

[3] 题干.哈佛体系架构和冯·诺依曼体系架构的区别？

[3] 正确答案.A

[3] 难易度.中

[3] 选项数.1

[3] A.冯·诺依曼架构，程序和数据公用一个存储空间，即程序指令存储地址和和数据存储地址指向同一个存储器的不同物理位置，采用单一的地址及数据总线。哈佛结构是一种将程序指令和数据存储在不同的存储空间中，即程序存储器和数据存储器是两个独立的存储器，每个存储器独立编址、独立访问。

[4] 题型.简答题

[4] 题干.RISC 和 CISC 的区别?

[4] 正确答案.A

[4] 难易度.中

[4] 选项数.1

[4] A.CISC: 复杂指令集, 用最少的指令完成指定的功能, 增加了 CPU 结构的复杂性和工艺要求。RISC: 精简指令集, 更多地依靠指令, 用指令代替逻辑运算, 降低了 CPU 结构的复杂性和工艺要求, 在同等生产水平下, RISC 更容易开发出更强大的 CPU。

[5] 题型.单选题

[5] 题干.下列不属于输出设备的是 () 。

[5] 正确答案.D

[5] 难易度.易

[5] 选项数.4

[5] A.显示器

[5] B.打印机

[5] C.绘图仪

[5] D.键盘

[6] 题型.单选题

[6] 题干.暂停 CPU 正在运行的程序, 转去执行相应的服务程序, 完毕后返回原来的程序继续运行的现象, 叫 () 。

[6] 正确答案.B

[6] 难易度.易

[6] 选项数.4

[6] A.暂存

[6] B.中断

[6] C.缓冲

[6] D.入栈

[7] 题型.单选题

[7] 题干.下面关于程序计数器 PC 的说法正确的是 () 。

[7] 正确答案.D

[7] 难易度.易

[7] 选项数.4

[7] A.PC 又叫堆栈指针

[7] B.PC 是一个可由用户设置的寄存器

[7] C.PC 是一个 8 位的寄存器

[7] D.PC 指向下一条指令码地址

[8] 题型.单选题

[8] 题干.两个 1 字节数据相加 67H+9AH, 它们的运算结果是 () 。

[8] 正确答案.B

[8] 难易度.易

[8] 选项数.4

[8] A.02H

[8] B.01H

[8] C.10H

[8] D.20H

[9] 题型.单选题

[9] 题干.存储状态位和控制位的特殊功能寄存器是 () 。

[9] 正确答案.B

[9] 难易度.易

[9] 选项数.4

[9] A.PC

[9] B.SR

[9] C.IE

[9] D.SP

[10] 题型.单选题

[10] 题干.MSP430F6638 具有中断能力的端口是 () 。

[10] 正确答案.C

[10] 难易度.易

[10] 选项数.4

[10] A.P1-P2

[10] B.P1-P3

[10] C.P1-P4

[10] D.P1-P5

[11] 题型.单选题

[11] 题干.使用端口的中断功能, 需要设置的三个中断寄存器为 () 、PxIES、PxIFG。

[11] 正确答案.B

[11] 难易度.易

[11] 选项数.4

[11] A.PxIN

[11] B.PxIE

[11] C.PxOUT

[11] D.PxDIR

[12] 题型.单选题

[12] 题干.求-75 的补码表示 ()

[12] 正确答案.C

[12] 难易度.易

[12] 选项数.4

[12] A.4BH

- [12] B.0B4H
- [12] C.0B5H
- [12] D.5BH

[13] 题型.单选题

[13] 题干.若 $P1OUT=00001111$ ，则执行 $P1OUT=P1OUT\wedge 00111100$ ；语句后， $P1OUT=()$ 。

- [13] 正确答案.C
- [13] 难易度.易
- [13] 选项数.4
- [13] A.00000000
- [13] B.11111111
- [13] C.00110011
- [13] D.11001100

[14] 题型.单选题

[14] 题干.Flash 存储的特点（）

- [14] 正确答案.D
- [14] 难易度.易
- [14] 选项数.4
- [14] A.低价格
- [14] B.快速读取
- [14] C.非易失性
- [14] D.以上都对

[15] 题型.单选题

[15] 题干.单片机给每个中断源指定一个中断（），使 CPU 对不同中断请求相应地先后处理。

- [15] 正确答案.C
- [15] 难易度.易

- [15] 选项数.4
 - [15] A.向量
 - [15] B.权重
 - [15] C.优先级
 - [15] D.入口地址
-

[16] 题型.单选题

[16] 题干.MSP430F6638 单片机采用 () 架构, CPU、多种外设和时钟系统通过存储器地址总线 and 数据总线相连。

- [16] 正确答案.B
 - [16] 难易度.易
 - [16] 选项数.4
 - [16] A.哈佛
 - [16] B.冯诺伊曼
 - [16] C.傅里叶
 - [16] D.基尔霍夫
-

[17] 题型.单选题

[17] 题干.MSP430F6638 的 CPU 有 () 个寄存器。

- [17] 正确答案.D
 - [17] 难易度.易
 - [17] 选项数.4
 - [17] A.4
 - [17] B.8
 - [17] C.12
 - [17] D.16
-

[18] 题型.单选题

[18] 题干.下列不属于微型计算机的技术指标的是 () 。

- [18] 正确答案.D

- [18] 难度.易
 - [18] 选项数.4
 - [18] A.字长
 - [18] B.存储容量
 - [18] C.运算速度
 - [18] D.地址总线的条数
-

- [19] 题型.单选题
 - [19] 题干.16 位地址总线的寻址空间是 () 。
 - [19] 正确答案.C
 - [19] 难度.易
 - [19] 选项数.4
 - [19] A.1KB
 - [19] B.1MB
 - [19] C.64KB
 - [19] D.64MB
-

- [20] 题型.单选题
 - [20] 题干.MSP430F6638 具有的所有端口是 () 。
 - [20] 正确答案.D
 - [20] 难度.易
 - [20] 选项数.4
 - [20] A.P1-P6
 - [20] B.P1-P7
 - [20] C.P1-P8
 - [20] D.P1-P9
-

- [21] 题型.单选题
- [21] 题干.MSP430RISC CPU 是 ()
- [21] 正确答案.A

- [21] 难易度.易
 - [21] 选项数.4
 - [21] A.基于精简指令集
 - [21] B.基于简单的机器形式和指令的默认
 - [21] C.基于复杂指令集
 - [21] D.不需要外设连接的 CPU
-

- [22] 题型.单选题
 - [22] 题干.配置一个端口引脚为第二功能, 需要设置 () 。
 - [22] 正确答案.A
 - [22] 难易度.易
 - [22] 选项数.4
 - [22] A.PxSEL 寄存器
 - [22] B.PxDIR 寄存器
 - [22] C.PxOUT 寄存器
 - [22] D.PxIN 寄存器
-

- [23] 题型.单选题
 - [23] 题干.两个 1 字节数据相加 67H+9AH, 进位标志位 CY= () , 溢出标志位 OV= () 。
 - [23] 正确答案.A
 - [23] 难易度.易
 - [23] 选项数.4
 - [23] A.1 0
 - [23] B.0 1
 - [23] C.1 1
 - [23] D.0 0
-

- [24] 题型.单选题
- [24] 题干.求二进制数 1101.101B 所对应的十进制数 ()

[24] 正确答案.C

[24] 难易度.易

[24] 选项数.4

[24] A.10.625

[24] B.25.325

[24] C.13.625

[24] D.10.325

[25] 题型.单选题

[25] 题干.MSP430 的 CPU 的数据总线是 () 位的。

[25] 正确答案.B

[25] 难易度.易

[25] 选项数.4

[25] A.8

[25] B.16

[25] C.32

[25] D.64

[26] 题型.单选题

[26] 题干.P4DIR & = ~ (BIT3) 是什么作用? ()

[26] 正确答案.D

[26] 难易度.易

[26] 选项数.4

[26] A.P4 置 1

[26] B.P4 清 0

[26] C.P4.3 置 1

[26] D.P4.30

[27] 题型.单选题

[27] 题干.存储器用于存放数据和程序, 每个存储单元存放一个

() 位二进制数。

[27] 正确答案.C

[27] 难易度.易

[27] 选项数.4

[27] A.16

[27] B.32

[27] C.8

[27] D.1

[28] 题型.填空题

[28] 题干.01010011B= () D= () H

[28] 难易度.易

[28] 选项数.2

[28] A.83

[28] B.53

[29] 题型.填空题

[29] 题干.10.101B= () H= () D

[29] 难易度.易

[29] 选项数.2

[29] A.2.A; 2.a

[29] B.2.625

[30] 题型.填空题

[30] 题干.63.75D= () B= () H

[30] 难易度.易

[30] 选项数.2

[30] A.111111.11; 00111111.11

[30] B.3F.C; 3f.c

[31] 题型.填空题

[31] 题干.请按顺序写出下列数值的补码形式表示 (字长限制为 1 个字节) (不要忘记写后缀名) (1) 36 (2) -2 (3) +127

[31] 难易度.易

[31] 选项数.3

[31] A.00100100B

[31] B.11111110B

[31] C.01111111B

[32] 题型.填空题

[32] 题干.以下两个 1 字节数相加, 分别给出 CY 标志及 OV 标志的值。5AH, 6EH CY= () , OV= ()

[32] 难易度.易

[32] 选项数.2

[32] A.0

[32] B.1

[33] 题型.填空题

[33] 题干.[-27]补=_____B

[33] 难易度.易

[33] 选项数.1

[33] A.11100101

[34] 题型.填空题

[34] 题干.执行 69H+9AH 后, CY=_____, OV=_____.

[34] 难易度.易

[34] 选项数.2

[34] A.1

[34] B.0

- [35] 题型.单选题
[35] 题干.微机系统主机的三大部分一般指
[35] 正确答案.B
[35] 难易度.易
[35] 选项数.2
[35] A.软件 硬件 开发环境
[35] B.CPU IO 接口 内存
-

- [36] 题型.单选题
[36] 题干.不属于微机的技术指标的是
[36] 正确答案.C
[36] 难易度.易
[36] 选项数.4
[36] A.时钟频率
[36] B.运算速度
[36] C.堆栈
[36] D.字长
-

- [37] 题型.单选题
[37] 题干.不属于微机系统总线的是
[37] 正确答案.D
[37] 难易度.易
[37] 选项数.4
[37] A.DB
[37] B.CB
[37] C.AB
[37] D.BB
-

- [38] 题型.单选题
[38] 题干.MSP430 属于

- [38] 正确答案.B
 - [38] 难易度.易
 - [38] 选项数.2
 - [38] A.哈佛结构
 - [38] B.冯诺依曼结构
-

- [39] 题型.判断题
 - [39] 题干.时钟频率越高, 运算速度越高
 - [39] 正确答案.A
 - [39] 难易度.易
 - [39] 选项数.2
 - [39] A.正确
 - [39] B.错误
-

- [40] 题型.判断题
 - [40] 题干.数字 0110B 是否为正确的数的表达?
 - [40] 正确答案.A
 - [40] 难易度.易
 - [40] 选项数.2
 - [40] A.正确
 - [40] B.错误
-

- [41] 题型.判断题
 - [41] 题干.数字 2B 是否为正确的数的表达?
 - [41] 正确答案.B
 - [41] 难易度.易
 - [41] 选项数.2
 - [41] A.正确
 - [41] B.错误
-

- [42] 题型.判断题
- [42] 题干.数字 2BH 是否为正确的数的表达?
- [42] 正确答案.A
- [42] 难易度.易
- [42] 选项数.2
- [42] A.正确
- [42] B.错误
-

- [43] 题型.单选题
- [43] 题干.6638 的 CPU 称为 CPUX, 功能更强大, 6630 的寻址范围为 () .
- [43] 正确答案.C
- [43] 难易度.易
- [43] 选项数.3
- [43] A.16
- [43] B.64KB
- [43] C.1MB
-

- [44] 题型.单选题
- [44] 题干.堆栈的特性 () .
- [44] 正确答案.B
- [44] 难易度.易
- [44] 选项数.2
- [44] A.先进先出
- [44] B.后进先出
-

- [45] 题型.单选题
- [45] 题干.下列不属于特殊功能寄存器的是 () .
- [45] 正确答案.C
- [45] 难易度.易

- [45] 选项数.4
 - [45] A.中断使能寄存器
 - [45] B.中断标志寄存器
 - [45] C.引导存储器
 - [45] D.复位引脚控制寄存器
-

- [46] 题型.简答题
 - [46] 题干.简述时钟模块的三大输出信号及应用场合
 - [46] 正确答案.A
 - [46] 难易度.易
 - [46] 选项数.1
 - [46] A.ACLK 辅助时钟信号，一般适用于低速外设 MCLK 系统主时钟信号，适用于 CPU 和系统 SMCLK 子系统时钟信号，一般用于高速外设
-

- [47] 题型.填空题
 - [47] 题干.请写出字母'H'的字形码值
 - [47] 难易度.易
 - [47] 选项数.1
 - [47] A.6eH; 6EH; 0x6e; 0X6e; 0x6E; 0X6E; 01101110B; 01101110b
-

- [48] 题型.单选题
- [48] 题干.用 6638 的定时器，利用 ACLK 产生 3 秒时间，需要设置的分频位是（ ）。
- [48] 正确答案.B
- [48] 难易度.易
- [48] 选项数.4
- [48] A.MC_1
- [48] B.ID_1

[48] C.TASSEL_1

[48] D.ID_2

[49] 题型.判断题

[49] 题干.6638 响应定时器 A 中断，服务结束后，会自动将计数器清 0。

[49] 正确答案.A

[49] 难易度.易

[49] 选项数.2

[49] A.正确

[49] B.错误

[50] 题型.单选题

[50] 题干.MSP430F6638 单片机包含（ ）个输入输出端口。

[50] 正确答案.C

[50] 难易度.易

[50] 选项数.4

[50] A.4

[50] B.6

[50] C.9

[50] D.11

[51] 题型.单选题

[51] 题干.MSP430F6638 具有中断能力的端口是（ ）。

[51] 正确答案.C

[51] 难易度.易

[51] 选项数.4

[51] A.P1-P2

[51] B.P1-P3

[51] C.P1-P4

[51] D.P1-P5

[52] 题型.单选题

[52] 题干.若要配置一个端口引脚方向为输出，需要设置（）。

[52] 正确答案.B

[52] 难易度.易

[52] 选项数.4

[52] A.PXSEL 寄存器

[52] B.PXDIR 寄存器

[52] C.PXOUT 寄存器

[52] D.PXIN 寄存器

[53] 题型.单选题

[53] 题干.MSP430 单片机的 GPIO 引脚大多与其它外设模块复用，可通过下列哪个寄存器控制其功能选择（）。

[53] 正确答案.C

[53] 难易度.易

[53] 选项数.4

[53] A.PXDIR

[53] B.PXOUT

[53] C.PxSEL

[53] D.PXIE

[54] 题型.单选题

[54] 题干.当系统初始化时，时钟 ACLK 的信号来自（）。

[54] 正确答案.A

[54] 难易度.易

[54] 选项数.4

[54] A.XT1CLK 外接低频振荡器

- [54] B.XT2CLK 外接高频振荡器
 - [54] C.VLOCLK 低功耗低频内部振荡器
 - [54] D.REFOCLK 低频修整内部参考振荡器
-

[55] 题型.单选题

[55] 题干.当系统初始化时，时钟 SMCLK 的信号来自（ ）。

[55] 正确答案.C

[55] 难易度.易

[55] 选项数.4

[55] A.LFXT1CLK 外接低频振荡器

[55] B.XT2CLK 外接高频振荡器

[55] C.DCOCLK 内部数字时钟振荡器

[55] D.REFOCLK 低频修整内部参考振荡器

[56] 题型.单选题

[56] 题干.MSP430F6638 可通过状态寄存器的 SCG1、SCG0、OSCOFF 和 CPUOFF 设置（ ）种工作模式。

[56] 正确答案.D

[56] 难易度.易

[56] 选项数.4

[56] A.1

[56] B.5

[56] C.7

[56] D.8

[57] 题型.单选题

[57] 题干.关于 MSP430 的运行模式，下列说法正确的是（ ）

[57] 正确答案.C

[57] 难易度.易

[57] 选项数.4

- [57] A.由程序计数器 (PC) 决定
 - [57] B.由 CPU 的状态决定
 - [57] C.由状态寄存器 (SR) 中的 4 个控制位决定
 - [57] D.以上都对
-

[58] 题型.单选题

[58] 题干.系统复位 (指 POR) 后, 所有 I/O 管脚被设置为:

[58] 正确答案.B

[58] 难易度.易

[58] 选项数.3

[58] A.输出

[58] B.输入

[58] C.悬空

[59] 题型.单选题

[59] 题干.系统复位 (指 POR) 后, 看门狗进入 () .

[59] 正确答案.B

[59] 难易度.易

[59] 选项数.3

[59] A.关闭模式

[59] B.工作模式

[59] C.待机模式

[60] 题型.单选题

[60] 题干.不属于 430 系统复位信号的是 () 。

[60] 正确答案.C

[60] 难易度.易

[60] 选项数.4

[60] A.BOR

[60] B.POR

[60] C.BOC

[60] D.PUC

[61] 题型.单选题

[61] 题干.不属于基础时钟模块可提供的时钟信号是 () 。

[61] 正确答案.D

[61] 难易度.易

[61] 选项数.4

[61] A.SMCLK

[61] B.ACLK

[61] C.MCLK

[61] D.XT1CLK

[62] 题型.单选题

[62] 题干.不属于 430 单片机低功耗模式的是 () 。

[62] 正确答案.C

[62] 难易度.易

[62] 选项数.4

[62] A.LPM3

[62] B.LPM3.5

[62] C.LPM5

[62] D.LPM2

[63] 题型.单选题

[63] 题干.在单片机中，给每个中断源指定一个中断 () ，使 CPU 对不同中断请求相应地先后处理。

[63] 正确答案.C

[63] 难易度.易

[63] 选项数.3

[63] A.向量

- [63] B.权重
- [63] C.优先级

[64] 题型.单选题

[64] 题干.将程序存储器和数据存储器合并在一起, 指令和数据共享同一总线的存储器结构是 () 。

- [64] 正确答案.B
- [64] 难易度.易
- [64] 选项数.2
- [64] A.哈佛结构
- [64] B.冯·诺依曼结构

[65] 题型.单选题

[65] 题干.指示下一条将要执行的指令地址的特殊功能寄存器是 () 。

- [65] 正确答案.B
- [65] 难易度.易
- [65] 选项数.3
- [65] A.SR
- [65] B.PC
- [65] C.SP

[66] 题型.单选题

[66] 题干.MSP430 单片机采用的是 () 。

- [66] 正确答案.B
 - [66] 难易度.易
 - [66] 选项数.2
 - [66] A.哈佛结构
 - [66] B.冯·诺依曼结构
-

[67] 题型.填空题

[67] 题干.把引起中断的原因或者能够发出中断请求的信号源统称为 () 。

[67] 难易度.易

[67] 选项数.1

[67] A.中断源

[68] 题型.填空题

[68] 题干. () 是指中断服务程序的入口地址。

[68] 难易度.易

[68] 选项数.1

[68] A.中断向量

[69] 题型.填空题

[69] 题干. $01010011B = () D = () H$

[69] 难易度.易

[69] 选项数.2

[69] A.83

[69] B.53

[70] 题型.填空题

[70] 题干. $10.101B = () H = () D$

[70] 难易度.易

[70] 选项数.2

[70] A.2.A

[70] B.2.625

[71] 题型.填空题

[71] 题干. $63.75D = () B = () H$

[71] 难易度.易

[71] 选项数.2

[71] A.111111.11

[71] B.3F.C

[72] 题型.填空题

[72] 题干.以下两个 1 字节数相加，分别给出 CY 标志及 OV 标志的值。5AH, 6EH CY= () , OV= ()

[72] 难易度.中

[72] 选项数.2

[72] A.0

[72] B.1

[73] 题型.单选题

[73] 题干.已知某数的 BCD 码为 0111 0101 0100 0010 则其表示的十进制数值为 () 。

[73] 正确答案.B

[73] 难易度.易

[73] 选项数.4

[73] A.7542H

[73] B.7542

[73] C.75.42H

[73] D.75.42

[74] 题型.单选题

[74] 题干.4AH+4AH, 则 CY 和 OV 分别为 () 。

[74] 正确答案.B

[74] 难易度.易

[74] 选项数.4

[74] A.1 0

[74] B.0 1

[74] C.1 1

[74] D.0 0

[75] 题型.单选题

[75] 题干.真值 97.85 的 BCD 码表示为 ()

[75] 正确答案.A

[75] 难易度.易

[75] 选项数.4

[75] A.10010111.10000101

[75] B.01011001.11000101

[75] C.10001001.1100

[75] D.10001001.1101

[76] 题型.单选题

[76] 题干.关于 ov 位, 什么是正确的。

[76] 正确答案.B

[76] 难易度.易

[76] 选项数.2

[76] A.看最高位是否有进位就可以了

[76] B.需要看最高位和次高位

[77] 题型.单选题

[77] 题干.-27 的补码表示为 ()。

[77] 正确答案.C

[77] 难易度.易

[77] 选项数.4

[77] A.00011011

[77] B.11100100

[77] C.11100101

[77] D.11100110

[78] 题型.单选题

[78] 题干.求-28 的补码为 ()

[78] 正确答案.B

[78] 难易度.易

[78] 选项数.4

[78] A.1CH

[78] B.E4H

[78] C.2CH

[78] D.4CH

[79] 题型.单选题

[79] 题干.8 位有符号数的范围为

[79] 正确答案.B

[79] 难易度.易

[79] 选项数.2

[79] A.-127~127

[79] B.-128~127

[80] 题型.单选题

[80] 题干.微控制器是将下列 () 的若干种器件根据市场需求, 再度集成后推出的系列化产品。

[80] 正确答案.C

[80] 难易度.易

[80] 选项数.3

[80] A.主机、显示器等设备

[80] B.CPU 板, 内存条, I/O 设备

[80] C.CPU, ROM, RAM, 典型 I/O 接口

[81] 题型.填空题

[81] 题干.字长为 8 时, 则 $X_1=+5$ 的原码为 ()

[81] 难易度.易

[81] 选项数.1

[81] A.00000101B

[82] 题型.填空题

[82] 题干. $125.375= () B$

[82] 难易度.易

[82] 选项数.1

[82] A.1111101.011

[83] 题型.填空题

[83] 题干.补码 FAH 的真值为 () 。

[83] 难易度.易

[83] 选项数.1

[83] A.-6

[84] 题型.填空题

[84] 题干.字长为 8 时, 则 $X_2=-5$ 的原码为 ()

[84] 难易度.易

[84] 选项数.1

[84] A.10000101B

[85] 题型.填空题

[85] 题干. $0001\ 1111\ 1100\ 0111B= () H$

[85] 难易度.易

[85] 选项数.1

[85] A.1FC7

- [86] 题型.判断题
[86] 题干.8 位补码的数值范围是-127~127。
[86] 正确答案.B
[86] 难易度.易
[86] 选项数.2
[86] A.正确
[86] B.错误
-

- [87] 题型.判断题
[87] 题干.8 位无符号数表示的范围是 0-255。
[87] 正确答案.A
[87] 难易度.易
[87] 选项数.2
[87] A.正确
[87] B.错误
-

- [88] 题型.判断题
[88] 题干.8 位有符合号数表示的范围是-127 到 127
[88] 正确答案.B
[88] 难易度.易
[88] 选项数.2
[88] A.正确
[88] B.错误
-

- [89] 题型.判断题
[89] 题干.0101 的补码是 1011
[89] 正确答案.B
[89] 难易度.易
[89] 选项数.2

[89] A.正确

[89] B.错误

[90] 题型.判断题

[90] 题干.125 的二进制是 011111001

[90] 正确答案.B

[90] 难易度.易

[90] 选项数.2

[90] A.正确

[90] B.错误

[91] 题型.判断题

[91] 题干.8 位原码的数值范围为-127~127。

[91] 正确答案.A

[91] 难易度.易

[91] 选项数.2

[91] A.正确

[91] B.错误

[92] 题型.判断题

[92] 题干.进位 CY 是否为 1, 只取决于最高位。

[92] 正确答案.A

[92] 难易度.易

[92] 选项数.2

[92] A.正确

[92] B.错误

[93] 题型.单选题

[93] 题干.当两个整数相除时, 希望得到余数, 应该使用运算符
()。

[93] 正确答案.C

[93] 难易度.易

[93] 选项数.3

[93] A.mod

[93] B./

[93] C.%

[94] 题型.填空题

[94] 题干.若 $P1OUT=11110000$, 则执行 $P1OUT=\sim P1OUT$; 语句后, $P1OUT=()$ 。

[94] 难易度.易

[94] 选项数.1

[94] A.00001111

[95] 题型.填空题

[95] 题干.若 P1 端口输出寄存器 $P1OUT=00001111$, 则执行 $P1OUT=P1OUT11111110$; 语句后, $P1OUT=()$ 。

[95] 难易度.易

[95] 选项数.1

[95] A.00001110

[96] 题型.填空题

[96] 题干.若 $P1OUT=00001111$, 则执行 $P1OUT=P1OUT|10000000$; 语句后, $P1OUT=()$ 。

[96] 难易度.易

[96] 选项数.1

[96] A.10001111

[97] 题型.填空题

[97] 题干.C 语言中, 当两个整数相除时, $-5/3$ 的运算结果为

() 。

[97] 难易度.易

[97] 选项数.1

[97] A.-1

[98] 题型.填空题

[98] 题干.a=3, b=4, ab 返回值 () 。

[98] 难易度.易

[98] 选项数.1

[98] A.1

[99] 题型.填空题

[99] 题干.c 语言中, a=3, b=4, 执行 a!=b 返回值为 () 。

[99] 难易度.易

[99] 选项数.1

[99] A.1

[100] 题型.填空题

[100] 题干.i=5; j=i--; 执行语句后 i 为 () , j 为 ()

[100] 难易度.易

[100] 选项数.2

[100] A.4

[100] B.5

[101] 题型.判断题

[101] 题干.想要判断两个变量值是否相等, 可用语句 if (a=b) 。

[101] 正确答案.B

[101] 难易度.易

[101] 选项数.2

[101] A.正确

[101] B.错误

[102] 题型.单选题

[102] 题干.看门狗定时器中的计数器是（ ）位的寄存器。

[102] 正确答案.D

[102] 难易度.易

[102] 选项数.4

[102] A.8

[102] B.16

[102] C.20

[102] D.32

[103] 题型.单选题

[103] 题干.WDT 除了看门狗模式外，还可以设置为（ ）。

[103] 正确答案.B

[103] 难易度.易

[103] 选项数.4

[103] A.复位模式

[103] B.定时计数模式

[103] C.控制比较器基准电压模式

[103] D.比较模式

[104] 题型.单选题

[104] 题干.不属于 MSP430F6638 的定时器是（ ）。

[104] 正确答案.D

[104] 难易度.易

[104] 选项数.4

[104] A.看门狗定时器

[104] B.定时器 A

[104] C.定时器 B

[104] D.基本定时器 1

[105] 题型.单选题

[105] 题干.要配置 Timer_A 从 0x0000 到 TAxCCR0 计数, 需要选择的操作模式是 ()。

[105] 正确答案.B

[105] 难易度.易

[105] 选项数.4

[105] A.增减模式

[105] B.增模式

[105] C.连续模式

[105] D.停止模式

[106] 题型.单选题

[106] 题干.定时器连续计数模式中, 计数最大值为 ()。

[106] 正确答案.C

[106] 难易度.易

[106] 选项数.4

[106] A.0xEEFF

[106] B.0x1111

[106] C.0xFFFF

[106] D.0xEEEE

[107] 题型.单选题

[107] 题干.当 Timer-A 的时钟源为 ACLK (32768Hz) 并配置为增计数模式时, 为产生每秒一次中断, 需要向 TA0CCR0 寄存器写入的值为 ()。

[107] 正确答案.C

[107] 难易度.易

- [107] 选项数.4
 - [107] A.8192
 - [107] B.16384
 - [107] C.32768
 - [107] D.65535
-

[108] 题型.单选题

[108] 题干.当 Timer-A 工作在增计数模式, 时钟源为 SMCLK (1000000Hz) 并设为八分频, 定时 0.5 秒, 需向 TA0CCR0 寄存器写入的值为 ()。

- [108] 正确答案.C
 - [108] 难易度.易
 - [108] 选项数.4
 - [108] A.1000000
 - [108] B.500000
 - [108] C.62500
 - [108] D.65536
-

[109] 题型.单选题

[109] 题干.当定时器计数到 TAxCCR0 时, 设置 TAxCCR0 捕获比较中断标志为 1, 而当定时器从 TAxCCR0 计数到 0 时, 设置定时器溢出标志位为 1。中断标志位的设置过程, 捕获比溢出计数 () 次。

- [109] 正确答案.B
 - [109] 难易度.易
 - [109] 选项数.4
 - [109] A.多 1
 - [109] B.少 1
 - [109] C.多 2
 - [109] D.少 2
-

[110] 题型.单选题

[110] 题干.下列捕获/比较寄存器具有最高中断向量优先级的是
()。

[110] 正确答案.A

[110] 难易度.易

[110] 选项数.4

[110] A.TAxCCR0

[110] B.TAxCCR1

[110] C.TAxCCR2

[110] D.TAIFG

[111] 题型.单选题

[111] 题干.TA0 有 () 个中断向量。

[111] 正确答案.B

[111] 难易度.易

[111] 选项数.4

[111] A.1

[111] B.2

[111] C.3

[111] D.4

[112] 题型.单选题

[112] 题干.使用 TA0 时, 定时器溢出中断将导致标志位 () 置位。

[112] 正确答案.B

[112] 难易度.易

[112] 选项数.4

[112] A.CCIFG

[112] B.TAIFG

[112] C.CCIE

[112] D.TAIE

[113] 题型.单选题

[113] 题干.使用 TA0 时, 使用捕获比较中断, 需要使能的中断允许位为 () 。

[113] 正确答案.C

[113] 难易度.易

[113] 选项数.4

[113] A.CCIFG

[113] B.TAIFG

[113] C.CCIE

[113] D.TAIE

[114] 题型.单选题

[114] 题干.TA0 发生定时器溢出中断时, 程序转向中断服务程序, 其中断向量名为 () 。

[114] 正确答案.B

[114] 难易度.易

[114] 选项数.4

[114] A.TIMER0_A0_VECTOR

[114] B.TIMER0_A1_VECTOR

[114] C.TIMER1_A0_VECTOR

[114] D.TIMER1_A1_VECTOR

[115] 题型.单选题

[115] 题干.下列关于 TA0R 的说法错误的是 () 。

[115] 正确答案.C

[115] 难易度.易

[115] 选项数.4

- [115] A.该寄存器为 16 位
 - [115] B.定时器的实际计数单元
 - [115] C.存放的最大值 65536
 - [115] D.初始化程序中 TACL R 用于将 TA0R 清 0
-

[116] 题型.单选题

[116] 题干.下面哪个是中断向量寄存器 () 。

[116] 正确答案.B

[116] 难易度.易

[116] 选项数.4

[116] A.TA0R

[116] B.TA0IV

[116] C.TAIE

[116] D.TAIFG

[117] 题型.单选题

[117] 题干.捕获比较模块通过设置 () 位可以选择捕获模式或比较模式。

[117] 正确答案.D

[117] 难易度.易

[117] 选项数.4

[117] A.TAIE

[117] B.CCIE

[117] C.TACL R

[117] D.CAP

[118] 题型.单选题

[118] 题干.6638 的定时器输出单元有 () 种输出模式。

[118] 正确答案.C

[118] 难易度.易

[118] 选项数.4

[118] A.4

[118] B.6

[118] C.8

[118] D.18

[119] 题型.单选题

[119] 题干.定时器 TA0 的结构中不包括 ()。

[119] 正确答案.D

[119] 难易度.易

[119] 选项数.4

[119] A.定时计数器

[119] B.捕获比较器

[119] C.输出单元

[119] D.看门狗

[120] 题型.单选题

[120] 题干.6638 单片机中的 TAxR, x 的最大值为 ()。

[120] 正确答案.D

[120] 难易度.易

[120] 选项数.4

[120] A.4

[120] B.1

[120] C.3

[120] D.2

[121] 题型.单选题

[121] 题干.设置 TA0 的时钟及分频, 需要操作的寄存器为 ()。

[121] 正确答案.C

[121] 难易度.易

- [121] 选项数.3
 - [121] A.TA0CCTL0
 - [121] B.WDTCTL
 - [121] C.TA0CTL
-

- [122] 题型.单选题
 - [122] 题干.6638 的 ADC_12 具有 () 位输出。
 - [122] 正确答案.C
 - [122] 难易度.易
 - [122] 选项数.4
 - [122] A.32
 - [122] B.18
 - [122] C.12
 - [122] D.8
-

- [123] 题型.单选题
 - [123] 题干.6638 的 ADC 有 () 路可单独配置的外部输入通道
 - [123] 正确答案.C
 - [123] 难易度.易
 - [123] 选项数.4
 - [123] A.32
 - [123] B.18
 - [123] C.12
 - [123] D.8
-

- [124] 题型.单选题
- [124] 题干.不属于 6638 的 ADC12 模块内部结构的是 ()
- [124] 正确答案.D
- [124] 难易度.易
- [124] 选项数.4

- [124] A.12 位逐次逼近内核
 - [124] B.模拟输入通道选择器
 - [124] C.采样及转换时序控制电路
 - [124] D.看门狗定时器模块
-

[125] 题型.单选题

[125] 题干.MSP430F6×××系列单片机 A/D 有几种工作模式 ()

[125] 正确答案.A

[125] 难易度.易

[125] 选项数.4

[125] A.4

[125] B.3

[125] C.2

[125] D.1

[126] 题型.单选题

[126] 题干.6638 的 ADC_12 具有 () 路快速响应的 ADC 中断

[126] 正确答案.B

[126] 难易度.易

[126] 选项数.4

[126] A.32

[126] B.18

[126] C.12

[126] D.8

[127] 题型.单选题

[127] 题干.下面哪一位可通过访问其对应的 ADC12MEMx 寄存器而被自动重置, 或者可由软件重置 ()

[127] 正确答案.B

[127] 难易度.易

- [127] 选项数.4
 - [127] A.ADC12OV
 - [127] B.ADC12IFGx
 - [127] C.ADC12MEM
 - [127] D.ADC12CTL
-

[128] 题型.单选题

[128] 题干.MSP430F6×××系列单片机的 A/D 转换器配有 () 路内部通路

- [128] 正确答案.B
 - [128] 难易度.易
 - [128] 选项数.4
 - [128] A.3
 - [128] B.4
 - [128] C.5
 - [128] D.6
-

[129] 题型.单选题

[129] 题干.MSP430F6638 的 ADC12_A 共有 () 个转换通道

- [129] 正确答案.D
 - [129] 难易度.易
 - [129] 选项数.4
 - [129] A.8
 - [129] B.10
 - [129] C.12
 - [129] D.16
-

[130] 题型.单选题

[130] 题干.一个 8 位 ADC 模块的分辨率为满刻度电压的 1/256。如果满刻度输入电压为 10V，该 ADC 模块的分辨率为

[130] 正确答案.D

[130] 难易度.易

[130] 选项数.4

[130] A.12mV

[130] B.20mV

[130] C.5mV

[130] D.40mV

[131] 题型.单选题

[131] 题干.12 位的 ADC 模块，采样转换后的代码即为 12 位，表示数值的取值范围为（ ）

[131] 正确答案.D

[131] 难易度.易

[131] 选项数.4

[131] A.0 ~ 12

[131] B.0 ~ 11

[131] C.0 ~ 4096

[131] D.0 ~ 4095

[132] 题型.简答题

[132] 题干.地址总线 AB(Address Bus)的主要作用是什么?

[132] 正确答案.A

[132] 难易度.易

[132] 选项数.1

[132] A.主要用于传送 CPU 要访问的存储单元或 I/O 接口的地址信号。

[133] 题型.简答题

[133] 题干.80X86 指令系统按功能可分为哪几类?

[133] 正确答案.A

[133] 难易度.中

[133] 选项数.1

[133] A.(1) 数据传送类指令; (2) 算术运算类指令; (3) 逻辑运算和移位类指令; (4) 位操作指令; (5) 串操作指令; (6) 控制转移类指令; (7) 处理器控制指令; (8) 高级语言类指令; (9) 操作系统型指令。

[134] 题型.简答题

[134] 题干.冯·诺依曼结构计算机的特点是什么?哈佛结构计算机的特点是什么?80X86 系列微处理器属于哪种结构?(10 分)

[134] 正确答案.A

[134] 难易度.易

[134] 选项数.1

[134] A.冯·诺依曼结构计算机的特点是片内程序空间和数据空间是合在一起的, 取指令和取操作数是通过一条总线分时进行的。哈佛结构计算机的特点是将程序空间和数据空间分开, 各有自己的地址与数据总线, 这就使得处理指令和数据可以同时进行, 从而大大提高了处理效率。80x86 系列微处理器属于冯·诺依曼结构。

[135] 题型.简答题

[135] 题干.内存储器的性能指标主要有哪些?(5 分)

[135] 正确答案.A

[135] 难易度.易

[135] 选项数.1

[135] A.存储容量、最大存取时间、功耗、可靠性、集成度等。

[136] 题型.简答题

[136] 题干.概述 4 种基本输入/输出方式各自的主要特征。(10 分)

[136] 正确答案.A

[136] 难易度.易

[136] 选项数.1

[136] A. (1) 程序控制的输入/输出方式, 是指在程序中利用输入/输出操作指令来完成 CPU 与接口的信息交换。信息传送的过程是事先确定的。根据外围设备性质的不同, 这种传送方式又可分为无条件传送及有条件传送两种。(2) 程序中断输入/输出方式, 是外围设备处于主动地位, CPU 处于被动地位, 对于中断输入/输出方式, 只有当外围设备要传送数据时才向 CPU 发出中断请求信号, 实时性比程序控制的输入/输出要好得多, 但仍存在如下缺点: a、为了能接受中断的请求信号, CPU 内部要有相应的中断控制电路, 外围设备要提供中断请求信号及中断类型号。b 尘称为

[137] 题型.简答题

[137] 题干.产生异常后,系统根据引起异常的程序是否可被恢复这一原则,可分为哪几类异常?分别对应怎样的含义?(10 分)

[137] 正确答案.A

[137] 难易度.易

[137] 选项数.1

[137] A.故障是引起该故障的程序可被恢复执行的异常, 它也是在引起故障的指令执行之前就报告给系统的一种异常。陷阱是在指令执行期间被检测到的, 并在引起异常的指令执行之后向系统报告的一种异常。中止是微处理器面临严重错误时产生的异常。

[138] 题型.单选题

[138] 题干.下列不属于汇编语言源程序中三种基本语句是 ()。

[138] 正确答案.D

[138] 难易度.易

[138] 选项数.4

[138] A.指令

[138] B.伪指令

[138] C.宏指令

[138] D.前缀指令

[139] 题型.单选题

[139] 题干.80386 CPU 包含地址总线 and 数据总线共 () 条。

[139] 正确答案.C

[139] 难易度.易

[139] 选项数.4

[139] A.16

[139] B.32

[139] C.64

[139] D.128

[140] 题型.单选题

[140] 题干.8086 CPU 具有 () 位外部数据总线。

[140] 正确答案.C

[140] 难易度.易

[140] 选项数.4

[140] A.4

[140] B.8

[140] C.16

[140] D.32

[141] 题型.单选题

[141] 题干.一个字节含有 () 位二进制数。

[141] 正确答案.B

[141] 难易度.易

[141] 选项数.4

[141] A.4

[141] B.8

[141] C.16

[141] D.32

[142] 题型.单选题

[142] 题干.设机器字长为 6 位, 真值 “10101B” 对应的原码、补码、反码正确的是 () 。

[142] 正确答案.D

[142] 难易度.易

[142] 选项数.4

[142] A.原码: 010101B ; 补码: 001011B ; 反码: 001010B

[142] B.原码: 110101B ; 补码: 001011B ; 反码: 001010B

[142] C.原码: 110101B ; 补码: 101001B ; 反码: 101010B

[142] D.原码: 010101B ; 补码: 010101B ; 反码: 010101B

[143] 题型.单选题

[143] 题干.下列 8086/8088 标志寄存器中, 可用指令置位或复位的控制标志位是 () 。

[143] 正确答案.A

[143] 难易度.易

[143] 选项数.4

[143] A.IF

[143] B.PF

[143] C.OF

[143] D.ZF

[144] 题型.单选题

[144] 题干.十进制数 “10” 转换成对应二进制数、八进制数、十六进制数分别是 () 。

[144] 正确答案.A

[144] 难易度.易

[144] 选项数.4

[144] A.1010B ; 12Q ; AH

- [144] B.1011B ; 10Q ; AH
[144] C.1010B ; 10Q ; 10H
[144] D.1010B ; 10Q ; AH
-

[145] 题型.单选题

[145] 题干.假设 (AX) = 5678H, (BX) = 1234H, 执行指令“MOV AX, BX”后结果是 ()。

[145] 正确答案.A

[145] 难易度.易

[145] 选项数.4

- [145] A. (AX) = 1234H, (BX) = 1234H
[145] B. (AX) = 1234H, (BX) = 0000H
[145] C. (AX) = 1234H, (BX) = FFFFH
[145] D. (AX) = 5678H, (BX) = 1234H
-

[146] 题型.单选题

[146] 题干.80X86 指令语句中不可缺少的是 ()。

[146] 正确答案.C

[146] 难易度.易

[146] 选项数.4

[146] A.标号

[146] B.前缀指令

[146] C.操作码

[146] D.操作数

[147] 题型.单选题

[147] 题干.十进制数“10”转换成对应 8421BCD 码的结果是 ()。

[147] 正确答案.C

[147] 难易度.易

- [147] 选项数.4
 - [147] A.0000 1010B
 - [147] B.1010 0000B
 - [147] C.0001 0000B
 - [147] D.0000 1000B
-

- [148] 题型.单选题
 - [148] 题干.MOV 属于 () 。
 - [148] 正确答案.A
 - [148] 难易度.易
 - [148] 选项数.4
 - [148] A.传送指令
 - [148] B.堆栈指令
 - [148] C.数据交换指令
 - [148] D.换码指令
-

- [149] 题型.单选题
 - [149] 题干.8086/8088 CPU 在最小工作模式中只有 () 个微处理器。
 - [149] 正确答案.A
 - [149] 难易度.易
 - [149] 选项数.4
 - [149] A.1
 - [149] B.2
 - [149] C.3
 - [149] D.4
-

- [150] 题型.单选题
- [150] 题干.高速缓存 cache 的存取速度 () 。
- [150] 正确答案.D

- [150] 难度度.易
[150] 选项数.4
[150] A.比内存慢, 比外存快
[150] B.比内存快, 比外存慢
[150] C.比内存慢, 比内部寄存器快
[150] D.比内存快, 比内部寄存器慢
-

- [151] 题型.单选题
[151] 题干.80386 中可屏蔽中断对应的中断请求引脚信号是 () 。
[151] 正确答案.B
[151] 难度度.易
[151] 选项数.4
[151] A.NMI
[151] B.INTR
[151] C.HOLD
[151] D.ALE
-

- [152] 题型.单选题
[152] 题干.NMI 信号线通过 () 触发生效。
[152] 正确答案.B
[152] 难度度.易
[152] 选项数.4
[152] A.高电平
[152] B.边沿
[152] C.低电平
[152] D.高阻态
-

- [153] 题型.单选题
[153] 题干.80X86 处理器中保留自用的异常 8 属于 () 异常。

[153] 正确答案.C

[153] 难易度.易

[153] 选项数.4

[153] A.故障

[153] B.陷阱

[153] C.中止

[153] D.正常

[154] 题型.单选题

[154] 题干.cache 的存储主体一般由 () 构成。

[154] 正确答案.B

[154] 难易度.易

[154] 选项数.4

[154] A.DRAM

[154] B.SRAM

[154] C.EPROM

[154] D.ROM

[155] 题型.单选题

[155] 题干.下列说法正确的是 () 。

[155] 正确答案.D

[155] 难易度.易

[155] 选项数.4

[155] A.EPROM 不能改写

[155] B.EPROM 可以改写, 所以也是一种读写存储器

[155] C.EPROM 只能改写一次

[155] D.EPROM 可以改写, 但它不能作为读写存储器

[156] 题型.单选题

[156] 题干.80X86 处理器中保留自用的异常 0 属于 () 异常。

[156] 正确答案.A

[156] 难易度.易

[156] 选项数.4

[156] A.故障

[156] B.陷阱

[156] C.中止

[156] D.正常

二、填空题 (每题 1.5 分, 共 30 分)

[157] 题型.单选题

[157] 题干.汇编语言语句不可缺少的是 () 。

[157] 正确答案.C

[157] 难易度.易

[157] 选项数.4

[157] A.名称

[157] B.前缀

[157] C.助记符

[157] D.操作数

[158] 题型.单选题

[158] 题干.80286 CPU 包含地址总线和数据总线共 () 条。

[158] 正确答案.C

[158] 难易度.易

[158] 选项数.4

[158] A.16

[158] B.32

[158] C.40

[158] D.64

[159] 题型.单选题

[159] 题干.8088 CPU 具有 () 位外部数据总线。

[159] 正确答案.B

[159] 难易度.易

[159] 选项数.4

[159] A.4

[159] B.8

[159] C.16

[159] D.32

[160] 题型.单选题

[160] 题干.设机器字长为 6 位, 真值 “-10101B” 对应的原码、补码、反码正确的是 () 。

[160] 正确答案.A

[160] 难易度.易

[160] 选项数.4

[160] A.原码: 110101B ; 补码: 101011B ; 反码: 101010B

[160] B.原码: 110101B ; 补码: 001011B ; 反码: 001010B

[160] C.原码: 110101B ; 补码: 101001B ; 反码: 101010B

[160] D.原码: 010101B ; 补码: 010101B ; 反码: 010101B

[161] 题型.单选题

[161] 题干.下列 8086/8088 标志寄存器中, 可用指令置位或清零的控制标志位是 () 。

[161] 正确答案.D

[161] 难易度.易

[161] 选项数.4

[161] A.AF

[161] B.PF

[161] C.CF

[161] D.DF

[162] 题型.单选题

[162] 题干.十进制数“12”转换成对应二进制数、八进制数、十六进制数分别是（）。

[162] 正确答案.B

[162] 难易度.易

[162] 选项数.4

[162] A.1100B 12Q AH

[162] B.1100B 14Q CH

[162] C.1100B 10Q BH

[162] D.1101B 12Q BH

[163] 题型.单选题

[163] 题干.十进制数“12”转换成对应8421BCD码的结果是（）。

[163] 正确答案.D

[163] 难易度.易

[163] 选项数.4

[163] A.0000 1100B

[163] B.1100 0000B

[163] C.0011 0000B

[163] D.0001 0010B

[164] 题型.单选题

[164] 题干.PUSH属于（）。

[164] 正确答案.B

[164] 难易度.易

[164] 选项数.4

- [164] A.传送指令
 - [164] B.堆栈指令
 - [164] C.数据交换指令
 - [164] D.换码指令
-

[165] 题型.单选题

[165] 题干.80386 中非可屏蔽中断对应的中断请求引脚信号是 () 。

[165] 正确答案.A

[165] 难易度.易

[165] 选项数.4

[165] A.NMI

[165] B.INTR

[165] C.HOLD

[165] D.ALE

[166] 题型.单选题

[166] 题干.下列等同编译功能的程序是：

[166] 正确答案.A

[166] 难易度.易

[166] 选项数.2

[166] A.汇编程序

[166] B.汇编语言源程序

[167] 题型.单选题

[167] 题干.NMI 信号线通过 () 触发生效

[167] 正确答案.B

[167] 难易度.易

[167] 选项数.4

[167] A.高电平

- [167] B.边沿
- [167] C.低电平
- [167] D.高阻态

[168] 题型.单选题

[168] 题干.世界上第一台通用数字电子计算机是什么时候创造出来的?

[168] 正确答案.A

[168] 难易度.易

[168] 选项数.4

[168] A.1946

[168] B.1947

[168] C.1948

[168] D.1949

[169] 题型.单选题

[169] 题干.研制成功世界上第一块 4 位微处理器芯片的公司是?

[169] 正确答案.A

[169] 难易度.易

[169] 选项数.4

[169] A.Intel

[169] B.Microsoft

[169] C.Apple

[169] D.IBM

[170] 题型.单选题

[170] 题干.IBM 公司诞生于什么时候?

[170] 正确答案.A

[170] 难易度.易

[170] 选项数.4

- [170] A.1924
 - [170] B.1925
 - [170] C.1926
 - [170] D.1927
-

[171] 题型.单选题

[171] 题干.第一代微处理器问世于什么时候?

[171] 正确答案.A

[171] 难易度.易

[171] 选项数.4

[171] A.1971

[171] B.1972

[171] C.1973

[171] D.1974

[172] 题型.单选题

[172] 题干.十进制数字“13”转换成二进制的结果是?

[172] 正确答案.A

[172] 难易度.易

[172] 选项数.4

[172] A.1101

[172] B.1110

[172] C.1011

[172] D.1100

[173] 题型.单选题

[173] 题干.在不溢出的情况下,若运算结果最高位为1,则SF =
()

[173] 正确答案.A

[173] 难易度.易

[173] 选项数.4

[173] A.1

[173] B.0

[173] C.11

[173] D.00

[174] 题型.单选题

[174] 题干.加法运算时,若最高位有进位,则 CF=? ()

[174] 正确答案.A

[174] 难易度.易

[174] 选项数.4

[174] A.1

[174] B.0

[174] C.11

[174] D.00

[175] 题型.单选题

[175] 题干.8086/8088 型号 CPU 是 () 位的微处理器。

[175] 正确答案.B

[175] 难易度.易

[175] 选项数.4

[175] A.8

[175] B.16

[175] C.32

[175] D.64

[176] 题型.单选题

[176] 题干.8086/8088 的标志寄存器中的 9 位标识符中,属于状态标志的是 ()

[176] 正确答案.A

[176] 难度度.中

[176] 选项数.4

[176] A.CF

[176] B.DF

[176] C.IF

[176] D.TF

[177] 题型.单选题

[177] 题干.8086/8088 的标志寄存器中的 9 位标识符中，属于控制标志的是（）

[177] 正确答案.A

[177] 难度度.中

[177] 选项数.4

[177] A.DF

[177] B.SF

[177] C.OF

[177] D.AF

[178] 题型.单选题

[178] 题干.8086/8088 的标志寄存器中的 9 位标识符中，不属于状态标志的是（）

[178] 正确答案.D

[178] 难度度.中

[178] 选项数.4

[178] A.AF

[178] B.ZF

[178] C.OF

[178] D.DF

[179] 题型.单选题
[179] 题干.80386 CPU 是 () 位处理器。
[179] 正确答案.C
[179] 难易度.易
[179] 选项数.4
[179] A.8
[179] B.16
[179] C.32
[179] D.64

[180] 题型.单选题
[180] 题干.80386 CPU 的数据总线和地址总线共有 () 条
[180] 正确答案.D
[180] 难易度.中
[180] 选项数.4
[180] A.8
[180] B.16
[180] C.32
[180] D.64

[181] 题型.单选题
[181] 题干.80386 CPU 的 DB 总线有 () 条
[181] 正确答案.C
[181] 难易度.易
[181] 选项数.4
[181] A.8
[181] B.16
[181] C.32
[181] D.64

[182] 题型.单选题

[182] 题干.80386 CPU 的 AB 总线有 () 条

[182] 正确答案.C

[182] 难易度.易

[182] 选项数.4

[182] A.8

[182] B.16

[182] C.32

[182] D.64

[183] 题型.单选题

[183] 题干.80386 CPU 中将逻辑地址转换成线性地址的部件是
()

[183] 正确答案.A

[183] 难易度.中

[183] 选项数.4

[183] A.SU

[183] B.PU

[183] C.EU

[183] D.IDU

[184] 题型.单选题

[184] 题干.80386 CPU 中将线性地址转换成物理地址的部件是
()

[184] 正确答案.A

[184] 难易度.中

[184] 选项数.4

[184] A.PU

[184] B.SU

[184] C.IDU

[184] D.BIU

[185] 题型.单选题

[185] 题干.80386 CPU 中将 CPU 与外部总线连接起来直接通信的部件是 ()

[185] 正确答案.A

[185] 难易度.中

[185] 选项数.4

[185] A.BIU

[185] B.PU

[185] C.SU

[185] D.EU

[186] 题型.单选题

[186] 题干.Pentium 处理器是哪家公司推出的?

[186] 正确答案.A

[186] 难易度.易

[186] 选项数.4

[186] A.Intel

[186] B.Microsoft

[186] C.Apple

[186] D.IBM

[187] 题型.单选题

[187] 题干.Pentium 处理器是哪年推出的?

[187] 正确答案.D

[187] 难易度.易

[187] 选项数.4

[187] A.1990

- [187] B.1991
- [187] C.1992
- [187] D.1993

-
- [188] 题型.单选题
 - [188] 题干.Pentium 处理器是 () 位处理器
 - [188] 正确答案.C
 - [188] 难易度.易
 - [188] 选项数.4
 - [188] A.8
 - [188] B.16
 - [188] C.32
 - [188] D.64

-
- [189] 题型.单选题
 - [189] 题干. ; Pentium II 处理器属于第 () 代处理器。
 - [189] 正确答案.C
 - [189] 难易度.易
 - [189] 选项数.4
 - [189] A.四
 - [189] B.五
 - [189] C.六
 - [189] D.七

-
- [190] 题型.单选题
 - [190] 题干. ; Pentium 级处理器 DB 总线有 () 条
 - [190] 正确答案.D
 - [190] 难易度.易
 - [190] 选项数.4
 - [190] A.8

- [190] B.16
- [190] C.32
- [190] D.64

[191] 题型.单选题

[191] 题干.Itanium (安腾) 处理器是 () 位处理器。

[191] 正确答案.D

[191] 难易度.易

[191] 选项数.4

[191] A.8

[191] B.16

[191] C.32

[191] D.64

[192] 题型.单选题

[192] 题干.80X86 的寻址方式中, 数据寻址方式共有 () 种。

[192] 正确答案.A

[192] 难易度.易

[192] 选项数.4

[192] A.8

[192] B.16

[192] C.32

[192] D.64

[193] 题型.单选题

[193] 题干.80X86 的寻址方式中, 转移地址寻址方式共有 () 种。

[193] 正确答案.B

[193] 难易度.易

[193] 选项数.4

[193] A.2

[193] B.4

[193] C.6

[193] D.8

[194] 题型.单选题

[194] 题干.汇编语言源程序中助记符指令书写的基本格式中, 必不可少的部分是 ()

[194] 正确答案.A

[194] 难易度.中

[194] 选项数.4

[194] A.操作码

[194] B.标号

[194] C.前缀指令

[194] D.操作数

[195] 题型.填空题

[195] 题干.指令“MOV SI,1000”中,目的操作数采用的寻址方式是:___寻址方式。

[195] 难易度.易

[195] 选项数.1

[195] A.寄存器

[196] 题型.填空题

[196] 题干.控制器完成一条指令通常包括三个步骤:取指令、___和执行指令。

[196] 难易度.易

[196] 选项数.1

[196] A.分析指令

[197] 题型.填空题

[197] 题干.ASCII 码 011 0111B,对应的 8 位偶校验码是___。

[197] 难易度.易

[197] 选项数.1

[197] A.1011 0111B; 10110111B

[198] 题型.填空题

[198] 题干.80386 新增的 2 个控制标志位分别是:重新启动标志 (RF) 和___。

[198] 难易度.易

[198] 选项数.1

[198] A.虚拟 8086 方式标志; VM; 虚拟 8086 方式标志 (VM) ; 虚拟 8086 方式; 虚拟 8086

[199] 题型.填空题

[199] 题干.按存储器和中央处理器的关系分类,有___和外存储器。

[199] 难易度.易

[199] 选项数.1

[199] A.内存储器; 内

[200] 题型.填空题

[200] 题干.带符号整数编码的表示法常用的有三种:原码、___和移码。

[200] 难易度.易

[200] 选项数.1

[200] A.补码

[201] 题型.填空题

[201] 题干.8086/8088 的标志寄存器中,3 个控制标志分别是:方向标志 (DF) 、 ___和陷阱标志 (TF) 。

[201] 难度度.易
[201] 选项数.1
[201] A.中断允许标志; IF; 中断允许标志 (IF) ; 中断允许; 中断

[202] 题型.填空题
[202] 题干.操作数主要分为三类:立即数、____和存储器操作数。
[202] 难度度.易
[202] 选项数.1
[202] A.寄存器

[203] 题型.填空题
[203] 题干.正数的补码与____相同,只有负数才有求补码的问题。
[203] 难度度.易
[203] 选项数.1
[203] A.原码

[204] 题型.填空题
[204] 题干.半导体存储器按存储信息的功能,分为____和只读存储器 (ROM)。
[204] 难度度.易
[204] 选项数.1
[204] A.随机存取存储器(RAM); RAM; 随机存取存储器; 随机存取

[205] 题型.填空题
[205] 题干.原码 “-1011011B” 对应的补码是____。
[205] 难度度.易
[205] 选项数.1
[205] A.10100101B; 1010 0101B

[206] 题型.填空题

[206] 题干.系统根据引起异常的程序是否可被恢复这一原则,进一步又把异常分为故障(Fault)、陷阱(Trap)和___三类。

[206] 难易度.易

[206] 选项数.1

[206] A.中止(Abort); 中止; Abort

[207] 题型.填空题

[207] 题干.Intel 的 80X86 和 Motorola 的 68 K 系列等采用的是___。(CISC 体系/RISC 体系)

[207] 难易度.易

[207] 选项数.1

[207] A.CISC 体系

[208] 题型.填空题

[208] 题干.微处理器对中断源的检测主要是通过三种中断技术,即单线中断、___和矢量中断来实现的。

[208] 难易度.易

[208] 选项数.1

[208] A.多级中断

[209] 题型.填空题

[209] 题干.一条指令通常包括操作要求和___两方面内容。

[209] 难易度.易

[209] 选项数.1

[209] A.操作数地址

[210] 题型.填空题

[210] 题干.哈佛结构将程序存储区和___从物理上分为两个存储器,

且分别有各自的地址总线 and 数据总线。

[210] 难度度.易

[210] 选项数.1

[210] A.数据存储区

[211] 题型.填空题

[211] 题干.80386、80486 支持两种类型的中断:___及不可屏蔽中断(或称非屏蔽中断)。

[211] 难度度.易

[211] 选项数.1

[211] A.可屏蔽中断

[212] 题型.填空题

[212] 题干.8086/8088 的寄存器阵列中,用来存放现行堆栈段的段内偏移地址,并具有步进增量和减量功能的寄存器是:___。

[212] 难度度.易

[212] 选项数.1

[212] A.堆栈指针寄存器; SF; 堆栈指针寄存器 (SF)

[213] 题型.填空题

[213] 题干.整数分带符号数和___两种。

[213] 难度度.易

[213] 选项数.1

[213] A.无符号数

[214] 题型.填空题

[214] 题干.指令语句一般由操作码和___两部分组成。

[214] 难度度.易

[214] 选项数.1

[214] A.操作数

[215] 题型.填空题

[215] 题干.指令“MOV SI,1000”中,源操作数采用的寻址方式是:___寻址方式。

[215] 难易度.易

[215] 选项数.1

[215] A.立即数
