

数字逻辑-题库

[1] 题型.单选题

[1] 题干.两个逻辑相邻的最小项相或，可以合并成一个()项

[1] 正确答案.C

[1] 难易度.易

[1] 选项数.4

[1] A.非

[1] B.并

[1] C.与

[1] D.或

[2] 题型.单选题

[2] 题干.同一功能的输入端之间一般是（）的关系

[2] 正确答案.C

[2] 难易度.易

[2] 选项数.4

[2] A.或

[2] B.非

[2] C.与

[2] D.与非

[3] 题型.单选题

[3] 题干.对以 m 为模的技术设备，有 $a-b=()$

[3] 正确答案.C

[3] 难易度.难

[3] 选项数.4

[3] A. $a+b+m$

[3] B. $a+b-m$

[3] C.a-b+m

[3] D.a-b-m

[4] 题型.单选题

[4] 题干.组合逻辑电路的特点是().

[4] 正确答案.C

[4] 难易度.易

[4] 选项数.4

[4] A.含有记忆元件

[4] B.输入输出间有反馈通路

[4] C.电路输出与以前状态有关

[4] D.全部由门电路组成

[5] 题型.单选题

[5] 题干.在计算机内, 1 个 ASCII 码占用 () 个字节

[5] 正确答案.C

[5] 难易度.易

[5] 选项数.4

[5] A.8 个

[5] B.4 个

[5] C.1 个

[5] D.2 个

[6] 题型.单选题

[6] 题干.等价逻辑门中, 正逻辑的或非门等价于负逻辑的()门

[6] 正确答案.C

[6] 难易度.易

[6] 选项数.4

[6] A.与

[6] B.非

- [6] C.或
 - [6] D.不确定
-

- [7] 题型.单选题
 - [7] 题干.以下说法不正确的是()
 - [7] 正确答案.C
 - [7] 难易度.中
 - [7] 选项数.4
 - [7] A.数字比较器可以比较数字大小
 - [7] B.半加器可实现两个一位二进制数相加
 - [7] C.编码器可分为普通全加器和优先编码器
 - [7] D.以上都不正确
-

- [8] 题型.单选题
 - [8] 题干.n 位八进制数的表示范围为:
 - [8] 正确答案.B
 - [8] 难易度.中
 - [8] 选项数.4
 - [8] A.0~8?
 - [8] B.0~ (8?-1)
 - [8] C.0~ (8?+1)
 - [8] D.0~(8-1)?
-

- [9] 题型.单选题
 - [9] 题干.十六路数据选择器的地址输入(选择控制)端有 () 个。
 - [9] 正确答案.D
 - [9] 难易度.易
 - [9] 选项数.4
-

[10] 题型.单选题

[10] 题干.将代码分成位数最接近的两组分别进行译码，其输出再分别相 () ，产生最终的译码输出。

[10] 正确答案.C

[10] 难易度.中

[10] 选项数.4

[10] A.或

[10] B.与或

[10] C.与

[10] D.非

[11] 题型.单选题

[11] 题干.无约束函数/完全定义函数在函数输入变量的取值()

[11] 正确答案.A

[11] 难易度.中

[11] 选项数.4

[11] A.没有限制

[11] B.有限制

[11] C.不确定

[11] D.有时没有限制有时有限制

[12] 题型.单选题

[12] 题干.若要将 10K Hz 的矩形波信号转换为 1 KHz 的矩形波信号，应采用()。

[12] 正确答案.A

[12] 难易度.易

[12] 选项数.4

[12] A.十进制计数器

[12] B.二进制计数器

- [12] C.单稳态触发器
- [12] D.施密特触发器

[13] 题型.单选题

[13] 题干.反码中当 x 的范围为 $-(2^{n-1}-1) \leq X \leq 0$, 则 $[x]_{\text{反}} =$

[13] 正确答案.C

[13] 难易度.难

[13] 选项数.4

[13] A. 2^{n-1}

[13] B. $2^{n-1}+1$

[13] C. $2^{n-1}+X$

[13] D. $2^{n-1}-X$

[14] 题型.单选题

[14] 题干.下列不属于时序逻辑电路的是 ()

[14] 正确答案.C

[14] 难易度.易

[14] 选项数.4

[14] A.触发器

[14] B.加法器

[14] C.数据选择器

[14] D.计数器

[15] 题型.单选题

[15] 题干.下列说法错误的是()

[15] 正确答案.A

[15] 难易度.易

[15] 选项数.4

[15] A.当高电平表示逻辑 0、低电平表示逻辑 1 时称为正逻辑

[15] B.三态门输出端有可能出现三种状态(高阻态、高电平、低

电平)

[15] C.OC 门输出端直接连接可以实现正逻辑的线与运算

[15] D.集电极开路的门称为 OC 门

[23] 题型.简答题

[23] 题干.同步时序电路与异步时序电路有何不同?

[23] 正确答案.A

[23] 难易度.难

[23] 选项数.1

[23] A.所谓同步时序，也就是所有的器件都按照同一个时钟节拍工作。异步时序则不同，可能后一个器件的 CP 是前一个器件的输出信号提供的，所有器件并不是以一个统一的时钟节拍工作。

[24] 题型.简答题

[24] 题干.选通系统的基本特点

[24] 正确答案.A

[24] 难易度.易

[24] 选项数.1

[24] A.不使用变化时的信号而使用稳点后的信号

[25] 题型.名词解释

[25] 题干.数据选择器

[25] 正确答案.A

[25] 难度.易

[25] 选项数.1

[25] A.根据给定的输入地址代码,从一组输入信号中选出指定的一个送至输出端的组合逻辑电路。有时也把它叫做多路选择器或多路调制器。

[26] 题型.判断题

[26] 题干.原码、反码和补码正负数表示形式都相同

[26] 正确答案.B

[26] 难度.易

[26] 选项数.2

[26] A.正确

[26] B.错误

[27] 题型.判断题

[27] 题干.在计算机内,1个ASCII码占用一个字节,其最高位为1.

[27] 正确答案.B

[27] 难度.易

[27] 选项数.2

[27] A.正确

[27] B.错误

[28] 题型.判断题

[28] 题干.实际应用中,阶码J通常用补码表示,尾数X通常用移码表示。

[28] 正确答案.B

[28] 难度.易

[28] 选项数.2

[28] A.正确

[28] B.错误

[29] 题型.判断题

[29] 题干.或逻辑表示只要有一个条件具备时，时间就能够发生

[29] 正确答案.A

[29] 难易度.易

[29] 选项数.2

[29] A.正确

[29] B.错误

[30] 题型.判断题

[30] 题干.定点小数补位的 0 应加在高位不影响数值

[30] 正确答案.B

[30] 难易度.易

[30] 选项数.2

[30] A.正确

[30] B.错误

[31] 题型.判断题

[31] 题干.单输出函数为一组输入变量一个输出变量，则多输出函数为多组输入变量多个输出变量

[31] 正确答案.B

[31] 难易度.中

[31] 选项数.2

[31] A.正确

[31] B.错误

[32] 题型.判断题

[32] 题干.由于门电路存在传输延迟，使串行进位加速器的运算速度较低

[32] 正确答案.A

[32] 难易度.易

[32] 选项数.2

[32] A.正确

[32] B.错误

[33] 题型.判断题

[33] 题干.卡诺图法中每个变量都在该与项中出现一次最小项目且只出现一次

[33] 正确答案.A

[33] 难易度.易

[33] 选项数.2

[33] A.正确

[33] B.错误

[34] 题型.判断题

[34] 题干.一般 TTL 电路的滤波电容常取数百皮法

[34] 正确答案.A

[34] 难易度.易

[34] 选项数.2

[34] A.正确

[34] B.错误

[35] 题型.判断题

[35] 题干.组合逻辑电路其特点是功能上无记忆，结构上无反馈。

[35] 正确答案.A

[35] 难易度.易

[35] 选项数.2

[35] A.正确

[35] B.错误

[36] 题型.判断题

[36] 题干.同一信号线两端的“o”可相互抵消

[36] 正确答案.A

[36] 难易度.易

[36] 选项数.2

[36] A.正确

[36] B.错误

[37] 题型.判断题

[37] 题干.任何复杂的逻辑运算都可以由与、或、非三种基本逻辑运算组合而成。

[37] 正确答案.A

[37] 难易度.易

[37] 选项数.2

[37] A.正确

[37] B.错误

[38] 题型.判断题

[38] 题干.数据选择器广泛用于产生任意一种组合逻辑函数。

[38] 正确答案.A

[38] 难易度.易

[38] 选项数.2

[38] A.正确

[38] B.错误

[39] 题型.判断题

[39] 题干.代码检测器输入信号要记住是否合乎要求

[39] 正确答案.A

[39] 难易度.易

[39] 选项数.2

[39] A.正确

[39] B.错误

[40] 题型.填空题

[40] 题干.一个数与模的“和”称为该数对模的“()

[40] 难易度.易

[40] 选项数.1

[40] A.补数

[41] 题型.填空题

[41] 题干.卡诺图中的每个方格对应一个最小项并且任意两个相邻方格所对应的最小项有()不同

[41] 难易度.中

[41] 选项数.1

[41] A.只有一个变量

[42] 题型.填空题

[42] 题干.n位二进制数的表示范围为:

[42] 难易度.难

[42] 选项数.1

[42] A. $0 \sim (2^n - 1)$

[43] 题型.填空题

[43] 题干.数字0-9的ASCII码为()

[43] 难易度.中

[43] 选项数.1

[43] A.30H-39H

[44] 题型.填空题

[44] 题干.若 $[x]_{\text{补}} = 11100100$, 则 $[-x]_{\text{补}} = ()$

- [44] 难度.中
[44] 选项数.1
[44] A.00011100
-

- [45] 题型.填空题
[45] 题干. () 是指状态表中有任何项
[45] 难度.易
[45] 选项数.1
[45] A.不完全指定状态表
-

- [46] 题型.填空题
[46] 题干.若表示相邻数字信息的二进制代码只有一位不同, 则称该编码为()
[46] 难度.中
[46] 选项数.1
[46] A.单位间距码
-

- [47] 题型.填空题
[47] 题干.RS 触发器的约束条件 $RS=0$ 表示不允许出现()的输入
[47] 难度.中
[47] 选项数.1
[47] A. $R=S=1$
-

- [48] 题型.填空题
[48] 题干.只用一个有 K 位选择变量的数据选择器, 可实现 () 个变量的任意函数。
[48] 难度.易
[48] 选项数.1
[48] A.K+1
-

- [49] 题型.填空题
[49] 题干.数据选择器 74LS151 是 () 数据选择器。
[49] 难易度.易
[49] 选项数.1
[49] A.八选一
-

- [50] 题型.单选题
[50] 题干.十进制数和 BCD 码进行转换, $(29.4)_{10} = ()_{BCD}$
[50] 正确答案.C
[50] 难易度.难
[50] 选项数.4
[50] A.00111001.0100
[50] B.00101101.01
[50] C.00101001.0100
[50] D.00101011.0100
-

- [51] 题型.单选题
[51] 题干.一个 8 路的数据选择器有 () 个选择输入端。
[51] 正确答案.C
[51] 难易度.易
[51] 选项数.4
-

- [52] 题型.单选题
[52] 题干.按 8 位字长计算, -10011 的移码为 ()
[52] 正确答案.C
[52] 难易度.中
[52] 选项数.4
[52] A.01100100
[52] B.01011011

[52] C.01101101

[52] D.01100101

[53] 题型.单选题

[53] 题干.对 N 个信号进行编码, 代码位数 r 应该 ()

[53] 正确答案.D

[53] 难易度.难

[53] 选项数.4

[53] A. $2r > N + 1$

[53] B. $2r$

[53] C. $2r = N + 1$

[53] D. $2r \geq N + 1$

[54] 题型.单选题

[54] 题干.时序逻辑电路中输入直接影响输出的是 ()

[54] 正确答案.A

[54] 难易度.易

[54] 选项数.2

[54] A.米甲型

[54] B.摩尔型

[55] 题型.单选题

[55] 题干.除积取余法中用要转换的基数连续除十进制的整数, 直到商为0, 所得的余数就是转换的数。

[55] 正确答案.D

[55] 难易度.中

[55] 选项数.4

[55] C.指定位数

- [56] 题型.单选题
- [56] 题干.用 0, 1 两个符号对 1024 个信息进行编码, 则至少需要()
- [56] 正确答案.D
- [56] 难易度.易
- [56] 选项数.4
- [56] A.8 位
- [56] B.7 位
- [56] C.9 位
- [56] D.10 位
-

- [57] 题型.单选题
- [57] 题干.组合逻辑电路()。
- [57] 正确答案.B
- [57] 难易度.易
- [57] 选项数.4
- [57] A.有记忆功能
- [57] B.无记忆功能
- [57] C.有时有, 有时没有
- [57] D.要根据电路确定
-
-
-
-
-
-

- [63] 题型.简答题
- [63] 题干.为什么组合逻辑电路中有竞争冒险
- [63] 正确答案.A
- [63] 难易度.难
- [63] 选项数.1

[63] A.由于门电路存在传输延迟,在信号变化时输出和输入之间的逻辑关系可能和稳定时的关系不同

[64] 题型.简答题

[64] 题干.为什么同步时序电路没有分为脉冲型同步时序电路和电平型同步时序电路?

[64] 正确答案.A

[64] 难易度.中

[64] 选项数.1

[64] A.在同步时序电路中,输入信号虽然有脉冲和电平两种形式,但是在同步时钟信号的前沿或后沿控制下它们作用于电路后引起电路状态的变化都是相同的。

[65] 题型.判断题

[65] 题干.小写字母的 ASCII 码=对应大写字母的 ASCII 码+30H

[65] 正确答案.B

[65] 难易度.易

[65] 选项数.2

[65] A.正确

[65] B.错误

[66] 题型.判断题

[66] 题干.函数成本指在函数的与-或表达式的实现电路中,所用的与门和或门的输出端总和

[66] 正确答案.B

[66] 难易度.中

[66] 选项数.2

[66] A.正确

[66] B.错误

[67] 题型.判断题

[67] 题干.对于简化状态表来说,有的最大相容不多余

[67] 正确答案.B

[67] 难易度.易

[67] 选项数.2

[67] A.正确

[67] B.错误

[68] 题型.判断题

[68] 题干.常见机器数包括原码、反码和补码

[68] 正确答案.A

[68] 难易度.易

[68] 选项数.2

[68] A.正确

[68] B.错误

[69] 题型.判断题

[69] 题干.单级译码可以有效的减少译码数量

[69] 正确答案.B

[69] 难易度.易

[69] 选项数.2

[69] A.正确

[69] B.错误

[70] 题型.判断题

[70] 题干.浮点数的特点是:能表示数值范围大并且运算不复杂

[70] 正确答案.B

[70] 难易度.易

[70] 选项数.2

[70] A.正确

[70] B.错误

[71] 题型.判断题

[71] 题干.非逻辑表示条件 A 具备时, 事件 F 发生, 条件 A 不具备时, 事件 F 不发生

[71] 正确答案.B

[71] 难易度.易

[71] 选项数.2

[71] A.正确

[71] B.错误

[72] 题型.判断题

[72] 题干.根据补码的特点, 两数和的补码等于两数的补码的和

[72] 正确答案.A

[72] 难易度.易

[72] 选项数.2

[72] A.正确

[72] B.错误

[73] 题型.判断题

[73] 题干.各级进位电路可同时进行运算, 同时产生进位信号, 不存在延迟累加的问题

[73] 正确答案.A

[73] 难易度.易

[73] 选项数.2

[73] A.正确

[73] B.错误

[74] 题型.判断题
[74] 题干.时序逻辑电路中包含触发器,有记忆功能
[74] 正确答案.A
[74] 难易度.易
[74] 选项数.2
[74] A.正确
[74] B.错误

[75] 题型.判断题
[75] 题干.方程法处理过程较为简练
[75] 正确答案.A
[75] 难易度.易
[75] 选项数.2
[75] A.正确
[75] B.错误

[76] 题型.判断题
[76] 题干.增加冗余项消除竞争冒险的方法仅适用于简单系统
[76] 正确答案.A
[76] 难易度.易
[76] 选项数.2
[76] A.正确
[76] B.错误

[77] 题型.判断题
[77] 题干.定点小数真值于机器数的转换规则与定点整数不同。
[77] 正确答案.B
[77] 难易度.易
[77] 选项数.2

[77] A.正确

[77] B.错误

[78] 题型.判断题

[78] 题干.中 大规模集成电路一般都设有片选信号

[78] 正确答案.A

[78] 难易度.易

[78] 选项数.2

[78] A.正确

[78] B.错误

[79] 题型.填空题

[79] 题干.反码是以()为模进行定义的

[79] 难易度.中

[79] 选项数.1

[79] A.2ⁿ-1

[80] 题型.填空题

[80] 题干.两个逻辑函数相等时, 其表达形式()

[80] 难易度.中

[80] 选项数.1

[80] A.可能不同

[81] 题型.填空题

[81] 题干.若 CP 有效沿时输入发生变化, 则其变化前的值为 ()

[81] 难易度.中

[81] 选项数.1

[81] A.当前有效值

[82] 题型.填空题
[82] 题干. (117) ??= () ?
[82] 难易度.中
[82] 选项数.1
[82] A.1110101

[83] 题型.填空题
[83] 题干.按 8 位字节计算 -1 的补码为()
[83] 难易度.难
[83] 选项数.1
[83] A.11111111

[84] 题型.填空题
[84] 题干. () 对函数功能没有影响, 但在某些情况下可以使电路不出现竞争冒险
[84] 难易度.易
[84] 选项数.1
[84] A.冗余项

[85] 题型.填空题
[85] 题干.浮点数 6C98H 的阶码为 8 位移码, 尾数为 8 位补码, 写出其真值为()
[85] 难易度.难
[85] 选项数.1
[85] A.-0.1101*2¹¹

[86] 题型.单选题
[86] 题干.二进制的数码是 0 和 1, 位权为:
[86] 正确答案.A
[86] 难易度.易

[86] 选项数.4

[86] A.2?

[86] B.2???

[86] C.2??1

[86] D.i2

[87] 题型.单选题

[87] 题干.n 位八进制数的表示范围为:

[87] 正确答案.B

[87] 难易度.中

[87] 选项数.4

[87] A.0~8?

[87] B.0~ (8?-1)

[87] C.0~ (8?+1)

[87] D.0~(8-1)?

[88] 题型.单选题

[88] 题干.除积取余法中用要转换的基数连续除十进制的整数, 直到商为(),所得的余数就是转换的数。

[88] 正确答案.D

[88] 难易度.中

[88] 选项数.4

[88] C.指定位数

[89] 题型.判断题

[89] 题干.数字系统能对信息进行算术运算和逻辑处理

[89] 正确答案.A

[89] 难易度.易

[89] 选项数.2

[89] A.正确

[89] B.错误

[91] 题型.填空题

[91] 题干.n 位二进制数的表示范围为:

[91] 难易度.难

[91] 选项数.1

[91] A. $0 \sim (2^n - 1)$

[92] 题型.填空题

[92] 题干. $(117)_{10} = (?)_2$?

[92] 难易度.中

[92] 选项数.1

[92] A.1110101

[93] 题型.单选题

[93] 题干.对以 m 为模的技术设备, 有 $a - b = ()$

[93] 正确答案.C

[93] 难易度.难

[93] 选项数.4

[93] A. $a + b + m$

[93] B. $a + b - m$

[93] C. $a - b + m$

[93] D. $a - b - m$

[95] 题型.判断题

[95] 题干.常见机器数包括原码、反码和补码

[95] 正确答案.A

[95] 难易度.易

[95] 选项数.2

[95] A.正确

[95] B.错误

[96] 题型.判断题

[96] 题干. n 位定整补码的取值范围为 $-(2^{n-1}-1) \leq X \leq +(2^{n-1}-1)$

[96] 正确答案.B

[96] 难易度.易

[96] 选项数.2

[96] A.正确

[96] B.错误

[97] 题型.判断题

[97] 题干.原码、反码和补码正负数表示形式都相同

[97] 正确答案.B

[97] 难易度.易

[97] 选项数.2

[97] A.正确

[97] B.错误

[98] 题型.填空题

[98] 题干.一个数与模的“和”称为该数对模的“0”

[98] 难易度.易

[98] 选项数.1

[98] A.补数

[99] 题型.填空题

[99] 题干. n 位定整原码的数值范围为 ()

[99] 难易度.中

[99] 选项数.1

[99] A. $-(2^{n-1}-1) \leq X \leq +(2^{n-1}-1)$

[100] 题型.填空题

[100] 题干.按 8 位字节计算 -1 的补码为()

[100] 难易度.难

[100] 选项数.1

[100] A.11111111

[101] 题型.单选题

[101] 题干.反码中当 x 的范围为 $-(2^{n-1}-1) \leq X \leq 0$, 则 $[x]_{\text{反}} =$

[101] 正确答案.C

[101] 难易度.难

[101] 选项数.4

[101] A. $2^{n-1}-1$

[101] B. $2^{n-1}+1$

[101] C. $2^{n-1}+X$

[101] D. $2^{n-1}-X$

[102] 题型.单选题

[102] 题干.按 8 位字长计算, -10011 的反码为 ()

[102] 正确答案.C

[102] 难易度.难

[102] 选项数.4

[102] A.11100100

[102] B.11011011

[102] C.11101100

[102] D.11100101

- [103] 题型.单选题
[103] 题干.按 8 位字长计算, -10011 的移码为 ()
[103] 正确答案.C
[103] 难易度.中
[103] 选项数.4
[103] A.01100100
[103] B.01011011
[103] C.01101101
[103] D.01100101
-

- [104] 题型.单选题
[104] 题干.移码的定义式为 $x+2^{n-1}$, 则范围为()
[104] 正确答案.B
[104] 难易度.易
[104] 选项数.4
[104] A. $-(2^{n-1}-1) \leq X \leq 2^{n-1}-1$
[104] B. $-2^{n-1} \leq X \leq 2^{n-1}-1$
[104] C. $-2^{n-1} \leq X \leq 2^{n-1}+1$
[104] D. $-2^{n-1} \leq X \leq 2^{n-1}$
-

- [105] 题型.判断题
[105] 题干.按 8 位字节长, -101100 的补码为 11010101
[105] 正确答案.B
[105] 难易度.易
[105] 选项数.2
[105] A.正确
[105] B.错误
-

- [106] 题型.判断题
[106] 题干.定点小数补位的 0 应加在高位不影响数值

[106] 正确答案.B

[106] 难易度.易

[106] 选项数.2

[106] A.正确

[106] B.错误

[107] 题型.判断题

[107] 题干.根据补码的特点, 两数和的补码等于两数的补码的和

[107] 正确答案.A

[107] 难易度.易

[107] 选项数.2

[107] A.正确

[107] B.错误

[108] 题型.填空题

[108] 题干.若 $[x]_{补} = 11100100$, 则 $[-x]_{补} = ()$

[108] 难易度.中

[108] 选项数.1

[108] A.00011100

[109] 题型.填空题

[109] 题干.反码是以()为模进行定义的

[109] 难易度.中

[109] 选项数.1

[109] A. $2^n - 1$

[110] 题型.单选题

[110] 题干.十进制数和BCD码进行转换, $(29.4)_{十} = ()_{BCD}$

[110] 正确答案.C

[110] 难易度.难

- [110] 选项数.4
 - [110] A.00111001.0100
 - [110] B.00101101.01
 - [110] C.00101001.0100
 - [110] D.00101011.0100
-

- [111] 题型.单选题
 - [111] 题干.有权码中, 2421 码各位的位权分别是 ()
 - [111] 正确答案.C
 - [111] 难易度.易
 - [111] 选项数.4
 - [111] A.2, 4, 1
 - [111] B.2, 4, 2, 1
 - [111] D.4, 2, 1
-

- [113] 题型.判断题
 - [113] 题干.定点数中, 若各数的阶码相同且不变, 系统中可只表示各数的尾数
 - [113] 正确答案.A
 - [113] 难易度.易
 - [113] 选项数.2
 - [113] A.正确
 - [113] B.错误
-

- [114] 题型.判断题
- [114] 题干.实际应用中, 阶码 J 通常用补码表示, 尾数 X 通常用移码表示。
- [114] 正确答案.B
- [114] 难易度.易

[114] 选项数.2

[114] A.正确

[114] B.错误

[115] 题型.判断题

[115] 题干.浮点数的特点是:能表示数值范围大并且运算不复杂

[115] 正确答案.B

[115] 难易度.易

[115] 选项数.2

[115] A.正确

[115] B.错误

[116] 题型.填空题

[116] 题干.若表示相邻数字信息的二进制代码只有一位不同,则称该编码为()

[116] 难易度.中

[116] 选项数.1

[116] A.单位间距码

[117] 题型.填空题

[117] 题干.计算机都能识别()进制数

[117] 难易度.中

[117] 选项数.1

[117] A.二

[118] 题型.填空题

[118] 题干.浮点数 6C98H 的阶码为 8 位移码,尾数为 8 位补码,写出其真值为()

[118] 难易度.难

[118] 选项数.1

[118] A.-0.1101*2¹??

[119] 题型.填空题

[119] 题干.若机器浮点数的阶码和尾数均为 8 位且阶码在前, 将二进制数 $N = -110.00$ 携程机器浮点数为()

[119] 难易度.难

[119] 选项数.1

[119] A.0000001111101100

[120] 题型.单选题

[120] 题干.在计算机内, 1 个 ASCII 码占用 () 个字节

[120] 正确答案.C

[120] 难易度.易

[120] 选项数.4

[120] A.8 个

[120] B.4 个

[120] C.1 个

[120] D.2 个

[121] 题型.单选题

[121] 题干.删除的 ASCII 码为()

[121] 正确答案.D

[121] 难易度.易

[121] 选项数.4

[121] A.0DH

[121] B.0AH

[121] C.7BH

[121] D.7FH

- [122] 题型.单选题
- [122] 题干.()是计算机内部用来表示汉字的二进制编码
- [122] 正确答案.A
- [122] 难易度.易
- [122] 选项数.4
- [122] A.机内码
- [122] B.输入码
- [122] C.校验码
- [122] D.输出码
-
-

- [125] 题型.判断题
- [125] 题干.在计算机内, 1 个 ASCII 码占用一个字节, 其最高位为 1.
- [125] 正确答案.B
- [125] 难易度.易
- [125] 选项数.2
- [125] A.正确
- [125] B.错误
-

- [126] 题型.判断题
- [126] 题干.小写字母的 ASCII 码=对应大写字母的 ASCII 码+30H
- [126] 正确答案.B
- [126] 难易度.易
- [126] 选项数.2
- [126] A.正确
- [126] B.错误
-

[127] 题型.填空题
[127] 题干.数字 0-9 的 ASCII 码为()
[127] 难易度.中
[127] 选项数.1
[127] A.30H-39H

[128] 题型.填空题
[128] 题干.校验原理是增加 () 等冗余信息提高可靠性
[128] 难易度.易
[128] 选项数.1
[128] A.校验信息或校验位

[131] 题型.判断题
[131] 题干.逻辑代数中 0 和 1 只表示两种对立的逻辑状态
[131] 正确答案.A
[131] 难易度.易
[131] 选项数.2
[131] A.正确
[131] B.错误

[132] 题型.判断题
[132] 题干.或逻辑表示只要有一个条件具备时, 时间就能够发生
[132] 正确答案.A
[132] 难易度.易
[132] 选项数.2
[132] A.正确
[132] B.错误

[133] 题型.判断题

[133] 题干.非逻辑表示条件 A 具备时, 事件 F 发生, 条件 A 不具备时, 事件 F 不发生

[133] 正确答案.B

[133] 难易度.易

[133] 选项数.2

[133] A.正确

[133] B.错误

[134] 题型.填空题

[134] 题干.两个逻辑函数相等时, 其表达形式()

[134] 难易度.中

[134] 选项数.1

[134] A.可能不同

[136] 题型.判断题

[136] 题干.若用一个逻辑表达式代替恒等式两边的同一变量, 则该等式仍然成立

[136] 正确答案.A

[136] 难易度.中

[136] 选项数.2

[136] A.正确

[136] B.错误

[137] 题型.填空题

[137] 题干.将函数表达式中的常量和变量分别取反, 与合或交换并保持顺序不变, 则为原函数的()

[137] 难易度.易

[137] 选项数.1

[137] A.反函数

[138] 题型.填空题

[138] 题干.将函数表达式中的常量取反,与合或交换并保持顺序不变,则为原函数的()

[138] 难易度.易

[138] 选项数.1

[138] A.对偶函数

[139] 题型.判断题

[139] 题干.函数成本指在函数的与-或表达式的实现电路中,所用的与门和或门的输出端总和

[139] 正确答案.B

[139] 难易度.中

[139] 选项数.2

[139] A.正确

[139] B.错误

[140] 题型.单选题

[140] 题干.两个逻辑相邻的最小项相或,可以合并成一个()项

[140] 正确答案.C

[140] 难易度.易

[140] 选项数.4

[140] A.非

[140] B.并

[140] C.与

[140] D.或

[141] 题型.判断题

[141] 题干.卡诺图法中每个变量都在该与项中出现一次最小项且只出现一次

[141] 正确答案.A

[141] 难易度.易

[141] 选项数.2

[141] A.正确

[141] B.错误

[142] 题型.判断题

[142] 题干.对任意一个最小项, 只有一组变量取值使该最小项的值为 1

[142] 正确答案.A

[142] 难易度.易

[142] 选项数.2

[142] A.正确

[142] B.错误

[143] 题型.填空题

[143] 题干.卡诺图中的每个方格对应一个最小项并且任意两个相邻方格所对应的最小项有()不同

[143] 难易度.中

[143] 选项数.1

[143] A.只有一个变量

[144] 题型.单选题

[144] 题干.做卡诺图时, 分组的规律要求为()

[144] 正确答案.D

[144] 难易度.易

[144] 选项数.4

- [144] A.各组中不能有 0
 - [144] B.每个 1 可出现在多个分组中
 - [144] C.组数要少各组要最大
 - [144] D.以上都是
-

[145] 题型.单选题

[145] 题干.无约束函数/完全定义函数在函数输入变量的取值()

[145] 正确答案.A

[145] 难易度.中

[145] 选项数.4

[145] A.没有限制

[145] B.有限制

[145] C.不确定

[145] D.有时没有限制有时有限制

[147] 题型.填空题

[147] 题干.函数输入变量的取值受到一定限制, 某些取值组合不允许或者不可能出现, 这种逻辑函数称为()

[147] 难易度.易

[147] 选项数.1

[147] A.不完全定义逻辑函数/有约束函数

[148] 题型.填空题

[148] 题干.不允许或者不可能出现的输入组合所对应的最小项称为()
()

[148] 难易度.易

[148] 选项数.1

[148] A.约束项

[149] 题型.填空题

[149] 题干.在卡诺图中约束项常用"*"表示, 在化简处理时"*"可以当作0。

[149] 难易度.易

[149] 选项数.1

[149] A.1 或 0

[150] 题型.单选题

[150] 题干.组合逻辑电路是逻辑门电路的组合, () 记忆功能

[150] 正确答案.B

[150] 难易度.易

[150] 选项数.4

[150] A.有

[150] B.不确定

[150] C.没有

[150] D.有的存在有的不存在

[151] 题型.单选题

[151] 题干.等价逻辑门中, 正逻辑的或非门等价于负逻辑的()门

[151] 正确答案.C

[151] 难易度.易

[151] 选项数.4

[151] A.与

[151] B.非

[151] C.或

[151] D.不确定

[152] 题型.单选题

[152] 题干.等价逻辑门中, 正逻辑的与门等价于负逻辑的()门

[152] 正确答案.A

[152] 难易度.中

[152] 选项数.4

[152] A.与非

[152] B.与或

[152] C.或非

[152] D.不确定

[154] 题型.判断题

[154] 题干.单输出函数为一组输入变量一个输出变量, 则多输出函数为多组输入变量多个输出变量

[154] 正确答案.B

[154] 难易度.中

[154] 选项数.2

[154] A.正确

[154] B.错误

[155] 题型.判断题

[155] 题干.常见的逻辑关系按负逻辑赋值的逻辑关系

[155] 正确答案.B

[155] 难易度.易

[155] 选项数.2

[155] A.正确

[155] B.错误

[156] 题型.判断题

[156] 题干.时序逻辑电路中包含触发器,有记忆功能

[156] 正确答案.A

[156] 难易度.易

[156] 选项数.2

[156] A.正确

[156] B.错误

[157] 题型.单选题

[157] 题干.仅当输入变量 S 为 1 且 A 和 B 均为 0 时, 输出变量 Y 才为 ()

[157] 正确答案.B

[157] 难易度.易

[157] 选项数.4

[159] 题型.填空题

[159] 题干.逻辑图中的小圆圈 “o” 常用于表示对信号取反或强调该信号为 ()

[159] 难易度.易

[159] 选项数.1

[159] A.低电平有效

[160] 题型.判断题

[160] 题干.同一逻辑门的输入端和输出段的 “o” 能相互抵消

[160] 正确答案.B

[160] 难易度.易

[160] 选项数.2

[160] A.正确

[160] B.错误

[161] 题型.单选题

[161] 题干.对 N 个信号进行编码, 代码位数 r 应该 ()

[161] 正确答案.D

[161] 难易度.难

- [161] 选项数.4
 - [161] A. $2r > N + 1$
 - [161] B. $2r$
 - [161] C. $2r = N + 1$
 - [161] D. $2r \geq N + 1$
-

- [162] 题型.判断题
 - [162] 题干.电路输出与输入变量 C 无关
 - [162] 正确答案.A
 - [162] 难易度.易
 - [162] 选项数.2
 - [162] A.正确
 - [162] B.错误
-

- [163] 题型.单选题
 - [163] 题干.当输入变量 A 为 1 或 B C 同时为 () 时, 输出变量 Z 为 1
 - [163] 正确答案.C
 - [163] 难易度.易
 - [163] 选项数.4
-

- [164] 题型.判断题
 - [164] 题干.同一信号线两端的“o”可相互抵消
 - [164] 正确答案.A
 - [164] 难易度.易
 - [164] 选项数.2
 - [164] A.正确
 - [164] B.错误
-

- [165] 题型.判断题
- [165] 题干.任何时刻最多只有一个输入信号有效
- [165] 正确答案.A
- [165] 难易度.易
- [165] 选项数.2
- [165] A.正确
- [165] B.错误
-

- [166] 题型.填空题
- [166] 题干.仅当高优先级的信号（ ）时，低优先级的信号才能作用于编码电路
- [166] 难易度.易
- [166] 选项数.1
- [166] A.无效
-

- [167] 题型.填空题
- [167] 题干.常用的译码器有（ ）（ ）（ ）
- [167] 难易度.中
- [167] 选项数.3
- [167] A.二进制译码器
- [167] B.码制变换译码器
- [167] C.显示译码器
-

- [168] 题型.填空题
- [168] 题干.输入代码经（ ）就得到输出信号
- [168] 难易度.易
- [168] 选项数.1
- [168] A.一级运算
-

[169] 题型.判断题

[169] 题干.单级译码可以有效的减少译码数量

[169] 正确答案.B

[169] 难易度.易

[169] 选项数.2

[169] A.正确

[169] B.错误

[170] 题型.单选题

[170] 题干.将代码分成位数最接近的两组分别进行译码，其输出再分别相（），产生最终的译码输出。

[170] 正确答案.C

[170] 难易度.中

[170] 选项数.4

[170] A.或

[170] B.与或

[170] C.与

[170] D.非

[171] 题型.填空题

[171] 题干.一个全加速器能实现两个（）位二进制的加法运算

[171] 难易度.易

[171] 选项数.1

[171] A.一

[172] 题型.判断题

[172] 题干.由于门电路存在传输延迟，使串行进位加速器的运算速度较低

[172] 正确答案.A

[172] 难易度.易

[172] 选项数.2

[172] A.正确

[172] B.错误

[173] 题型.简答题

[173] 题干.为什么加速度的运算速度取决于进位传递速度?

[173] 正确答案.A

[173] 难易度.难

[173] 选项数.1

[173] A.进位传递所经过的门电路级数通常超过全加速器的门电路级数

[174] 题型.简答题

[174] 题干.什么时进位链?

[174] 正确答案.A

[174] 难易度.难

[174] 选项数.1

[174] A.进位信号的产生和传递结构

[175] 题型.判断题

[175] 题干.各级进位电路可同时进行运算,同时产生进位信号,不存在延迟累加的问题

[175] 正确答案.A

[175] 难易度.易

[175] 选项数.2

[175] A.正确

[175] B.错误

[176] 题型.单选题

[176] 题干.滤波电容会引起附加延迟,造成波形畸变,一般只 ()

[176] 正确答案.B

[176] 难易度.易

[176] 选项数.2

[176] A.简单系统

[176] B.低速系统

[178] 题型.简答题

[178] 题干.为什么组合逻辑电路中有竞争冒险

[178] 正确答案.A

[178] 难易度.难

[178] 选项数.1

[178] A.由于门电路存在传输延迟,在信号变化时输出和输入之间的逻辑关系可能和稳定时的关系不同

[179] 题型.简答题

[179] 题干.选通系统的基本特点

[179] 正确答案.A

[179] 难易度.易

[179] 选项数.1

[179] A.不使用变化时的信号而使用稳点后的信号

[180] 题型.简答题

[180] 题干.基本 RS 的特点

[180] 正确答案.A

[180] 难易度.难

[180] 选项数.1

[180] A.有两种稳点状态,可相互转换。输入直接控制,抗干扰能力较差

[181] 题型.简答题
[181] 题干.什么时竞争冒险
[181] 正确答案.A
[181] 难易度.难
[181] 选项数.1
[181] A.在组合逻辑电路中, 由于信号的传输延迟时间不同而使电路出现短暂的错误输出的现象称为“竞争冒险”

[182] 题型.判断题
[182] 题干.一般 TTL 电路的滤波电容常取数百皮法
[182] 正确答案.A
[182] 难易度.易
[182] 选项数.2
[182] A.正确
[182] B.错误

[183] 题型.判断题
[183] 题干.增加冗余项消除竞争冒险的方法仅适用于简单系统
[183] 正确答案.A
[183] 难易度.易
[183] 选项数.2
[183] A.正确
[183] B.错误

[184] 题型.填空题
[184] 题干. () 对函数功能没有影响, 但在某些情况下可以使电路不出现竞争冒险
[184] 难易度.易
[184] 选项数.1
[184] A.冗余项

[185] 题型.填空题

[185] 题干. () 是数字系统普遍采用的一种克服竞争冒险, 提高系统的可靠性的方法

[185] 难易度.中

[185] 选项数.1

[185] A.选通控制

[186] 题型.填空题

[186] 题干.次态是指信号作用后触发器的 ()

[186] 难易度.易

[186] 选项数.1

[186] A.稳点状态

[187] 题型.单选题

[187] 题干.同一功能的输入端之间一般是 () 的关系

[187] 正确答案.C

[187] 难易度.易

[187] 选项数.4

[187] A.或

[187] B.非

[187] C.与

[187] D.与非

[188] 题型.单选题

[188] 题干.JK 触发器在 () 期间, 状态可能变化多次

[188] 正确答案.C

[188] 难易度.易

[188] 选项数.4

[188] A.CP=0

[188] B.CP=3

[188] C.CP=1

[188] D.CP=5

[189] 题型.填空题

[189] 题干.在一个 CP 脉冲期间, 触发器状态发生多次变化, 称为
()

[189] 难易度.中

[189] 选项数.1

[189] A.空翻

[190] 题型.填空题

[190] 题干.边沿触发器输入信号仅在时钟 () 时有效

[190] 难易度.易

[190] 选项数.1

[190] A.脉冲跳变

[191] 题型.填空题

[191] 题干.触发器的触发方式是指触发器输入信号 () 的条件

[191] 难易度.易

[191] 选项数.1

[191] A.有效

[192] 题型.填空题

[192] 题干. () 是指触发器次态与现态及输入之间的逻辑关系

[192] 难易度.易

[192] 选项数.1

[192] A.逻辑功能

[193] 题型.单选题

[193] 题干.时序逻辑电路中输入直接影响输出的是 ()

[193] 正确答案.A

[193] 难易度.易

[193] 选项数.2

[193] A.米甲型

[193] B.摩尔型

[194] 题型.判断题

[194] 题干.同步时序网络: 各触发器不同时变化, 工作速度及可靠性稍差

[194] 正确答案.B

[194] 难易度.易

[194] 选项数.2

[194] A.正确

[194] B.错误

[195] 题型.单选题

[195] 题干.若初态为 00, 则仅当输入出现 () 序列时, 输出才为 1

[195] 正确答案.B

[195] 难易度.难

[195] 选项数.4

[195] A.110

[195] C.111

[195] D.101

[196] 题型.填空题

[196] 题干.最高位输出取反送入最低位, 称为 ()

[196] 难易度.易

[196] 选项数.1

[196] A.扭坏计数器

[197] 题型.填空题

[197] 题干.若 CP 有效沿时输入发生变化, 则其变化前的值为 ()

[197] 难易度.中

[197] 选项数.1

[197] A.当前有效值

[199] 题型.判断题

[199] 题干.代码检测器输入信号要记住是否合乎要求

[199] 正确答案.A

[199] 难易度.易

[199] 选项数.2

[199] A.正确

[199] B.错误

[201] 题型.判断题

[201] 题干.每个最大相容都可以合并成一个状态

[201] 正确答案.A

[201] 难易度.易

[201] 选项数.2

[201] A.正确

[201] B.错误

[202] 题型.判断题

[202] 题干.对于简化状态表来说,有的最大相容不多余

[202] 正确答案.B

[202] 难易度.易

[202] 选项数.2

[202] A.正确

[202] B.错误

[203] 题型.填空题

[203] 题干.外特性相同的状态常称为 ()

[203] 难易度.易

[203] 选项数.1

[203] A.相容状态

[204] 题型.判断题

[204] 题干.对于完全指定状态表, 所以最大相容都是必要的

[204] 正确答案.A

[204] 难易度.易

[204] 选项数.2

[204] A.正确

[204] B.错误

[205] 题型.填空题

[205] 题干. () 是指状态表中有任何项

[205] 难易度.易

[205] 选项数.1

[205] A.不完全指定状态表

[206] 题型.判断题

[206] 题干.每个状态变量对应一个触发器

[206] 正确答案.A

[206] 难易度.易

[206] 选项数.2

[206] A.正确

[206] B.错误

[207] 题型.判断题

[207] 题干.激励表法能处理约束条件, 不易达到最简

[207] 正确答案.B

[207] 难易度.易

[207] 选项数.2

[207] A.正确

[207] B.错误

[208] 题型.填空题

[208] 题干.编码方案可有多种, 一般采用经验分配原则和 ()

[208] 难易度.易

[208] 选项数.1

[208] A.平滑转换原则

[209] 题型.填空题

[209] 题干.平滑转换的赋值原则

[209] 难易度.易

[209] 选项数.2

[209] A.状态相续

[209] B.编码相邻

[210] 题型.单选题

[210] 题干.输入序列 X 中状态 A 输出序列为 ()

[210] 正确答案.B

[210] 难易度.易

[210] 选项数.4

[210] A.Za

[210] B.Zb

[210] C.Zc

[210] D.Zd

[211] 题型.判断题

[211] 题干.方程法处理过程较为简练

[211] 正确答案.A

[211] 难易度.易

[211] 选项数.2

[211] A.正确

[211] B.错误

[212] 题型.填空题

[212] 题干.状态相邻是指两个状态的编码只有 () 不同

[212] 难易度.易

[212] 选项数.1

[212] A.一位

[213] 题型.填空题

[213] 题干. () 可以闭合覆盖表查找必要的最大相容

[213] 难易度.易

[213] 选项数.1

[213] A.最小闭覆盖

[215] 题型.填空题

[215] 题干.做电路实现时只需按各触发器状态转换的要求, 确定 () 即可

[215] 难易度.易

[215] 选项数.1

[215] A.激励信号

[216] 题型.判断题

[216] 题干.再要求触发器状态转换时, 必须有时钟脉冲且激励满足

[216] 正确答案.A

[216] 难易度.易

[216] 选项数.2

[216] A.正确

[216] B.错误

[217] 题型.判断题

[217] 题干.触发器状态转换时有脉冲

[217] 正确答案.A

[217] 难易度.易

[217] 选项数.2

[217] A.正确

[217] B.错误

[218] 题型.填空题

[218] 题干.触发器状态不变时尽量 () 脉冲

[218] 难易度.易

[218] 选项数.1

[218] A.无

[219] 题型.判断题

[219] 题干.中 大规模集成电路一般都设有片选信号

[219] 正确答案.A

[219] 难易度.易

[219] 选项数.2

[219] A.正确

[219] B.错误

[220] 题型.单选题

[220] 题干.施密特触发器有 () 稳态。

[220] 正确答案.A

[220] 难易度.易

[220] 选项数.4

[220] A.两个

[220] B.三个

[220] C.四个

[220] D.五个

[221] 题型.单选题

[221] 题干.8421 BCD 码是最常用的 () 。

[221] 正确答案.C

[221] 难易度.易

[221] 选项数.4

[221] A.二进制

[221] B.十二进制

[221] C.二一十进制码

[221] D.十进制

[222] 题型.单选题

[222] 题干.下列不属于时序逻辑电路的是 ()

[222] 正确答案.C

[222] 难易度.易

[222] 选项数.4

[222] A.触发器

[222] B.加法器

[222] C.数据选择器

[222] D.计数器

[223] 题型.单选题

[223] 题干.下列描述不正确的是 () 。

[223] 正确答案.B

[223] 难易度.中

[223] 选项数.4

[223] A.触发器具有两种状态, 当 $Q=1$ 时触发器处于 1 态

[223] B.时序电路必然存在状态循环

[223] C.异步时序电路的响应速度要比同步时序电路的响应速度慢.

[223] D.主从 JK 触发器具有一次变化现象

[224] 题型.单选题

[224] 题干.以下说法不正确的是()

[224] 正确答案.C

[224] 难易度.中

[224] 选项数.4

[224] A.数字比较器可以比较数字大小

[224] B.半加器可实现两个一位二进制数相加

[224] C.编码器可分为普通全加器和优先编码器

[224] D.以上都不正确

[225] 题型.单选题

[225] 题干.同步时序电路和异步时序电路的主要区别是 () 。

[225] 正确答案.B

[225] 难易度.中

[225] 选项数.4

[225] A.有无统一的触发器

[225] B.有无统一的时钟脉冲信号

[225] C.有无稳定状态

[225] D.输出只与内部状态有关

[226] 题型.简答题

[226] 题干.同步时序电路与异步时序电路有何不同?

[226] 正确答案.A

[226] 难易度.难

[226] 选项数.1

[226] A.所谓同步时序,也就是所有的器件都按照同一个时钟节拍工作。异步时序则不同,可能后一个器件的CP是前一个器件的输出信号提供的,所有器件并不是以一个统一的时钟节拍工作。

[227] 题型.简答题

[227] 题干.为什么同步时序电路没有分为脉冲型同步时序电路和电平型同步时序电路?

[227] 正确答案.A

[227] 难易度.中

[227] 选项数.1

[227] A.在同步时序电路中,输入信号虽然有脉冲和电平两种形式,但是在同步时钟信号的前沿或后沿控制下它们作用于电路后引起电路状态的变化都是相同的。

[228] 题型.判断题

[228] 题干.同步时序电路的外部输入信号有的与时钟信号同步称为同步输入信号;有的与时钟信号不同步,称为异步输入信号。

[228] 正确答案.A

[228] 难易度.易

[228] 选项数.2

[228] A.正确

[228] B.错误

[229] 题型.判断题

[229] 题干.同步时序电路具有统一的时钟 CP 控制。

[229] 正确答案.B

[229] 难易度.易

[229] 选项数.2

[229] A.正确

[229] B.错误

[230] 题型.判断题

[230] 题干.逻辑电路中，一律用“1”表示高电平，“0”表示低电平。

[230] 正确答案.B

[230] 难易度.易

[230] 选项数.2

[230] A.正确

[230] B.错误

[231] 题型.判断题

[231] 题干.由两个 TTL 或非门构成的基本 RS 触发器，当 $R=S=0$ 时，触发器的状态为不定。

[231] 正确答案.A

[231] 难易度.易

[231] 选项数.2

[231] A.正确

[231] B.错误

[232] 题型.判断题

[232] 题干.任何复杂的逻辑运算都可以由与、或、非三种基本逻辑运算组合而成。

[232] 正确答案.A

[232] 难易度.易

[232] 选项数.2

[232] A.正确

[232] B.错误

[233] 题型.判断题

[233] 题干.主从 JK 触发器、边沿 JK 触发器和同步 JK 触发器的逻辑功能完全相同。

[233] 正确答案.A

[233] 难易度.易

[233] 选项数.2

[233] A.正确

[233] B.错误

[234] 题型.判断题

[234] 题干.与门的逻辑功能是:有 1 出 1,全 0 出 0。

[234] 正确答案.B

[234] 难易度.易

[234] 选项数.2

[234] A.正确

[234] B.错误

[235] 题型.判断题

[235] 题干.组合逻辑电路的输出只取决于输入信号的现态。

[235] 正确答案.A

[235] 难易度.易

[235] 选项数.2

[235] A.正确

[235] B.错误

[236] 题型.判断题
[236] 题干.触发器不具有“记忆功能”。
[236] 正确答案.B
[236] 难易度.易
[236] 选项数.2
[236] A.正确
[236] B.错误

[237] 题型.判断题
[237] 题干.基本 RS 触发器不受时钟的控制。
[237] 正确答案.A
[237] 难易度.易
[237] 选项数.2
[237] A.正确
[237] B.错误

[238] 题型.判断题
[238] 题干.使用 3 个触发器构成的计数器最多有 10 个有效状态。
[238] 正确答案.B
[238] 难易度.易
[238] 选项数.2
[238] A.正确
[238] B.错误

[239] 题型.判断题
[239] 题干.任意进制的计数器都有其相应的产品。
[239] 正确答案.B
[239] 难易度.易
[239] 选项数.2

[239] A.正确

[239] B.错误

[240] 题型.判断题

[240] 题干.在同步时序电路中，存储单元状态的变化是同时发生的。

[240] 正确答案.A

[240] 难易度.易

[240] 选项数.2

[240] A.正确

[240] B.错误

[241] 题型.判断题

[241] 题干.利用特性方程可以实现不同功能触发器间逻辑功能的相互转换。

[241] 正确答案.A

[241] 难易度.易

[241] 选项数.2

[241] A.正确

[241] B.错误

[242] 题型.判断题

[242] 题干.组合逻辑电路其特点是功能上无记忆，结构上无反馈。

[242] 正确答案.A

[242] 难易度.易

[242] 选项数.2

[242] A.正确

[242] B.错误

[243] 题型.判断题

[243] 题干.用数据选择器可实现时序逻辑电路。

[243] 正确答案.B

[243] 难易度.易

[243] 选项数.2

[243] A.正确

[243] B.错误

[244] 题型.填空题

[244] 题干.RS 触发器的约束条件 $RS=0$ 表示不允许出现()的输入

[244] 难易度.中

[244] 选项数.1

[244] A. $R=S=1$

[245] 题型.判断题

[245] 题干.由两个 T T L 或非门门构成的基本 RS 触发器, 当 $R=S=0$ 时, 触发器的状态为不定。

[245] 正确答案.A

[245] 难易度.易

[245] 选项数.2

[245] A.正确

[245] B.错误

[246] 题型.判断题

[246] 题干.常用的数据选择器有 4 选 1、8 选 1、16 选 1 等多种类型。

[246] 正确答案.A

[246] 难易度.易

[246] 选项数.2

[246] A.正确

[246] B.错误

[247] 题型.单选题

[247] 题干.十六路数据选择器的地址输入(选择控制)端有 () 个。

[247] 正确答案.D

[247] 难易度.易

[247] 选项数.4

[248] 题型.单选题

[248] 题干.下列电路中属于时序电路的是()

[248] 正确答案.C

[248] 难易度.易

[248] 选项数.4

[248] A.集成编码器

[248] B.多谐振荡器

[248] C.十进制计数器

[248] D.2-4 译码器

[249] 题型.单选题

[249] 题干.用 0, 1 两个符号对 1024 个信息进行编码, 则至少需要()

[249] 正确答案.D

[249] 难易度.易

[249] 选项数.4

[249] A.8 位

[249] B.7 位

[249] C.9 位

[249] D.10 位

- [250] 题型.单选题
- [250] 题干.多谐振荡器有()。
- [250] 正确答案.C
- [250] 难易度.易
- [250] 选项数.4
- [250] A.两个暂稳态
- [250] B.一个稳定状态，一个暂稳态
- [250] C.两个稳定状态
- [250] D.记忆二进制数的功能
-

- [251] 题型.单选题
- [251] 题干.下列代码中，不属于 BCD 码的是()。
- [251] 正确答案.C
- [251] 难易度.难
- [251] 选项数.4
- [251] A.8421 码
- [251] B.余 3 码
- [251] C.ASCII 码
- [251] D.2421 码
-

- [252] 题型.单选题
- [252] 题干.组合逻辑电路()。
- [252] 正确答案.B
- [252] 难易度.易
- [252] 选项数.4
- [252] A.有记忆功能
- [252] B.无记忆功能
- [252] C.有时有，有时没有
- [252] D.要根据电路确定
-

[253] 题型.单选题

[253] 题干.施密特触发器有()个稳定状态。

[253] 正确答案.D

[253] 难易度.易

[253] 选项数.4

[254] 题型.单选题

[254] 题干.下列触发器中, 没有约束条件的是()。

[254] 正确答案.A

[254] 难易度.中

[254] 选项数.4

[254] A.边沿 D 触发器

[254] B.基本 RS 触发器

[254] C.主从 RS 触发器

[254] D.同步 RS 触发器

[255] 题型.单选题

[255] 题干.要使 JK 触发器的输出 Q 从 0 变成 1, 它的输入信号 J K 应为()。

[255] 正确答案.C

[255] 难易度.易

[255] 选项数.4

[255] A.0 0

[255] B.0 1

[255] C.1 0

[255] D.无法确定

[256] 题型.单选题

[256] 题干.同步时序电路和异步时序电路比较, 其差异在于前者()。

- [256] 正确答案.C
[256] 难易度.易
[256] 选项数.4
[256] A.有触发器
[256] B.有稳定状态
[256] C.有统一的时钟脉冲控制
[256] D.输出只与内部状态有关
-

- [257] 题型.单选题
[257] 题干.当有与、或、非多种逻辑运算组合在一起时, 应先进行
()运算。
[257] 正确答案.B
[257] 难易度.易
[257] 选项数.4
[257] A.与
[257] B.非
[257] C.或
[257] D.按秩序
-

- [258] 题型.单选题
[258] 题干.组合逻辑电路的特点是().
[258] 正确答案.C
[258] 难易度.易
[258] 选项数.4
[258] A.含有记忆元件
[258] B.输入输出间有反馈通路
[258] C.电路输出与以前状态有关
[258] D.全部由门电路组成
-

[259] 题型.单选题

[259] 题干.在下列()输入情况下, 与非运算的结果等于 0。

[259] 正确答案.D

[259] 难易度.易

[259] 选项数.4

[259] A.全部输入为 0

[259] B.任一输入为 0

[259] C.仅有一个输入为 0

[259] D.全部输入为 1

[260] 题型.简答题

[260] 题干.同步时序电路与异步时序电路有何不同?

[260] 正确答案.A

[260] 难易度.难

[260] 选项数.1

[260] A.所谓同步时序, 也就是所有的器件都按照同一个时钟节拍工作。异步时序则不同, 可能后一个器件的 CP 是前一个器件的输出信号提供的, 所有器件并不是以一个统一的时钟节拍工作。

[261] 题型.名词解释

[261] 题干.数据选择器

[261] 正确答案.A

[261] 难易度.易

[261] 选项数.1

[261] A.根据给定的输入地址代码, 从一组输入信号中选出指定的一个送至输出端的组合逻辑电路。有时也把它叫做多路选择器或多路调制器。

[262] 题型.填空题

[262] 题干.数据选择器 74LS151 是 () 数据选择器。

[262] 难度度.易

[262] 选项数.1

[262] A.八选一

[263] 题型.单选题

[263] 题干.一个 8 路的数据选择器有 () 个选择输入端。

[263] 正确答案.C

[263] 难度度.易

[263] 选项数.4

[264] 题型.单选题

[264] 题干.下列触发器中, 没有约束条件的是()。

[264] 正确答案.A

[264] 难度度.中

[264] 选项数.4

[264] A.边沿 D 触发器

[264] B.基本 RS 触发器

[264] C.主从 RS 触发器

[264] D.同步 RS 触发器

[265] 题型.单选题

[265] 题干.要使 JK 触发器的输出 Q 从 0 变成 1, 它的输入信号 J K 应为()。

[265] 正确答案.C

[265] 难度度.易

[265] 选项数.4

[265] A.0 0

[265] B.0 1

[265] C.1 0

[265] D.无法确定

[266] 题型.单选题

[266] 题干.同步时序电路和异步时序电路比较, 其差异在于前者
()。

[266] 正确答案.C

[266] 难易度.易

[266] 选项数.4

[266] A.有触发器

[266] B.有稳定状态

[266] C.有统一的时钟脉冲控制

[266] D.输出只与内部状态有关

[267] 题型.单选题

[267] 题干.在下列()输入情况下, 与非运算的结果等于 0。

[267] 正确答案.D

[267] 难易度.中

[267] 选项数.4

[267] A.全部输入为 0

[267] B.任一输入为 0

[267] C.仅有一个输入为 0

[267] D.全部输入为 1

[268] 题型.单选题

[268] 题干.若要将 10K Hz 的矩形波信号转换为 1 KHz 的矩形波信号, 应采用()。

[268] 正确答案.A

[268] 难易度.易

[268] 选项数.4

[268] A.十进制计数器

[268] B.二进制计数器

[268] C.单稳态触发器

[268] D.施密特触发器

[269] 题型.单选题

[269] 题干.组合逻辑电路的特点是().

[269] 正确答案.C

[269] 难易度.易

[269] 选项数.4

[269] A.含有记忆元件

[269] B.输入输出间有反馈通路

[269] C.电路输出与以前状态有关

[269] D.全部由门电路组成

[270] 题型.单选题

[270] 题干.八路数据选择器应有 () 个选择控制器。

[270] 正确答案.A

[270] 难易度.中

[270] 选项数.4

[271] 题型.单选题

[271] 题干.下列说法错误的是()

[271] 正确答案.A

[271] 难易度.易

[271] 选项数.4

[271] A.当高电平表示逻辑 0、低电平表示逻辑 1 时称为正逻辑

[271] B.三态门输出端有可能出现三种状态(高阻态、高电平、低电平)

[271] C.OC 门输出端直接连接可以实现正逻辑的线与运算

[271] D.集电极开路的门称为 OC 门

[273] 题型.判断题

[273] 题干.原码, 反码, 补码符号位 0 表示 "+", 1 表示 "-" 。

[273] 正确答案.A

[273] 难易度.易

[273] 选项数.2

[273] A.正确

[273] B.错误

[274] 题型.判断题

[274] 题干.不同数制之间的相互转换: 整数 "除基取余, 先得低位"

[274] 正确答案.A

[274] 难易度.易

[274] 选项数.2

[274] A.正确

[274] B.错误

[275] 题型.判断题

[275] 题干.移码的转换规则及其他特点与补码不相同

[275] 正确答案.B

[275] 难易度.易

[275] 选项数.2

[275] A.正确

[275] B.错误

[276] 题型.判断题

[276] 题干.不同数制之间的相互转换: 小数 "乘基取整, 先得高位"

[276] 正确答案.A

[276] 难易度.易

[276] 选项数.2

[276] A.正确

[276] B.错误

[277] 题型.判断题

[277] 题干.定点小数真值于机器数的转换规则与定点整数不同。

[277] 正确答案.B

[277] 难易度.易

[277] 选项数.2

[277] A.正确

[277] B.错误

[278] 题型.判断题

[278] 题干.数据选择器和数据分配器的功能正好相反，互为逆过程。

[278] 正确答案.A

[278] 难易度.易

[278] 选项数.2

[278] A.正确

[278] B.错误

[279] 题型.判断题

[279] 题干.多路选择器又叫做数据选择器或多路开关。

[279] 正确答案.A

[279] 难易度.易

[279] 选项数.2

[279] A.正确

[279] B.错误

[280] 题型.判断题

[280] 题干.数据选择器的逻辑功能是在地址选择信号的控制下, 从多路数据中选择一路数据作为输出信号。

[280] 正确答案.A

[280] 难易度.易

[280] 选项数.2

[280] A.正确

[280] B.错误

[281] 题型.判断题

[281] 题干.数据选择器广泛用于产生任意一种组合逻辑函数。

[281] 正确答案.A

[281] 难易度.易

[281] 选项数.2

[281] A.正确

[281] B.错误

[282] 题型.判断题

[282] 题干.数据选择器类似一个多投开关。选择哪一路信号由相应的一组控制信号控制。

[282] 正确答案.A

[282] 难易度.易

[282] 选项数.2

[282] A.正确

[282] B.错误

[283] 题型.填空题

[283] 题干.只用一个有 K 位选择变量的数据选择器, 可实现 () 个变量的任意函数。

[283] 难易度.易

[283] 选项数.1

[283] A.K+1
