

单片微型计算机原理及接口技术-题库

[1] 题型.单选题

[1] 题干.

下列指令执行时间最短的是 ()

[1] 正确答案.A

[1] 难易度.易

[1] 选项数.4

[1] A.

MOV AL, 30

[1] B.

ADD BX, -4[BP][SI]

[1] C.

MUL BL

[1] D.

SUB AX, 1234H

[2] 题型.单选题

[2] 题干.

1 个 10 位 A/D 转换器, 转换一个满量程为 10V 的电压, 则其分辨率为 ()

[2] 正确答案.D

[2] 难易度.易

[2] 选项数.4

[2] A.

1mv

[2] B.

40mv

[2] C.

400mv

[2] D.

10mv

[3] 题型.单选题

[3] 题干.

某 RAM 芯片的容量为 $64K \times 8\text{bit}$, 则数据线为 8 条, 地址线的数量为 ()

[3] 正确答案.C

[3] 难易度.易

[3] 选项数.4

[3] A.

14 条

[3] B.

17 条

[3] C.

16 条

[3] D.

20 条

[4] 题型.单选题

[4] 题干.

在通常情况下串操作指令中的源串一定在下面的段中 ()

[4] 正确答案.A

[4] 难易度.易

[4] 选项数.4

[4] A.

DS

[4] B.

ES

[4] C.

CS

[4] D.

SS

[5] 题型.单选题

[5] 题干.

若 AL=0F8H, 执行指令 "SHR AL, 1" 后 AL 为 ()

[5] 正确答案.C

[5] 难易度.易

[5] 选项数.4

[5] A.

7EH

[5] B.

0FEH

[5] C.

0FCH

[5] D.

7CH

[6] 题型.单选题

[6] 题干.

上题中指令执行后 CF 为 ()

[6] 正确答案.A

[6] 难易度.易

[6] 选项数.3

[6] A.

0

[6] B.

1

[6] C.

不确定

[7] 题型.单选题

[7] 题干.

已知 $AX=3210H$, $BX=124DH$, 执行指令 "MUL BL" 后 AX 为 ()

[7] 正确答案.D

[7] 难易度.易

[7] 选项数.4

[7] A.

12FCH

[7] B.

12F3H

[7] C.

12E8H

[7] D.

04D0H

[8] 题型.单选题

[8] 题干.

“REP MOVSB” 指令, 其重复结束条件是 ()

[8] 正确答案.C

[8] 难易度.易

[8] 选项数.4

[8] A.

SI=0

[8] B.

DI=0

[8] C.

CX=0

[8] D.

DF=0

[9] 题型.单选题

[9] 题干.

[9] 正确答案.B

[9] 难易度.易

[9] 选项数.3

[9] A.

大于

[9] B.

等于

[9] C.

小于

[10] 题型.单选题

[10] 题干.

上题中 LENGTH Z 的值为

[10] 正确答案.A

[10] 难易度.易

[10] 选项数.4

[10] A.

1

[10] B.

2

[10] C.

3

[10] D.

9

[11] 题型.判断题

[11] 题干.8253 工作在方式 1 时不受门控信号 GATE 的影响

[11] 正确答案.B

[11] 难易度.易

[11] 选项数.2

[11] A.正确

[11] B.错误

[12] 题型.判断题

[12] 题干.设 AL=0FFH, 执行 INC AL 之后, CF=1

[12] 正确答案.B

[12] 难度.易

[12] 选项数.2

[12] A.正确

[12] B.错误

[13] 题型.判断题

[13] 题干.ROL AL, 2

[13] 正确答案.B

[13] 难度.易

[13] 选项数.2

[13] A.正确

[13] B.错误

[14] 题型.判断题

[14] 题干.8255 A 口和 B 口允许的工作方式相同

[14] 正确答案.B

[14] 难度.易

[14] 选项数.2

[14] A.正确

[14] B.错误

[15] 题型.判断题

[15] 题干.IN AL, DX

[15] 正确答案.A

[15] 难度.易

[15] 选项数.2

[15] A.正确

[15] B.错误

[16] 题型.填空题

[16] 题干.

指令周期是 () , 其长短主要取决于 () 和 ()

[16] 难易度.易

[16] 选项数.3

[16] A.

执行一条指令所需要的时间

[16] B.

指令的类型

[16] C.

寻址方式

[17] 题型.填空题

[17] 题干.

8086 CPU 与存储器连接时, 用_____ 信号选择偶数存储体, 用
_____ 信号选择奇数存储体。

[17] 难易度.易

[17] 选项数.2

[17] A.

A0

[17] B.

BHE

[18] 题型.填空题

[18] 题干.

设 8086 系统采用单片 8259A, 若其初始化字 ICW2=2AH, 则对应 IR6 的中断类型号为_____, 其中断入口地址在中断向量表中的逻辑地址为_____。

[18] 难易度.易

[18] 选项数.2

[18] A.

2EH

[18] B.

0000H:00B8H

[19] 题型.填空题

[19] 题干.

构成 16K×8 位的存储系统, 需要_____ 片 4K×4 位的存储器芯片, 该芯片的地址线引脚有_____ 根。

[19] 难度.易

[19] 选项数.2

[19] A.

8

[19] B.

14

[20] 题型.填空题

[20] 题干.

已知 AX=1234H, BX=5678H, 若单独执行下列各指令, 填写下列各空。

(1) SUB AX, BX

AX=_____ H, OF=_____ , CF=_____ , SF=_____ ,
ZF=_____ , PF=_____ ,

(2) XOR AX, BX

AX=_____ , BX=_____

(3) ROL BX, 1

BX=_____ , CF= _____

(4) MUL BH

AH=_____, AL= _____

[20] 难度.易

[20] 选项数.12

[20] A.

0BBBCH

[20] B.

0

[20] C.

0

[20] D.

0

[20] E.

0

[20] G.

444CH

[20] H.

5678H

[20] I.

0ACF0H

[20] J.

0

[20] K.

11H

[20] L.

78H

[21] 题型.简答题

[21] 题干.

一个有 100 个字的数据区，它的起始地址为 2000H: 200H，那么该数据区最后一个字单元的物理地址是多少？

[21] 正确答案.A

[21] 难易度.易

[21] 选项数.1

[21] A.

因为该数据区第一个字单元的物理地址是

$PA=2000H*10H+200H=20200H$,而每个字类型数据占两个字节单元,故 100 个字的数据区最后一个字单元的物理地址是

$PA+200=30100H+200=202C8H$

[22] 题型.简答题

[22] 题干.

假设 $SS=1000H$, $SP=200H$, 。如果在堆栈中存入 20 个字数据则栈顶的物理地址是多少? 如果又从堆栈中取出 15 个字数据则栈顶的物理地址是多少?

[22] 正确答案.A

[22] 难易度.易

[22] 选项数.1

[22] A.

当堆栈中存入 20 个字数据后栈顶的物理地址:

$PA=SS*10H+SP-20*2=101D8H$

如果又从堆栈中取出 15 个字数据则栈顶的物理地址:

$$PA=101D8H+15*2=101F6H$$

[23] 题型.简答题

[23] 题干.

已知 $BX=1000H$, $SI=0002H$, $DI=0003H$, $DS=2000H$,
 $(21000H) = 3FH$, $(21002H) = 45H$, $(21003H) = 23H$,
 $AX=1234H$, 请写出下列各条指令独立执行后有关寄存器及存储单元
的内容

(1) $AND\ AL,\ [1000H]$

(2) $SHR\ BYTE\ PTR\ 1000H\ [SI],\ 1$

(3) $XOR\ AX,\ [BX+SI]$

(4) $DIV\ BH$

(5) $LODSB$

[23] 正确答案.A

[23] 难易度.易

[23] 选项数.1

[23] A.

(1) 源操作数的物理地址 $PA=DS*10H+1000H=21000H$

故 $AL=34H \text{ AND } 3FH=34H$

(2) 源操作数的物理地址 $PA=DS*10H+SI+1000H=21002H$

现将 (21002H) 字节存储单元的内容逻辑右移一位后为: 22H

(3) 源操作数的物理地址 $PA=DS*10H+BX+SI=21002H$

$AX=AX \text{ XOR } (21002H)=1234H \text{ XOR } 2345H=3171H$

(4) $AL = (DS*10H+SI) = (20002H)=45H$

[24] 题型.简答题

[24] 题干.

[24] 正确答案.A

[24] 难易度.易

[24] 选项数.1

[24] A.

该程序的功能是从键盘上输入 10 个字符的 ASCII 码存入 BUFFER 区, 并将它的高四位清 0 后存入 STR 区

[25] 题型.简答题

[25] 题干.

试编写一程序求出首地址为 DATA 的 100 个数组中的最小奇数，并把它存入 AX 中。

[25] 正确答案.A

[25] 难易度.易

[25] 选项数.1

[25] A.

[26] 题型.简答题

[26] 题干.

[26] 正确答案.A

[26] 难易度.易

[26] 选项数.1

[26] A.

(1) 答：该段程序是对 8253 的 0#计数器初始化

(2) 答：该计数器工作于方式 1

(3) 答：该计数器的计数初值是 5080H

[27] 题型.填空题

[27] 题干.

每一片 8259A 有 ____ 条外界中断请求线，通过 5 片 8259A 的级连，中断源最多可扩展到 ____ 级。

[27] 难易度.易

[27] 选项数.2

[27] A.

8 条

[27] B.

35 级

[28] 题型.填空题

[28] 题干.

半导体存储器按存取方式分为 ____ 、 ____

[28] 难易度.易

[28] 选项数.2

[28] A.

读写存贮器

[28] B.

只读存贮器

[29] 题型.填空题

[29] 题干.

衡量一个汇编语言程序质量的三个重要标准是____、____、
____。

[29] 难易度.易

[29] 选项数.3

[29] A.

执行时间

[29] B.

占用的内存空间

[29] C.

语句的条数

[30] 题型.填空题

[30] 题干.

CPU 与外部设备之间的数据传送方式有 _____ 、 _____ 、
_____ 。

[30] 难易度.易

[30] 选项数.3

[30] A.

无条件传送方式

[30] B.

查询式传送方式

[30] C.

中断传送方式

[31] 题型.填空题

[31] 题干.

已知 AX=1210H, BX=78H, 若单独执行下列各指令, 填写下列各空。

(1) SUB AX, BX

CF= _____ , SF= _____ , ZF= _____ , PF= _____ ,

(2) XOR AX, BX

AX= _____ , BX= _____

(3) ROL BX, 1

BX= _____ , CF= _____ 。

(4) MUL BH

AH= _____ , AL= _____ 。

[31] 难易度.易

[31] 选项数.10

[31] A.

0

[31] B.

0

[31] C.

0

[31] D.

1

[31] E.

1268H

[31] G.

0070H

[31] H.

0

[31] I.

0

[31] J.

0

[32] 题型.判断题

[32] 题干.8086 可寻址的存储器地址空间为 1MB

[32] 正确答案.A

[32] 难易度.易

[32] 选项数.2

[32] A.正确

[32] B.错误

[33] 题型.判断题

[33] 题干.LEA SI, BUFF

[33] 正确答案.A

[33] 难易度.易

[33] 选项数.2

[33] A.正确

[33] B.错误

[34] 题型.判断题

[34] 题干.1 片 8259A 有 7 个 8 位的寄存器

[34] 正确答案.A

[34] 难易度.易

[34] 选项数.2

[34] A.正确

[34] B.错误

[35] 题型.判断题

[35] 题干.ADD BX, [BX]

[35] 正确答案.A

[35] 难易度.易

[35] 选项数.2

[35] A.正确

[35] B.错误

[36] 题型.判断题

[36] 题干.8251 的数据口寄存器和状态口寄存器共用一个端口地址

[36] 正确答案.B

[36] 难易度.易

[36] 选项数.2

[36] A.正确

[36] B.错误

[37] 题型.简答题

[37] 题干.简述微型机的硬件结构并说明各部件的主要功能。

[37] 正确答案.A

[37] 难易度.易

[37] 选项数.1

[37] A.微型机的硬件结构见 8086 微处理器这一章，并指出 BIU、EU 部件的主要功能即可

[38] 题型.简答题

[38] 题干.

微型机的硬件结构见 8086 微处理器这一章，并指出 BIU、EU 部件的主要功能即可

[38] 正确答案.A

[38] 难易度.易

[38] 选项数.1

[38] A.

分时复用的引脚信号有：

AD0—AD15 地址/数据信号

A16/S3---A19/S6 地址/状态信号

还有 33、34 号引脚信号

其时序关系见 8086CPU 的总线周期时序图

[39] 题型.简答题

[39] 题干.

简述 CPU 与外设间进行数据交换的几种常用形式, 各有何优缺点

[39] 正确答案.A

[39] 难易度.易

[39] 选项数.1

[39] A.

CPU 与外设间进行数据交换有:

无条件传送方式----优点: 可不必管外设的状态直接进行传送;

缺点: 外设必须处于就绪状态。

查询式传送方式----优点: 可不断的查询外设是否处于就绪状态, 直到外设处于就绪状态才进行传送;

缺点: 如果外设较多, 则查询的时间就长, 降低了 CPU 的利用率。

中断传送方式----优点: CPU 与外设同时进行工作, 当外设处于就绪状态后, 向 CPU 发出中断请求, 要求进行数据传送, 提高了 CPU 的利用率。

[40] 题型.简答题

[40] 题干.

[40] 正确答案.A

[40] 难易度.易

[40] 选项数.1

[40] A.

执行本程序后 AL=-99, SI=100

本段程序的功能是：将 0, -1, -2, ----, -99 存入 SI 所指 100 个字节单元中。

[41] 题型.简答题

[41] 题干.

[41] 正确答案.A

[41] 难易度.易

[41] 选项数.1

[41] A.

执行本程序后 DL= 0C5H , AL= 3AH , DH= 0 。

[42] 题型.简答题

[42] 题干.

[42] 正确答案.A

[42] 难易度.易

[42] 选项数.1

[42] A.

NUM1, NUM2, NUM3 三个变量各分配了 120,14,4 个存储字节

[43] 题型.简答题

[43] 题干.

[43] 正确答案.A

[43] 难易度.易

[43] 选项数.1

[43] A.

答：（1）这段程序的功能是 比较 SI,DI 所指的 100 个字节存储单元的内容是否相同。

（2）本程序出口有 2 种可能性；

第一种可能性是在比较的过程中发现某两个单元的内容不相等，此时 ZF=1，CX 的值不等于 0。

第二种可能性是在比较的过程中发现两个存储区间的内容完全相等，比较完后 CX=0，ZF=1。

[44] 题型.简答题

[44] 题干.

已知 8253 的计数器 0~2 和控制字寄存器 I/O 地址依次为 40H~43H，使计数器 2 工作于方式 2，计数值为 02F0H，对 8253 进行初始化编程。

[44] 正确答案.A

[44] 难易度.易

[44] 选项数.1

[44] A.

8253 的初始化编程：

```
MOV AL,10110100B
```

```
OUT 43H,AL
```

```
MOV AL,0F0H
```

```
OUT 42H,AL
```

```
MOV AL,02H
```

```
OUT 42H,AL
```

[45] 题型.简答题

[45] 题干.

从自然数 1 开始累加，直到累加和大于 1000 为止，统计累加的自然数的个数，并把统计的个数送入 n 单元，把累加和送入 sum 单元。

[45] 正确答案.A

[45] 难易度.易

[45] 选项数.1

[45] A.

我们用 CX 来统计累加的自然数的个数，用 DX 来统计累加的结果，完成该功能的主要程序段为：

```
MOV DX,0
```

```
MOV CX,0
```

```
L1: INC CX
```

```
ADD DX,CX
```

```
CMP DX,1000
```

```
JS L1
```

MOV n,CX

MOV sum,DX

[46] 题型.填空题

[46] 题干.

指令周期是_____，其长短主要取决于_____和_____

[46] 难易度.易

[46] 选项数.3

[46] A.

执行一条指令所需要的时间

[46] B.

指令的类型

[46] C.

寻址方式

[47] 题型.填空题

[47] 题干.

8086 CPU 与存储器连接时, 用_____ 信号选择偶数存储体, 用
_____ 信号选择奇数存储体。

[47] 难易度.易

[47] 选项数.2

[47] A.

A0

[47] B.

BHE

[48] 题型.填空题

[48] 题干.

设 8086 系统采用单片 8259A, 若其初始化字 ICW2=2AH, 则对应
IR6 的中断类型号为_____, 其中断入口地址在中断向量表中的逻辑
地址为_____。

[48] 难易度.易

[48] 选项数.2

[48] A.

2EH

[48] B.

0000H:B8H

[49] 题型.填空题

[49] 题干.

构成 16K×8 位的存储系统, 需要_____ 片 4K×4 位的存储器芯片,
该芯片的地址线引脚有_____ 根

[49] 难易度.易

[49] 选项数.2

[49] A.

8 片

[49] B.

12 根

[50] 题型.填空题

[50] 题干.

已知 AX=1234H, BX=5678H, 若单独执行下列各指令, 填写下列各空。

(1) SUB AX, BX

AX= _____ H, OF= _____ , CF= _____ , SF= _____ , ZF= _____ , PF= _____ ,

(2) XOR AX, BX

AX= _____ , BX= _____

(3) ROL BX, 1

BX= _____ , CF= _____ 。

(4) MUL BH

AH= _____ , AL= _____ 。

[50] 难度.易

[50] 选项数.12

[50] A.

0BBBCH

[50] B.

0

[50] C.

1

[50] D.

1

[50] E.

0

[50] G.

444CH

[50] H.

4567H

[50] I.

0ACF0H

[50] J.

0

[50] K.

11H

[50] L.

78H

[51] 题型.填空题

[51] 题干.

8086 可寻址的 I/O 端口数为 _____ 个, 其编址方式有 _____ 种。

[51] 难易度.易

[51] 选项数.2

[51] A.

64K

[51] B.

2

[52] 题型.判断题

[52] 题干.8086 可寻址的 I/O 地址空间为 1MB

[52] 正确答案.A

[52] 难易度.易

[52] 选项数.2

[52] A.正确

[52] B.错误

[53] 题型.判断题

[53] 题干.LEA SI, -4[BX][SI]

[53] 正确答案.A

[53] 难易度.易

[53] 选项数.2

[53] A.正确

[53] B.错误

[54] 题型.判断题

[54] 题干.3 片 8259 级联构成主从式中中断控制逻辑，最多可扩展外部硬中断的个数为 22 个

[54] 正确答案.A

[54] 难易度.易

[54] 选项数.2

[54] A.正确

[54] B.错误

[55] 题型.判断题

[55] 题干.ADD BL, [BX]

[55] 正确答案.A

[55] 难易度.易

[55] 选项数.2

[55] A.正确

[55] B.错误

[56] 题型.判断题

[56] 题干.8251 的数据口寄存器和状态 口寄存器共用一个端口地址

[56] 正确答案.B

[56] 难易度.易

[56] 选项数.2

[56] A.正确

[56] B.错误

[57] 题型.单选题

[57] 题干.

下列指令执行时间最长的是

[57] 正确答案.D

[57] 难易度.易

[57] 选项数.4

[57] A.

MOVAL, 30

[57] B.

ADD BX, -4[BP][SI]

[57] C.

MUL BL

[57] D.

MUL BYTE PTR [BX]

[58] 题型.单选题

[58] 题干.

1 个 10 位 A/D 转换器, 转换一个满量程为 5V 的电压, 则其分辨率为

[58] 正确答案.D

[58] 难易度.易

[58] 选项数.4

[58] A.

0.5mv

[58] B.

20mv

[58] C.

200mv

[58] D.

5mv

[59] 题型.单选题

[59] 题干.

某 RAM 芯片的容量为 $128K \times 8\text{bit}$ ，则数据线为 8 条，地址线的数量为

[59] 正确答案.B

[59] 难度.易

[59] 选项数.4

[59] A.

14 条

[59] B.

17 条

[59] C.

16 条

[59] D.

20 条

[60] 题型.单选题

[60] 题干.

8086CPU 低 16 位 AD 总线采用分时复用方式, 与此有关的控制信号是

[60] 正确答案.B

[60] 难度.易

[60] 选项数.4

[60] A.

[60] B.

ALE

[60] C.

[60] D.

[61] 题型.单选题

[61] 题干.

若 AL=0FCH, 执行指令 "SARAL, 1" 后 AL 为

[61] 正确答案.B

[61] 难易度.易

[61] 选项数.4

[61] A.

7EH

[61] B.

0FEH

[61] C.

0F8H

[61] D.

4DH

[62] 题型.单选题

[62] 题干.

上题中指令执行后 CF 为

[62] 正确答案.A

[62] 难易度.易

[62] 选项数.3

[62] A.

0

[62] B.

1

[62] C.

不确定

[63] 题型.单选题

[63] 题干.

已知 AL=3FH, BL=10H, 执行指令 "MUL BL" 后 AX 为

[63] 正确答案.C

[63] 难易度.易

[63] 选项数.4

[63] A.

12F0H

[63] B.

103FH

[63] C.

03F0H

[63] D.

12F5H

[64] 题型.单选题

[64] 题干.

与重复控制指令 LOOP NEXT 等价的语句是

[64] 正确答案.B

[64] 难易度.易

[64] 选项数.4

[64] A.

[64] B.

[64] C.

[64] D.

[65] 题型.单选题

[65] 题干.

下列指令中对 CF 不产生影响的指令是

[65] 正确答案.D

[65] 难易度.易

[65] 选项数.4

[65] A.

AND

[65] B.

CMP

[65] C.

INC

[65] D.

TEST

[66] 题型.单选题

[66] 题干.

设 $DF=1$ ，执行一次 LODSB 所进行的操作为

[66] 正确答案.A

[66] 难易度.易

[66] 选项数.4

[66] A.

[66] B.

[66] C.

[66] D.

[67] 题型.简答题

[67] 题干.

有数据定义 “NUM DB 2 DUP (3, 2 DUP (2)) ”

试问：该定义共占有多少个字节存储单元？并写出各单元的内容。

[67] 正确答案.A

[67] 难易度.易

[67] 选项数.1

[67] A.

共有 6 个字节存储单元, 各单元的内容为: 3,2,2,3,2,2

[68] 题型.简答题

[68] 题干.

已知 $BX=1700H$, $SI=0002H$, $DI=0003H$, $DS=1000H$,
(11700H) =10H, (11701H) =40H, (11702H) =20H,
(11703H) =30H, $AX=0102H$, 请写出下列各条指令独立执行后有
关寄存器及存储单元的内容

(1)DEC BYTE PTR [1700H]

(2)NEG WORD PTR [1700H]

(3)SHR BYTE PTR 1700H [SI], 1

(4)ROL BYTE PTR [BX+SI+1], 1

(5)MUL BL

[68] 正确答案.A

[68] 难易度.易

[68] 选项数.1

[68] A.

(1)源操作数的 $PA=DS*10H+1700H=11700H$

该操作为字节 (11700H) $-1 \rightarrow$ (11700H)

即 $10H-1=0FH$

(2)源操作数的 $PA=DS*10H+1700H=11700H$

该操作为字 (11700H) 求补 \rightarrow (11700H)

即 4010H 的补=0BFDH

(3)源操作数的 $PA=DS*10H+SI+1700H=11702H$

该操作为将字节 (11702H) 的内容逻辑右移一位, 执行后

(11702H) =10H

(4)源操作数的 $PA=DS*10H+BX+SI+1=11703H$

该操作为将字节 (11703H) 的内容循环左移一位, 执行后

(11703H) =60H

(5) 因 $BL=0$, 故 $AX=0$

[69] 题型.简答题

[69] 题干.

[69] 正确答案.A

[69] 难易度.易

[69] 选项数.1

[69] A.

该段程序运行后

BX=2000H SI=12 DX= 3412H AX= 12

[70] 题型.简答题

[70] 题干.

[70] 正确答案.A

[70] 难易度.易

[70] 选项数.1

[70] A.

解：因为 CW=7CH=01111100B

(1) 从 CW 可知是对 1 号计数器初始化。

(2) 从 CW 可知 1 号计数器工作方式在方式 2

(3) 本计数器的计数范围是：0——65536

[71] 题型.单选题

[71] 题干.微型计算机主机的组成部分是 ()

- [71] 正确答案.B
[71] 难易度.中
[71] 选项数.4
[71] A.运算器和控制器
[71] B.中央处理器和主存储器
[71] C.运算器和外设
[71] D.运算器和存储器
-

- [73] 题型.单选题
[73] 题干.以下所列各项中不是单片机发展方向的是 ()
[73] 正确答案.D
[73] 难易度.易
[73] 选项数.4
[73] A.适当专用化
[73] B.不断提高其性能
[73] C.继续强化功能
[73] D.努力增加位数
-

- [74] 题型.单选题
[74] 题干.第一台电子计算机 ENIAC 诞生于 ()
[74] 正确答案.A
[74] 难易度.易
[74] 选项数.4
[74] A.1946
[74] B.1958
[74] C.1964
[74] D.1978
-

[75] 题型.判断题

[75] 题干.单片微机正朝多功能、多选择、高速度、低功耗、低价格、扩大存储容量和加强 I/O 功能及结构兼容方向发展

[75] 正确答案.A

[75] 难易度.易

[75] 选项数.2

[75] A.正确

[75] B.错误

[77] 题型.判断题

[77] 题干.单片机开发系统 (MDS) 是开发、调试单片机应用系统最有效的工具

[77] 正确答案.A

[77] 难易度.易

[77] 选项数.2

[77] A.正确

[77] B.错误

[78] 题型.名词解释

[78] 题干.总线

[78] 正确答案.A

[78] 难易度.易

[78] 选项数.1

[78] A.是指从任意一个源点到任意一个终点的一组传输数字信息的公共通道

[79] 题型.填空题

[79] 题干.存储器由 () 、地址译码器、读写控制、三态双向缓冲器等部分组成

- [79] 难易度.易
 - [79] 选项数.1
 - [79] A.存储矩阵
-

- [80] 题型.名词解释
 - [80] 题干.存储地址
 - [80] 正确答案.A
 - [80] 难易度.中
 - [80] 选项数.1
 - [80] A.用来定义每个存储单元。每个单元能存放 8 位二进制数，即 1 个字节的二进制数。为了区分不同的单元，每个存储单元都有一个地址，以供 CPU 寻址、操作
-

- [81] 题型.单选题
 - [81] 题干.下列存储器中，属于半导体存储器的是（）
 - [81] 正确答案.D
 - [81] 难易度.易
 - [81] 选项数.4
 - [81] A.硬盘
 - [81] B.光盘
 - [81] C.软盘
 - [81] D.优盘
-

- [82] 题型.单选题
- [82] 题干.计算机内存储器分为随机存储器和只读存储器，只读存储器的英文缩写是（）
- [82] 正确答案.A
- [82] 难易度.易
- [82] 选项数.4
- [82] A.ROM

- [82] B.RAM
 - [82] C.ROM 和 RAM
 - [82] D.CPU
-

- [83] 题型.单选题
 - [83] 题干.EPROM 是指 ()
 - [83] 正确答案.C
 - [83] 难易度.易
 - [83] 选项数.4
 - [83] A.只读存储器
 - [83] B.可编程的只读存储器
 - [83] C.可擦可编程的只读存储器
 - [83] D.电可改写只读存储器
-

- [84] 题型.单选题
 - [84] 题干.十进制数 75 等于二进制数 ()
 - [84] 正确答案.A
 - [84] 难易度.中
 - [84] 选项数.4
 - [84] A.1001011
 - [84] B.1010101
 - [84] C.1001101
 - [84] D.1000111
-

- [85] 题型.单选题
- [85] 题干.MCS51 单片机没有的外部总线是:
- [85] 正确答案.B
- [85] 难易度.中
- [85] 选项数.4
- [85] A.控制总线

- [85] B.状态总线
- [85] C.数据总线
- [85] D.地址总线

[86] 题型.判断题

[86] 题干.MCS51 单片机每个机器周期包含 12 个时钟周期

[86] 正确答案.A

[86] 难易度.易

[86] 选项数.2

[86] A.正确

[86] B.错误

[87] 题型.单选题

[87] 题干.MCS51 单片机片内 RAM 最大地址为:

[87] 正确答案.C

[87] 难易度.易

[87] 选项数.4

[87] A.127

[87] B.65536

[87] C.65535

[87] D.255

[88] 题型.判断题

[88] 题干.MCS51 单片机具有半双工的串行口

[88] 正确答案.B

[88] 难易度.易

[88] 选项数.2

[88] A.正确

[88] B.错误

[89] 题型.单选题

[89] 题干.MCS51 单片机标志寄存器中 AC 的含义是:

[89] 正确答案.C

[89] 难易度.易

[89] 选项数.4

[89] A.溢出标志

[89] B.进位标志

[89] C.辅助进位标志

[89] D.用户标志

[90] 题型.单选题

[90] 题干.MCS51 单片机线脚 (PSEN) ' =0 的含义是:

[90] 正确答案.B

[90] 难易度.中

[90] 选项数.4

[90] A.访问片内程序存储器

[90] B.访问片外数据存储器

[90] C.访问片内数据存储器

[90] D.访问片外程序存储器

[91] 题型.单选题

[91] 题干.MCS51 单片机 RST 上持续 2 个时钟周期的什么电平,
系统复位:

[91] 正确答案.A

[91] 难易度.易

[91] 选项数.4

[91] A.高电平

[91] B.低电平

[91] C.上升

[91] D.下降

[92] 题型.单选题

[92] 题干.8051 单片机引脚中作为地址锁存信号输出的是 ()

[92] 正确答案.B

[92] 难易度.易

[92] 选项数.4

[92] A.PSEN

[92] B.ALE

[92] C.PT0

[92] D.PX1

[93] 题型.判断题

[93] 题干.单片机 8031 的 EA 引脚必须接地

[93] 正确答案.A

[93] 难易度.中

[93] 选项数.2

[93] A.正确

[93] B.错误

[94] 题型.填空题

[94] 题干.以 80C51 为核心的单片机最小系统,除了要有单片机、电源、地外,还要有晶振电路和 () 电路

[94] 难易度.易

[94] 选项数.1

[94] A.复位

[95] 题型.判断题

[95] 题干.MCS-51 单片机中,电源控制寄存器 PCON 的 SMOD=0,表示波特率不加倍

[95] 正确答案.A

[95] 难易度.易

[95] 选项数.2

[95] A.正确

[95] B.错误

[96] 题型.单选题

[96] 题干.MSC-51 单片机正常工作时 () 引脚必须接+5V 直流电源

[96] 正确答案.D

[96] 难易度.中

[96] 选项数.4

[96] A.Vss

[96] B.RST

[96] C.XTAL1

[96] D.Vcc

[97] 题型.单选题

[97] 题干.MCS-51 系列单片机外引脚可构成三种总线结构, 地址总线由 P0 和 () 口提

[97] 正确答案.B

[97] 难易度.易

[97] 选项数.4

[97] A.P1

[97] B.P2

[97] C.P3

[97] D.无

[98] 题型.单选题

[98] 题干.MCS-51 单片机的 RST 引脚除了做为复位信号输入端外, 还做为 () 的输入端

- [98] 正确答案.A
 - [98] 难易度.易
 - [98] 选项数.4
 - [98] A.备用电源
 - [98] B.振荡信号
 - [98] C.时钟信号
 - [98] D.读写信号
-

- [99] 题型.单选题
 - [99] 题干.CPU 组成中不包括 ()
 - [99] 正确答案.A
 - [99] 难易度.易
 - [99] 选项数.4
 - [99] A.地址译码器
 - [99] B.指令译码器
 - [99] C.地址寄存器
 - [99] D.指令寄存器
-

- [100] 题型.判断题
 - [100] 题干.从功能上, CPU 是运算器和控制器的集合
 - [100] 正确答案.A
 - [100] 难易度.易
 - [100] 选项数.2
 - [100] A.正确
 - [100] B.错误
-

- [101] 题型.单选题
- [101] 题干.在 CPU 的运算器中参加算术运算或逻辑运算的数据均保存在 () 中
- [101] 正确答案.C

- [101] 难度度.中
 - [101] 选项数.4
 - [101] A.内存单元
 - [101] B.Catch
 - [101] C.寄存器
 - [101] D.控制器
-

- [102] 题型.单选题
 - [102] 题干.属于 CPU 中算术逻辑单元的部件是 ()
 - [102] 正确答案.B
 - [102] 难度度.中
 - [102] 选项数.4
 - [102] A.程序计数器
 - [102] B.加法器
 - [102] C.指令寄存器
 - [102] D.指令译码器
-

- [103] 题型.判断题
 - [103] 题干.单片机的工作过程实质就是执行程序的过程
 - [103] 正确答案.A
 - [103] 难度度.易
 - [103] 选项数.2
 - [103] A.正确
 - [103] B.错误
-

- [104] 题型.单选题
- [104] 题干.单片机在调试过程中，通过查表将源程序转换成目标程序的过程叫 ()
- [104] 正确答案.D
- [104] 难度度.易

- [104] 选项数.4
 - [104] A.汇编
 - [104] B.编译
 - [104] C.自动汇编
 - [104] D.手工汇编
-

[105] 题型.填空题

[105] 题干.计算机每执行一条指令, 都可以分为三个阶段: 取指令、分析指令、 ()

- [105] 难易度.中
 - [105] 选项数.1
 - [105] A.执行指令
-

[107] 题型.判断题

[107] 题干.MCS-51 单片机的数据存储器是指外部存储器

- [107] 正确答案.B
 - [107] 难易度.中
 - [107] 选项数.2
 - [107] A.正确
 - [107] B.错误
-

[108] 题型.判断题

[108] 题干.MCS - 51 单片机扩展外部程序存储器和数据存储器统一编址

- [108] 正确答案.A
- [108] 难易度.易
- [108] 选项数.2
- [108] A.正确
- [108] B.错误

[109] 题型.单选题

[109] 题干.51 单片机单片机的程序存储器最大寻址范围是 ()

[109] 正确答案.A

[109] 难易度.易

[109] 选项数.4

[109] A.64K 字节

[109] B.32K 字节

[109] C.16K 字节

[109] D.8K 字节

[112] 题型.单选题

[112] 题干.8051 内部 RAM 中的工作寄存器组的选择由特殊功能寄存器 () 中的两位来确定

[112] 正确答案.B

[112] 难易度.中

[112] 选项数.4

[112] A.ACC

[112] B.PSW

[112] C.SP

[112] D.DPTR

[113] 题型.单选题

[113] 题干.单片机输出信号为 () 电平

[113] 正确答案.B

[113] 难易度.中

[113] 选项数.4

[113] A.RS232C

- [113] B.TTL
 - [113] C.RS-449
 - [113] D.RS-232
-

- [114] 题型.判断题
 - [114] 题干.对 P0 口、P2 口和 P3 的第二功能完全是自动的
 - [114] 正确答案.A
 - [114] 难易度.易
 - [114] 选项数.2
 - [114] A.正确
 - [114] B.错误
-

- [115] 题型.单选题
 - [115] 题干.MCS-51 单片机复位操作的功能是把 P0 ~ P3 初始化为
()
 - [115] 正确答案.C
 - [115] 难易度.中
 - [115] 选项数.4
 - [115] A.00H
 - [115] B.11H
 - [115] C.0FFH
 - [115] D.不能确定
-

- [116] 题型.判断题
- [116] 题干.P0 ~ P3 口的驱动能力是相同的
- [116] 正确答案.B
- [116] 难易度.易
- [116] 选项数.2
- [116] A.正确
- [116] B.错误

[117] 题型.单选题

[117] 题干.MCS-51 系列单片机的 P0 口没有锁存功能, 在对外扩展存储器时, P0 口和存储器的对应的口之间必须接上 ()

[117] 正确答案.C

[117] 难易度.中

[117] 选项数.4

[117] A.地址译码器

[117] B.地址编码器

[117] C.地址锁存器

[117] D.总线驱动器

[118] 题型.判断题

[118] 题干.51 单片机复位时, P0~P3 口锁存器的状态为 00H

[118] 正确答案.B

[118] 难易度.易

[118] 选项数.2

[118] A.正确

[118] B.错误

[119] 题型.判断题

[119] 题干.P1 ~ P3 口作为输入端口用时, 必须先向端口寄存器写入 1

[119] 正确答案.A

[119] 难易度.中

[119] 选项数.2

[119] A.正确

[119] B.错误

[120] 题型.名词解释

[120] 题干.振荡周期 T0

[120] 正确答案.A

[120] 难易度.中

[120] 选项数.1

[120] A.振荡周期指为单片机提供定时信号的振荡晶体的周期。若振荡源频率为 F0,则振荡周期为： $T_0=1/F_0$ ；一个振荡周期定义为一个节拍 P。

[121] 题型.判断题

[121] 题干.一个机器周期由 6 个 S 状态周期，即 12 个 P 振荡脉冲组成

[121] 正确答案.A

[121] 难易度.易

[121] 选项数.2

[121] A.正确

[121] B.错误

[122] 题型.简答题

[122] 题干.MCS-51 系列单片机时钟周期、机器周期与指令周期这三者关系如何？CISC 指令系统 CPU 所有指令周期是否均相同

[122] 正确答案.A

[122] 难易度.难

[122] 选项数.1

[122] A.时钟周期即为振荡周期，由外接晶振频率或外部输入的时钟频率决定，机器周期由 12 个时钟周期（或 6 个）构成，指令周期由 1~4 个机器周期构成；指令周期因具体指令不同而不同

[123] 题型.单选题

[123] 题干.CPU 主要由运算单元(ALU)、控制单元(CU)、寄存器和

时序电路组成，对指令进行译码的功能是由（）实现的

[123] 正确答案.B

[123] 难易度.中

[123] 选项数.4

[123] A.运算单元

[123] B.控制单元

[123] C.寄存器

[123] D.时序电路

[124] 题型.单选题

[124] 题干.MCS51 中的 ALE 引脚的功能是：

[124] 正确答案.B

[124] 难易度.易

[124] 选项数.4

[124] A.电源正极

[124] B.地址锁存允许

[124] C.接地

[124] D.复位

[125] 题型.单选题

[125] 题干.单片机 8051 的 ALE 引脚是（）

[125] 正确答案.B

[125] 难易度.中

[125] 选项数.4

[125] A.输出高电平

[125] B.输出矩形脉冲，频率为 f_{osc} 的 $1/6$

[125] C.输出低电平

[125] D.输出矩形脉冲，频率为 f_{osc} 的 $1/2$

[126] 题型.单选题
[126] 题干.MCS51 使用 () 口需要接上拉电阻
[126] 正确答案.A
[126] 难易度.易
[126] 选项数.4
[126] A.P0
[126] B.P1
[126] C.P2
[126] D.P3

[127] 题型.单选题
[127] 题干.MCS51 的 SP 是多少位计数器:
[127] 正确答案.A
[127] 难易度.易
[127] 选项数.4

[128] 题型.填空题
[128] 题干.一条指令通常由操作码和 () 两部分组成
[128] 难易度.易
[128] 选项数.1
[128] A.操作数

[129] 题型.单选题
[129] 题干.MCS-51 系列单片机指令系统中, 其中单字节指令占
() 条
[129] 正确答案.D
[129] 难易度.易
[129] 选项数.4

[130] 题型.简答题
[130] 题干.MCS-51 单片机有哪几种寻址方式
[130] 正确答案.A
[130] 难易度.中
[130] 选项数.1
[130] A.1、立即寻址 2、直接寻址 3、寄存器寻址 4、寄存器间接寻址 5、基址寄存器加变址寄存器的间接寻址 6、相对寻址 7、位寻址

[131] 题型.单选题
[131] 题干.MCS51 数据存储器寻址能力是多少：
[131] 正确答案.B
[131] 难易度.易
[131] 选项数.4
[131] A.32K
[131] B.64K
[131] C.16K
[131] D.4K

[132] 题型.单选题
[132] 题干.51 单片机下列寻址方式中属于最常用的 4 种寻址方式之一的是（）
[132] 正确答案.B
[132] 难易度.易
[132] 选项数.4
[132] A.位寻址
[132] B.立即寻址
[132] C.相对寻址
[132] D.变址寻址

- [133] 题型.单选题
- [133] 题干.MCS-51 单片机 I/O 接口寻址方式是()
- [133] 正确答案.C
- [133] 难易度.中
- [133] 选项数.4
- [133] A.独立寻址
- [133] B.相对寻址
- [133] C.存储器映射
- [133] D.绝对寻址
-

- [134] 题型.判断题
- [134] 题干.MCS-51 指令中, MOVC 为 ROM 传送指令
- [134] 正确答案.B
- [134] 难易度.易
- [134] 选项数.2
- [134] A.正确
- [134] B.错误
-

- [135] 题型.判断题
- [135] 题干.MCS-51 指令中, MOVX 为片外 RAM 传送指令
- [135] 正确答案.A
- [135] 难易度.中
- [135] 选项数.2
- [135] A.正确
- [135] B.错误
-

- [136] 题型.单选题
- [136] 题干.CPU 执行算术运算指令不会影响的标志位是 ()
- [136] 正确答案.D
- [136] 难易度.易

- [136] 选项数.4
 - [136] A.溢出标志
 - [136] B.符号标志
 - [136] C.零标志
 - [136] D.方向标志
-

- [137] 题型.判断题
 - [137] 题干.所有算术运算类指令均要影响标志寄存器的内容
 - [137] 正确答案.A
 - [137] 难易度.易
 - [137] 选项数.2
 - [137] A.正确
 - [137] B.错误
-

- [138] 题型.判断题
 - [138] 题干.算术运算类指令主要完成加, 减, 乘, 除四则运算, 以及加 1,减 1,BCD 码运算调整等
 - [138] 正确答案.A
 - [138] 难易度.易
 - [138] 选项数.2
 - [138] A.正确
 - [138] B.错误
-

- [139] 题型.单选题
- [139] 题干.代借位减法指令的助记符是 ()
- [139] 正确答案.B
- [139] 难易度.中
- [139] 选项数.4
- [139] A.ADC
- [139] B.SBC

[139] C.ADD

[139] D.SUB

[140] 题型.判断题

[140] 题干.数据运算指令包括算术运算指令和逻辑运算指令两大类

[140] 正确答案.A

[140] 难易度.易

[140] 选项数.2

[140] A.正确

[140] B.错误

[141] 题型.判断题

[141] 题干.无条件转移指令只能用于段内直接转移

[141] 正确答案.B

[141] 难易度.中

[141] 选项数.2

[141] A.正确

[141] B.错误

[142] 题型.填空题

[142] 题干.用于程序设计的语言可分为机器语言、汇编语言和 ()
三种

[142] 难易度.中

[142] 选项数.1

[142] A.高级语言

[143] 题型.简答题

[143] 题干.汇编语言的特点有哪些

[143] 正确答案.A

[143] 难易度.难

[143] 选项数.1

[143] A.1)助记符指令与机器指令是一一对应的, 因此程序效率高, 占用存储空间小, 运行速度快, 且能反映计算机的实际运行情况, 所以用汇编语言能编写出最优化的程序。2)汇编语言是“面向机器”的语言, 编程比高级语言困难。3)汇编语言能直接访问存储器、输入与输出接口及扩展的各种芯片(比如 A/D、D/A 等), 也可直接处理中断, 即汇编语言能直接管理和控制硬件设备。4)汇编语言通用性差, 汇编语言和机器语言一样, 都面向具体的机器, 不同的单片机具有不同的指令系统, 不能通用。

[144] 题型.判断题

[144] 题干.汇编语言是面向机器的语言

[144] 正确答案.A

[144] 难易度.易

[144] 选项数.2

[144] A.正确

[144] B.错误

[145] 题型.单选题

[145] 题干.汇编语言是一种 ()

[145] 正确答案.A

[145] 难易度.中

[145] 选项数.4

[145] A.依赖于计算机的低级程序设计语言

[145] B.计算机能直接执行的程序设计语言

[145] C.独立于计算机的高级程序设计语言

[145] D.面向问题的程序设计语言

[146] 题型.填空题

[146] 题干.汇编指令有三种基本类型: 指令、伪指令和 ()

[146] 难度度.易

[146] 选项数.1

[146] A.宏指令

[147] 题型.单选题

[147] 题干.89C51 汇编语言指令格式中的非必须项有 ()

[147] 正确答案.B

[147] 难度度.易

[147] 选项数.4

[147] A.标号

[147] B.操作码

[147] C.操作数

[147] D.注释

[148] 题型.判断题

[148] 题干.汇编语言是面向计算机指令系统的，因此汇编语言程序可以由计算机直接执行

[148] 正确答案.B

[148] 难度度.易

[148] 选项数.2

[148] A.正确

[148] B.错误

[149] 题型.单选题

[149] 题干.下列指令中属于汇编语言伪指令的是 ()

[149] 正确答案.D

[149] 难度度.易

[149] 选项数.4

[149] A.JNB50H

[149] B.XCHDA, @R1

- [149] C.POPACC
 - [149] D.ORG1000H
-

- [150] 题型.判断题
 - [150] 题干.程序设计语言中的汇编语言是一种高级语言
 - [150] 正确答案.B
 - [150] 难易度.易
 - [150] 选项数.2
 - [150] A.正确
 - [150] B.错误
-

- [151] 题型.判断题
 - [151] 题干.由汇编语言写成的程序叫做汇编程序
 - [151] 正确答案.B
 - [151] 难易度.中
 - [151] 选项数.2
 - [151] A.正确
 - [151] B.错误
-

- [152] 题型.单选题
 - [152] 题干.在结构化程序设计方法中，采用的三种基本控制结构是顺序结构、（）和循环结构
 - [152] 正确答案.C
 - [152] 难易度.易
 - [152] 选项数.4
 - [152] A.复合结构
 - [152] B.重复结构
 - [152] C.分支结构
 - [152] D.递归结构
-

[153] 题型.判断题

[153] 题干.使用子程序时,不但可以从主程序调用子程序,子程序也可以调用其它子程序。

[153] 正确答案.A

[153] 难易度.易

[153] 选项数.2

[153] A.正确

[153] B.错误

[154] 题型.单选题

[154] 题干.有关对 FOR-ENDFOR 计数循环结构叙述正确的是()

[154] 正确答案.D

[154] 难易度.中

[154] 选项数.4

[154] A.循环次数是不定的

[154] B.循环体中的 LOOP 语句为跳出循环体

[154] C.循环体中的 LOOP 和 EXIT 语句的位置是固定的

[154] D.循环体中不应包括循环变量值的命令

[155] 题型.单选题

[155] 题干.程序设计语言是进行程序设计的工具,以下不属于程序设计语言的是 ()

[155] 正确答案.D

[155] 难易度.易

[155] 选项数.4

[155] A.汇编语言

[155] B.机器语言

[155] C.高级语言

[155] D.自然语言

[156] 题型.判断题
[156] 题干.中断向量地址是中断服务程序入口地址
[156] 正确答案.B
[156] 难易度.易
[156] 选项数.2
[156] A.正确
[156] B.错误

[157] 题型.判断题
[157] 题干.中断服务程序结束时, 可用 RET 指令代替 IRET 指令返回主程序
[157] 正确答案.B
[157] 难易度.易
[157] 选项数.2
[157] A.正确
[157] B.错误

[158] 题型.名词解释
[158] 题干.中断
[158] 正确答案.A
[158] 难易度.易
[158] 选项数.1
[158] A.通过硬件来改变 CPU 运行方向的一种技术

[159] 题型.单选题
[159] 题干.在中断服务程序中至少应有一条 ()
[159] 正确答案.D
[159] 难易度.易
[159] 选项数.4
[159] A.传送指令

- [159] B.转移指令
 - [159] C.加法指令
 - [159] D.中断返回指令
-

- [160] 题型.判断题
 - [160] 题干.一个主程序调用另一个主程序称为主程序嵌套
 - [160] 正确答案.B
 - [160] 难易度.易
 - [160] 选项数.2
 - [160] A.正确
 - [160] B.错误
-

- [161] 题型.判断题
 - [161] 题干.主程序与子程序的程序段可以互相调用
 - [161] 正确答案.B
 - [161] 难易度.中
 - [161] 选项数.2
 - [161] A.正确
 - [161] B.错误
-

- [162] 题型.单选题
 - [162] 题干.可编程序控制器可以通过 () 设定中断允许或禁止中断
 - [162] 正确答案.A
 - [162] 难易度.易
 - [162] 选项数.4
 - [162] A.程序
 - [162] B.手动
 - [162] C.硬件
 - [162] D.开关
-

[163] 题型.单选题

[163] 题干.引起中断的中断源分为五种，下述哪种不属于这五种中断源()

[163] 正确答案.B

[163] 难易度.中

[163] 选项数.4

[163] A.数据通道中断

[163] B.溢出中断

[163] C.时钟中断

[163] D.软件中断

[164] 题型.单选题

[164] 题干.MCS-51 单片机的外部中断 0 中断入口地址为 ()

[164] 正确答案.C

[164] 难易度.中

[164] 选项数.4

[164] A.000BH

[164] B.001BH

[164] C.0003H

[164] D.0013H

[165] 题型.单选题

[165] 题干.定时/计数器 T0 的中断入口地址是 () 。

[165] 正确答案.B

[165] 难易度.中

[165] 选项数.4

[165] A.0003H

[165] B.000BH

[165] C.0013H

[165] D.001BH

[166] 题型.判断题
[166] 题干.中断标志由均可由硬件清零
[166] 正确答案.B
[166] 难易度.易
[166] 选项数.2
[166] A.正确
[166] B.错误

[167] 题型.单选题
[167] 题干.T1 中断允许控制位为 ()
[167] 正确答案.B
[167] 难易度.易
[167] 选项数.4
[167] A.ET0
[167] B.ET1
[167] C.ES
[167] D.EX1

[168] 题型.单选题
[168] 题干.下面表示中断允许控制寄存器的是()
[168] 正确答案.B
[168] 难易度.易
[168] 选项数.4
[168] A.TCON
[168] B.IE
[168] C.IP
[168] D.SCON

[169] 题型.判断题

[169] 题干.中断允许控制寄存器中 EA 位的作用是使中断形成两级控制

[169] 正确答案.A

[169] 难易度.易

[169] 选项数.2

[169] A.正确

[169] B.错误

[170] 题型.单选题

[170] 题干.单片机响应中断的条件不包括 ()

[170] 正确答案.D

[170] 难易度.易

[170] 选项数.4

[170] A.中断源有请求

[170] B.中断允许寄存器 IE 相应位置 1

[170] C.EA=1

[170] D.EA=0

[171] 题型.判断题

[171] 题干.8051 单片机响应中断时,既要开分中断,还要开总中断

[171] 正确答案.A

[171] 难易度.易

[171] 选项数.2

[171] A.正确

[171] B.错误

[172] 题型.单选题

[172] 题干.89C51 单片机外部中断 0 开中断的指令是 ()

- [172] 正确答案.B
 - [172] 难易度.中
 - [172] 选项数.4
 - [172] A.SETB ET0
 - [172] B.SETB EX0
 - [172] C.CLR ET0
 - [172] D.SETB ET1
-

- [174] 题型.简答题
 - [174] 题干.简述响应中断与调用子程序的差别
 - [174] 正确答案.A
 - [174] 难易度.难
 - [174] 选项数.1
 - [174] A.(1)中断请求是随机的,在程序执行的任何时刻都可能请求;而子程序调用是由软件编排好的。(2)响应中断后,转去执行存放在固定地址的中断服务程序,而子程序的地址由软件设定。(3)中断响应是受控的,其响应时间会受一些因素影响;子程序响应时间是固定的。
-

- [175] 题型.判断题
 - [175] 题干.在一般情况下,8051单片机允许中断嵌套
 - [175] 正确答案.A
 - [175] 难易度.易
 - [175] 选项数.2
 - [175] A.正确
 - [175] B.错误
-

- [176] 题型.单选题
- [176] 题干.CPU 响应中断的时间是()

- [176] 正确答案.A
[176] 难易度.易
[176] 选项数.4
[176] A.一条指令结束
[176] B.外设提出中断
[176] C.取指周期结束
[176] D.程序执行结束
-

- [177] 题型.单选题
[177] 题干.程序中断处理中，中断程序的入口地址在（）中
[177] 正确答案.D
[177] 难易度.易
[177] 选项数.4
[177] A.中断控制器
[177] B.屏蔽寄存器
[177] C.状态寄存器
[177] D.中断向量
-

- [178] 题型.判断题
[178] 题干.STL 指令可以应用于中断程序及子程序中
[178] 正确答案.B
[178] 难易度.中
[178] 选项数.2
[178] A.正确
[178] B.错误
-

- [180] 题型.单选题
[180] 题干.引起中断的中断源有 5 种，分别为 I/O 中断，数据通道中断，时钟中断，程序中断和（）

- [180] 正确答案.B
- [180] 难易度.易
- [180] 选项数.4
- [180] A.存取越界中断
- [180] B.故障中断
- [180] C.奇偶校验错中断
- [180] D.数据溢出中断
-

- [182] 题型.单选题
- [182] 题干.可编程序控制器在中断程序执行中如果有新的中断发生()
()
- [182] 正确答案.B
- [182] 难易度.中
- [182] 选项数.4
- [182] A.中断正在执行的中断程序
- [182] B.不能中断正在执行的中断程序
- [182] C.若优先高一级则中断正在执行的中断程序
- [182] D.若优先低一级则中断正在执行的中断程序
-

- [183] 题型.判断题
- [183] 题干.8295 的特殊屏蔽方式, 对低于正在服务中断程序的中断请求给予响应处理
- [183] 正确答案.A
- [183] 难易度.易
- [183] 选项数.2
- [183] A.正确
- [183] B.错误
-

[184] 题型.判断题

[184] 题干.单片机定时器/计数器定时功能，是对时钟脉冲加 1 计数

[184] 正确答案.A

[184] 难易度.易

[184] 选项数.2

[184] A.正确

[184] B.错误

[185] 题型.单选题

[185] 题干.定时器/计数器作定时器时是对（）进行计数

[185] 正确答案.C

[185] 难易度.易

[185] 选项数.4

[185] A.外部脉冲

[185] B.低电平

[185] C.机器周期

[185] D.高电平

[187] 题型.单选题

[187] 题干.定时器/计数器工作于方式 1 时，其计数器为（）

[187] 正确答案.B

[187] 难易度.易

[187] 选项数.4

[187] A.8 位

[187] B.16 位

[187] C.14 位

[187] D.13 位

- [188] 题型.单选题
- [188] 题干.定时器/计数器工作方式 0 是 ()
- [188] 正确答案.C
- [188] 难易度.中
- [188] 选项数.4
- [188] A.自动装载的 8 位计数器结构
- [188] B.2 个 8 位计数器结构
- [188] C.13 位计数结构
- [188] D.16 位计数结构
-

- [189] 题型.判断题
- [189] 题干.定时器和计数器的工作原理均是对输入脉冲进行计数
- [189] 正确答案.A
- [189] 难易度.易
- [189] 选项数.2
- [189] A.正确
- [189] B.错误
-

- [190] 题型.单选题
- [190] 题干.8051 单片机中有 () 个定时器/计数器
- [190] 正确答案.B
- [190] 难易度.易
- [190] 选项数.4
- [190] A.一
- [190] B.二
- [190] C.三
- [190] D.四
-

- [191] 题型.单选题
- [191] 题干.定时器/计数器 T0、T1 以模式 1 工作时, 是 () 的定时

器或计数器

- [191] 正确答案.C
- [191] 难易度.易
- [191] 选项数.4
- [191] A.1 个 8 位
- [191] B.1 个 13 位
- [191] C.1 个 16 位
- [191] D.两个 8 位

-
- [192] 题型.判断题
 - [192] 题干.定时器/计数器工作方式 0 为 13 位定时/计数方式
 - [192] 正确答案.A
 - [192] 难易度.中
 - [192] 选项数.2
 - [192] A.正确
 - [192] B.错误

-
- [193] 题型.单选题
 - [193] 题干.8051 单片机的两个定时器/计数器是 ()
 - [193] 正确答案.C
 - [193] 难易度.易
 - [193] 选项数.4
 - [193] A.14 位加法计数器
 - [193] B.14 位减法计数器
 - [193] C.16 位加法计数器
 - [193] D.16 位减法计数器

-
- [194] 题型.单选题
 - [194] 题干.单片机的定时器/计数器工作方式 2 是 ()
 - [194] 正确答案.C

- [194] 难度度.中
 - [194] 选项数.4
 - [194] A.13 位计数结构
 - [194] B.8 位计数器结构
 - [194] C.2 个 8 位计数器结构
 - [194] D.16 位计数结构
-

- [195] 题型.判断题
 - [195] 题干.当电源失电时, 定时器与计数器均复位
 - [195] 正确答案.B
 - [195] 难度度.易
 - [195] 选项数.2
 - [195] A.正确
 - [195] B.错误
-

- [196] 题型.单选题
 - [196] 题干.下列不是 CPU 中标志寄存器控制标志的是 ()
 - [196] 正确答案.B
 - [196] 难度度.易
 - [196] 选项数.4
 - [196] A.DF
 - [196] B.OF
 - [196] C.IF
 - [196] D.TF
-

- [197] 题型.判断题
- [197] 题干.在 CPU 通过寄存器控制器访问片内外存储器时, D-BUS 便作为地址/数据切换的总线
- [197] 正确答案.B
- [197] 难度度.易

[197] 选项数.2

[197] A.正确

[197] B.错误

[198] 题型.单选题

[198] 题干.在寄存器寻址方式中,指定寄存器中存放的是 ()

[198] 正确答案.C

[198] 难易度.易

[198] 选项数.4

[198] A.操作数地址

[198] B.地址偏移量

[198] C.操作数

[198] D.转移地址

[199] 题型.判断题

[199] 题干.在 MCS-51 单片机内部, TMOD 为方式寄存器, 主要用来控制定时器的工作方式

[199] 正确答案.A

[199] 难易度.易

[199] 选项数.2

[199] A.正确

[199] B.错误

[200] 题型.判断题

[200] 题干.定时器方式寄存器 TMOD 的作用是选择定时器的工作方式

[200] 正确答案.A

[200] 难易度.中

[200] 选项数.2

[200] A.正确

[200] B.错误

[201] 题型.单选题

[201] 题干.定时器方式控制寄存器 TMOD 中 M1M0 两位为 10 时, 单片机按方式 () 工作

[201] 正确答案.C

[201] 难易度.易

[201] 选项数.4

[202] 题型.单选题

[202] 题干.MCS-51 单片机复位后定时器方式控制寄存器 TMOD 的值是 ()

[202] 正确答案.A

[202] 难易度.中

[202] 选项数.4

[202] A.00H

[202] B.0FFH

[202] C.80H

[202] D.11H

[203] 题型.单选题

[203] 题干.特殊功能寄存器 TMOD 是 ()

[203] 正确答案.B

[203] 难易度.中

[203] 选项数.4

[203] A.程序状态寄存器

[203] B.定时器方式寄存器

[203] C.堆栈指针寄存器

[203] D.定时器控制寄存器

[204] 题型.单选题

[204] 题干.MCS51 中 TMOD 是什么寄存器:

[204] 正确答案.C

[204] 难易度.易

[204] 选项数.4

[204] A.定时/计数控制

[204] B.电源控制

[204] C.串行通信控制

[204] D.定时/计数模式

[205] 题型.判断题

[205] 题干.TMOD 是一个即可以位寻址又可以字节寻址的特殊功能寄存器

[205] 正确答案.B

[205] 难易度.易

[205] 选项数.2

[205] A.正确

[205] B.错误

[206] 题型.名词解释

[206] 题干.通讯

[206] 正确答案.A

[206] 难易度.中

[206] 选项数.1

[206] A.计算机与计算机之间、计算机与外界 (I/O 设备) 之间的信息交换称作通讯。

[207] 题型.填空题

[207] 题干.通讯的方法有并行通讯和 ()

[207] 难度度.易
[207] 选项数.1
[207] A.串行通讯

[208] 题型.简答题
[208] 题干.串行通讯有哪几种基本传送方式
[208] 正确答案.A
[208] 难度度.中
[208] 选项数.1
[208] A.1、单工传送方式 2、半双工传送方式 3、全双工传送方式

[209] 题型.填空题
[209] 题干.串行通讯类型按数据的传递方式不同，可分为同步通讯与（）
[209] 难度度.易
[209] 选项数.1
[209] A.异步通讯

[210] 题型.判断题
[210] 题干.异步通讯的数据格式是以字符为单位
[210] 正确答案.B
[210] 难度度.易
[210] 选项数.2
[210] A.正确
[210] B.错误

[211] 题型.单选题
[211] 题干.波特率是用于描述（）的传输速率
[211] 正确答案.A
[211] 难度度.易

- [211] 选项数.4
 - [211] A.串行通信数据
 - [211] B.并行通信数据
 - [211] C.同步串行通信数据
 - [211] D.异步串行通信数据
-

- [212] 题型.单选题
 - [212] 题干.传输速率有两种度量单位, 即“波特率”和 ()
 - [212] 正确答案.C
 - [212] 难易度.易
 - [212] 选项数.4
 - [212] A.全宽码
 - [212] B.归零率
 - [212] C.比特率
 - [212] D.调节率
-

- [213] 题型.单选题
 - [213] 题干.用 MCS-51 串行口扩展并行 I/O 口时, 串行口工作方式应选择 ()
 - [213] 正确答案.A
 - [213] 难易度.易
 - [213] 选项数.4
 - [213] A.方式 0
 - [213] B.方式 1
 - [213] C.方式 2
 - [213] D.方式 3
-

- [214] 题型.单选题
- [214] 题干.当串行口向单片机的 CPU 发出中断请求时, 串行口中断入口地址是 ()

[214] 正确答案.C

[214] 难易度.中

[214] 选项数.4

[214] A.000BH

[214] B.001BH

[214] C.0023H

[214] D.0013H

[216] 题型.单选题

[216] 题干.MCS-51 单片机串行口发送/接收中断源的工作过程是：当串行口接收或发送完一帧数据时，将 SCON 中的 ()，向 CPU 申请中断

[216] 正确答案.A

[216] 难易度.中

[216] 选项数.4

[216] A.RI 或 TI 置 1

[216] B.RI 或 TI 置 0

[216] C.RI 置 1 或 TI 置 0

[216] D.RI 置 0 或 TI 置 1

[217] 题型.判断题

[217] 题干.由于 MCS-51 单片机的串行口的数据发送和接收缓冲器都是 SBUF，所以其串行口不能同时发送和接收数据，即不是全双工的串行口

[217] 正确答案.B

[217] 难易度.中

[217] 选项数.2

[217] A.正确

[217] B.错误

[218] 题型.单选题
[218] 题干.SBUF 的中文含义是 ()
[218] 正确答案.D
[218] 难易度.易
[218] 选项数.4
[218] A.串行接口
[218] B.串行口控制寄存器
[218] C.RS-232 接口
[218] D.串行数据缓冲器

[219] 题型.单选题
[219] 题干.MCS—51 的串行数据缓冲器 SBUF 用于 ()
[219] 正确答案.B
[219] 难易度.中
[219] 选项数.4
[219] A.存放运算中间结果
[219] B.存放待发送或已接收到的数据
[219] C.暂存数据和地址
[219] D.存放待调试的程序

[220] 题型.判断题
[220] 题干.串行口数据缓冲器 SBUF 是可以直接寻址的专用寄存器
[220] 正确答案.A
[220] 难易度.易
[220] 选项数.2
[220] A.正确
[220] B.错误

[221] 题型.判断题

[221] 题干.串行通讯发送时, 指令把 TB8 位的状态送入发送 SBUF

[221] 正确答案.A

[221] 难易度.易

[221] 选项数.2

[221] A.正确

[221] B.错误

[222] 题型.判断题

[222] 题干.在串行通讯中, 波特率的含义为每秒传送的数据位数, 或 bit/s, 或每个数据位时宽 (或宽度) 的倒数

[222] 正确答案.A

[222] 难易度.中

[222] 选项数.2

[222] A.正确

[222] B.错误

[223] 题型.单选题

[223] 题干.多机通讯的通讯协议设定两机间放入通讯波特率为 ()

[223] 正确答案.C

[223] 难易度.易

[223] 选项数.4

[223] A.1200

[223] B.1800

[223] C.2400

[223] D.2600

[224] 题型.判断题

[224] 题干.多机通讯系统中, 由主机主动与各从机进行通信

[224] 正确答案.A

[224] 难度度.易

[224] 选项数.2

[224] A.正确

[224] B.错误

[225] 题型.判断题

[225] 题干.在主从式多机通信结构中，所有从机通信必须经过主机

[225] 正确答案.A

[225] 难度度.易

[225] 选项数.2

[225] A.正确

[225] B.错误

[226] 题型.判断题

[226] 题干.RS232 通讯距离比 RS422 的长

[226] 正确答案.B

[226] 难度度.易

[226] 选项数.2

[226] A.正确

[226] B.错误

[227] 题型.单选题

[227] 题干.PLC 设计规范中，RS232 通讯的距离是（）

[227] 正确答案.D

[227] 难度度.易

[227] 选项数.4

[227] A.1300m

[227] B.200m

[227] C.30m

[227] D.15m

[228] 题型.判断题

[228] 题干.串口主要有 3 种接口类型 RS232、RS422、RS485

[228] 正确答案.A

[228] 难易度.中

[228] 选项数.2

[228] A.正确

[228] B.错误

[229] 题型.单选题

[229] 题干.RS232 是个人计算机上的通讯接口之一，由电子工业协会 (Electronic Industries Association, EIA) 所制定的 () 接口

[229] 正确答案.A

[229] 难易度.中

[229] 选项数.4

[229] A.异步传输标准

[229] B.同步传输标准

[229] C.UDMA 标准

[229] D.ATA 模式标准

[230] 题型.单选题

[230] 题干.RS232 接口也称 ()

[230] 正确答案.B

[230] 难易度.易

[230] 选项数.4

[230] A.网络接口

[230] B.串行接口

[230] C.RJ45

[230] D.并行接口

- [231] 题型.单选题
- [231] 题干.RS232 串口定义是 ()
- [231] 正确答案.A
- [231] 难易度.易
- [231] 选项数.4
- [231] A.2 收 3 发 5 地
- [231] B.2 发 3 收 5 地
- [231] C.2 地 3 收 5 发
- [231] D.2 发 3 地 5 收

-
- [232] 题型.判断题
- [232] 题干.计算机和电源设备监控单元通信时是通过 RS232 串口来连接的, 此时计算机的通讯波特率不需要设定就可以通讯了
- [232] 正确答案.B
- [232] 难易度.易
- [232] 选项数.2
- [232] A.正确
- [232] B.错误

-
- [233] 题型.名词解释
- [233] 题干.单片机最小系统
- [233] 正确答案.A
- [233] 难易度.中
- [233] 选项数.1
- [233] A.以单片机为核心, 配合相应的外部设备 (即 I/O 设备) ,在监控或应用程序的控制下能够实现某些功能、完成某些任务的单片机系统

-
- [234] 题型.简答题
- [234] 题干.简述单片机最小系统的设计原则

[234] 正确答案.A

[234] 难易度.中

[234] 选项数.1

[234] A.尽可能地利用单片机的片内资源，以完成任务、实现功能时“够用”为目的。

[237] 题型.判断题

[237] 题干.单片机中断系统中，只要有中断源申请中断就可中断了

[237] 正确答案.B

[237] 难易度.易

[237] 选项数.2

[237] A.正确

[237] B.错误

[238] 题型.判断题

[238] 题干.MCS-51 系统可以没有复位电路

[238] 正确答案.B

[238] 难易度.易

[238] 选项数.2

[238] A.正确

[238] B.错误

[239] 题型.名词解释

[239] 题干.系统扩展

[239] 正确答案.A

[239] 难易度.中

[239] 选项数.1

[239] A.是指单片微机内部各功能部件不能满足应用系统要求时,在片外连接相应的外围芯片以满足应用系统要求

[240] 题型.判断题

[240] 题干.对于单片机系统扩展的方法有并行扩展法和串行扩展法两种

[240] 正确答案.A

[240] 难易度.中

[240] 选项数.2

[240] A.正确

[240] B.错误

[242] 题型.判断题

[242] 题干.用 MCS-51 串行口扩展并行 I/O 口时, 串行口工作方式应选择工作方式 0

[242] 正确答案.A

[242] 难易度.易

[242] 选项数.2

[242] A.正确

[242] B.错误

[243] 题型.判断题

[243] 题干.MCS-51 有 4 个并行 I/O 口

[243] 正确答案.A

[243] 难易度.易

[243] 选项数.2

[243] A.正确

[243] B.错误

[244] 题型.单选题

[244] 题干.EPROM 芯片 2764 在寻址时需要 () 根地址线

[244] 正确答案.D

[244] 难易度.中

[244] 选项数.4

[245] 题型.判断题

[245] 题干.SPI 总线又称为同步串行外设接口, 它允许 MCU 与各种外设以串行方式进行通信

[245] 正确答案.A

[245] 难易度.易

[245] 选项数.2

[245] A.正确

[245] B.错误

[246] 题型.单选题

[246] 题干.关于串行外设接口 SPI 的叙述中, 错误的是 ()

[246] 正确答案.D

[246] 难易度.中

[246] 选项数.4

[246] A.SPI 一般使用 4 条信号线: SCK、MISO、MOSI 和 SSEL

[246] B.采用 SPI 可以构成 “一主一从式” 系统

[246] C.采用 SPI 可以构成 “一主多从式” 系统

[246] D.采用 SPI 不能构成 “多主多从式” 系统

[247] 题型.判断题

[247] 题干.串行异步接口的双向工作方式指的是在串行接口上可同时发送和接收串行数据。

[247] 正确答案.A

[247] 难易度.中

[247] 选项数.2

[247] A.正确

[247] B.错误

[248] 题型.判断题

[248] 题干.同步串行传送能够得到比异步串行传送高的传输速率

[248] 正确答案.A

[248] 难易度.易

[248] 选项数.2

[248] A.正确

[248] B.错误

[249] 题型.单选题

[249] 题干.串行通信包括四种工作方式，不是用于异步串行通信的为（）

[249] 正确答案.A

[249] 难易度.易

[249] 选项数.4

[249] A.方式 0

[249] B.方式 1

[249] C.方式 2

[249] D.方式 3

[250] 题型.判断题

[250] 题干.键盘与微处理器的接口包括硬件与软件两部分

[250] 正确答案.A

[250] 难易度.易

[250] 选项数.2

[250] A.正确

[250] B.错误

[251] 题型.填空题

[251] 题干.非编码键盘分为独立式键盘和 ()

[251] 难易度.易

[251] 选项数.1

[251] A.矩阵式键盘

[254] 题型.单选题

[254] 题干.在矩阵式键盘结构中，为了能识别同时按下的多个按键，应该使用()

[254] 正确答案.A

[254] 难易度.易

[254] 选项数.4

[254] A.动态扫描法

[254] B.线路反向法

[254] C.静态扫描法

[254] D.以上都不对

[255] 题型.单选题

[255] 题干.LED 灯又被称 ()

[255] 正确答案.C

[255] 难易度.易

[255] 选项数.4

[255] A.半导体激光器

[255] B.导体激光器

[255] C.发光二极管

[255] D.发光器件

[256] 题型.判断题

[256] 题干.LED 驱动电源是指把电源供应转化为特定的电压电流以驱动 LED 发光的电源转换器

[256] 正确答案.A

[256] 难易度.易

[256] 选项数.2

[256] A.正确

[256] B.错误

[257] 题型.判断题

[257] 题干.LED 数码管属于电压控制型器件

[257] 正确答案.B

[257] 难易度.中

[257] 选项数.2

[257] A.正确

[257] B.错误

[259] 题型.判断题

[259] 题干.在单片机应用系统中, LED 数码管显示电路通常有静态和动态显示方式

[259] 正确答案.A

[259] 难易度.易

[259] 选项数.2

[259] A.正确

[259] B.错误

[261] 题型.判断题

[261] 题干.D/A 转换器就是模/数转换器, A/D 转换器就是数/模转

换器

[261] 正确答案.B

[261] 难易度.易

[261] 选项数.2

[261] A.正确

[261] B.错误

[263] 题型.单选题

[263] 题干.双积分式 A/D 转换器在 A/D 转换过程中 ()

[263] 正确答案.A

[263] 难易度.易

[263] 选项数.4

[263] A.采样阶段时间固定

[263] B.测量阶段时间固定

[263] C.转换周期固定

[263] D.被测电压固定

[264] 题型.判断题

[264] 题干.A / D 转换器是交直流转换器

[264] 正确答案.B

[264] 难易度.易

[264] 选项数.2

[264] A.正确

[264] B.错误

[265] 题型.单选题

[265] 题干.以下四种转换器, () 是 A/D 转换器且转换速度最高

[265] 正确答案.A

[265] 难易度.中

- [265] 选项数.4
- [265] A.并联比较型
- [265] B.逐次逼近型
- [265] C.双积分型
- [265] D.施密特触发器

-
- [266] 题型.判断题
 - [266] 题干.直接式 A/D 转换速度快, VFC 式 A/D 转换速度较慢
 - [266] 正确答案.A
 - [266] 难易度.中
 - [266] 选项数.2
 - [266] A.正确
 - [266] B.错误

-
- [267] 题型.单选题
 - [267] 题干.DA 转换的主要作用是 ()
 - [267] 正确答案.B
 - [267] 难易度.易
 - [267] 选项数.4
 - [267] A.模拟量转换为数字量
 - [267] B.数字量转换为模拟量
 - [267] C.定时
 - [267] D.隔离

-
- [268] 题型.判断题
 - [268] 题干.DAC0832 是 8 位分辨率的 D/A 转换芯片
 - [268] 正确答案.A
 - [268] 难易度.易
 - [268] 选项数.2

[268] A.正确

[268] B.错误
