

嵌入式系统-题库

[1] 题型.判断题

[1] 题干.IEEE 为嵌入到对象体系中的专用计算机系统

[1] 正确答案.A

[1] 难易度.易

[1] 选项数.2

[1] A.正确

[1] B.错误

[2] 题型.简答题

[2] 题干.简述嵌入式系统的特点

[2] 正确答案.A

[2] 难易度.中

[2] 选项数.1

[2] A.1.专用的计算机系统 2.对环境的要求特殊 3. 必须是能满足对系统控制要求的计算机系统 4.是集计算机技术与各行业于一体的集成系统 5. 具有较长的生命周期 6. 软件固体在非易失性存储器中 7. 实时性要求 8. 需专用开发环境和开发工具进行设计

[3] 题型.单选题

[3] 题干.初入嵌入式系统是 ()

[3] 正确答案.B

[3] 难易度.易

[3] 选项数.4

[3] A.单片机为核心

[3] B.以嵌入式微处理器为基础

[3] C.以嵌入式操作系统为标志

[3] D.以 Internet 为标志

- [4] 题型.判断题
- [4] 题干.联网是嵌入式系统发展的必然趋势
- [4] 正确答案.A
- [4] 难易度.易
- [4] 选项数.2
- [4] A.正确
- [4] B.错误
-

- [6] 题型.判断题
- [6] 题干.嵌入式处理器是嵌入式系统的核心
- [6] 正确答案.A
- [6] 难易度.易
- [6] 选项数.2
- [6] A.正确
- [6] B.错误
-

- [8] 题型.单选题
- [8] 题干.嵌入式微控制器相比嵌入式微处理器的最大特点 ()
- [8] 正确答案.B
- [8] 难易度.易
- [8] 选项数.4
- [8] A.体积大大减小
- [8] B.单片化
- [8] C.功耗低
- [8] D.成本高
-

- [9] 题型.判断题
- [9] 题干.ARM 是 ARM 公司生产的一款芯片

[9] 正确答案.A

[9] 难易度.易

[9] 选项数.2

[9] A.正确

[9] B.错误

[10] 题型.单选题

[10] 题干.ARM 嵌入式系统中, PC 指向的是正在 () 的指令地址

[10] 正确答案.C

[10] 难易度.易

[10] 选项数.4

[10] A.执行

[10] B.译码

[10] C.取指

[10] D.都不是

[11] 题型.单选题

[11] 题干.下面是基于 ARM 内核的嵌入式芯片中有关 GPIO 的叙述, 其中错误的是 ()

[11] 正确答案.D

[11] 难易度.中

[11] 选项数.4

[11] A.GPIO 作为输入接口时具有缓冲功能

[11] B.GPIO 作为输出接口时具有锁存功能

[11] C.GPIO 的引脚一般是多功能复用的

[11] D.GPIO 一般只具有 0 态和 1 态, 不具有高阻状态

[12] 题型.单选题

[12] 题干.微控制器是指 ()

[12] 正确答案.D

- [12] 难度.易
 - [12] 选项数.4
 - [12] A.微处理器
 - [12] B.微型计算机
 - [12] C.单微机
 - [12] D.单片机
-

[13] 题型.填空题

[13] 题干.嵌入式系统是一种专用的计算机应用系统,当然应该包括嵌入式系统的硬件和 () 两大部分

- [13] 难度.易
 - [13] 选项数.1
 - [13] A.软件
-

[15] 题型.单选题

[15] 题干.CISC 的含义是 ()

- [15] 正确答案.D
 - [15] 难度.易
 - [15] 选项数.4
 - [15] A.复杂计算机运算系统
 - [15] B.复杂指令运算系统
 - [15] C.复杂网络系统主机
 - [15] D.复杂指令计算机
-

[16] 题型.单选题

[16] 题干.CISC 结构处理器以 () 为中心

- [16] 正确答案.C
- [16] 难度.中
- [16] 选项数.4

- [16] A.运算器
 - [16] B.存储器
 - [16] C.微程序控制器
 - [16] D.硬连线控制器
-

- [17] 题型.填空题
 - [17] 题干.RISC 是指 ()
 - [17] 难易度.中
 - [17] 选项数.1
 - [17] A.精简指令计算机
-

- [19] 题型.单选题
 - [19] 题干.RISC 思想主要基于的是()
 - [19] 正确答案.B
 - [19] 难易度.中
 - [19] 选项数.4
 - [19] A.减少指令的平均执行周期数
 - [19] B.减少指令的复杂程度
 - [19] C.减少硬件的复杂程度
 - [19] D.便于编译器编写
-

- [21] 题型.单选题
- [21] 题干.哈佛结构和冯诺依曼结构的区别是 ()
- [21] 正确答案.A
- [21] 难易度.中
- [21] 选项数.4
- [21] A.指令和数据分开存储
- [21] B.不需要程序计数器

- [21] C.统一编址
- [21] D.单一数据总线

-
- [22] 题型.单选题
 - [22] 题干.形成冯.诺伊曼计算机基本结构是在 ()
 - [22] 正确答案.A
 - [22] 难易度.中
 - [22] 选项数.4
 - [22] A.第一代计算机
 - [22] B.第二代计算机
 - [22] C.第三代计算机
 - [22] D.第四代计算机

-
- [23] 题型.单选题
 - [23] 题干.奔腾芯片的哈佛结构是指()
 - [23] 正确答案.D
 - [23] 难易度.中
 - [23] 选项数.4
 - [23] A.内置 U、V 两条流水线
 - [23] B.细化流水, 提高主频
 - [23] C.内置一个目标分支缓存器
 - [23] D.指令与数据分开的两个缓存

-
- [24] 题型.单选题
 - [24] 题干.下面关于哈佛结构描述正确的是 ()
 - [24] 正确答案.A
 - [24] 难易度.中
 - [24] 选项数.4
 - [24] A.程序存储空间与数据存储空间分离
 - [24] B.存储空间与 IO 空间分离

- [24] C.程序存储空间与数据存储空间合并
 - [24] D.存储空间与 IO 空间合并
-

[25] 题型.判断题

[25] 题干.哈佛结构的特点是数据总线和程序总线分开

[25] 正确答案.A

[25] 难易度.中

[25] 选项数.2

[25] A.正确

[25] B.错误

[26] 题型.名词解释

[26] 题干.内核

[26] 正确答案.A

[26] 难易度.中

[26] 选项数.1

[26] A.内核是指处理器内部核心部件,通常指的是一种设计技术,并不是一种芯片,内核的设计一般追求高速度、低功耗、易于集成。

[27] 题型.单选题

[27] 题干.ARM 指令系统采用 () 指令

[27] 正确答案.C

[27] 难易度.易

[27] 选项数.4

[27] A.单地址

[27] B.双地址

[27] C.三地址

[27] D.四地址

- [28] 题型.判断题
- [28] 题干.ARM 指令集是 32 位的
- [28] 正确答案.A
- [28] 难易度.易
- [28] 选项数.2
- [28] A.正确
- [28] B.错误
-

- [29] 题型.单选题
- [29] 题干.对 ARM 处理器说法不正确的是 ()
- [29] 正确答案.D
- [29] 难易度.中
- [29] 选项数.4
- [29] A.小体积、低功耗、低成本、高性能
- [29] B.支持 Thumb (16 位) /ARM (32 位) 双指令集
- [29] C.只有 Load/Store 指令可以访问存储器
- [29] D.寻址方式多而复杂
-

- [30] 题型.判断题
- [30] 题干.所有 ARM 指令都使用 4 位的条件编码来决定指令是否执行,以解决指令执行的条件判断
- [30] 正确答案.A
- [30] 难易度.易
- [30] 选项数.2
- [30] A.正确
- [30] B.错误
-

- [31] 题型.判断题
- [31] 题干.ARM 微处理器的指令集是加载/存储型的,即指令集仅能处理寄存器中的数据

[31] 正确答案.A

[31] 难易度.易

[31] 选项数.2

[31] A.正确

[31] B.错误

[32] 题型.填空题

[32] 题干.ARM 核有两个指令集，分别是 ARM、（）

[32] 难易度.易

[32] 选项数.1

[32] A.Thumb

[33] 题型.判断题

[33] 题干.ARM 微处理器采用 RISC 指令集，使用大量的寄存器

[33] 正确答案.A

[33] 难易度.易

[33] 选项数.2

[33] A.正确

[33] B.错误

[34] 题型.简答题

[34] 题干.ARM 微处理器的指令集有哪六类

[34] 正确答案.A

[34] 难易度.中

[34] 选项数.1

[34] A.ARM 微处理器的指令集可以分为分支指令、数据处理指令、程序状态寄存器(CPSR)处理指令、加载/存储指令、协处理器指令和异常产生指令。

[35] 题型.单选题

[35] 题干.ARM 处理器比较无符号数大小时是根据 () 标志位来判断的

[35] 正确答案.C

[35] 难易度.易

[35] 选项数.4

[35] A.C 和 N

[35] B.C 和 V

[35] C.C 和 Z

[35] D.Z 和 V

[36] 题型.单选题

[36] 题干.ARM9 的寻址方式有 () 种

[36] 正确答案.D

[36] 难易度.易

[36] 选项数.4

[37] 题型.名词解释

[37] 题干.寻址方式

[37] 正确答案.A

[37] 难易度.中

[37] 选项数.1

[37] A.所谓寻址方式就是处理器根据指令中给出的地址信息来寻找物理地址的方式

[39] 题型.单选题

[39] 题干.立即寻址是指 ()

[39] 正确答案.B

[39] 难易度.中

- [39] 选项数.4
 - [39] A.指令中直接给出操作数地址
 - [39] B.指令中直接给出操作数
 - [39] C.指令中间接给出操作数
 - [39] D.指令中间接给出操作数地址
-

- [40] 题型.判断题
 - [40] 题干.立即寻址方式中, 数据放在指令中地址部分
 - [40] 正确答案.A
 - [40] 难易度.易
 - [40] 选项数.2
 - [40] A.正确
 - [40] B.错误
-

- [41] 题型.判断题
 - [41] 题干.寄存器寻址是利用寄存器中的数值作为操作数寻址的一种方式,此方式执行效率较高,经常被各种处理器采用
 - [41] 正确答案.A
 - [41] 难易度.中
 - [41] 选项数.2
 - [41] A.正确
 - [41] B.错误
-

- [42] 题型.单选题
- [42] 题干.采用寄存器寻址方式时, ()
- [42] 正确答案.D
- [42] 难易度.中
- [42] 选项数.4
- [42] A.对 16 位操作数来说, 寄存器只能采用 AX, BX, CX, DX
- [42] B.只能对源操作数采用寄存器寻址方式

- [42] C.比直接寻址方式的指令执行速度要慢
[42] D.操作就在 CPU 内部进行, 不需要使用总线周期
-

- [43] 题型.判断题
[43] 题干.寄存器寻址其运算速度较低
[43] 正确答案.B
[43] 难易度.易
[43] 选项数.2
[43] A.正确
[43] B.错误
-
-

- [46] 题型.单选题
[46] 题干.以下 ARM 处理器的指令或伪指令错误的是 ()
[46] 正确答案.B
[46] 难易度.中
[46] 选项数.4
[46] A.MOVR1, R2
[46] B.LDRR1, #0x12345678
[46] C.LDRR1, =0x00000020
[46] D.ADCR1, R2, R3
-

- [47] 题型.单选题
[47] 题干. () 用于定义一个结构化的内存表首地址
[47] 正确答案.B
[47] 难易度.易
[47] 选项数.4
[47] A.DCQ
[47] B.MAP

[47] C.FIELD

[47] D.DCFS

[48] 题型.判断题

[48] 题干.汇编控制伪指令用于控制汇编程序的执行流程

[48] 正确答案.A

[48] 难易度.易

[48] 选项数.2

[48] A.正确

[48] B.错误

[49] 题型.单选题

[49] 题干.以下 ARM 的汇编语句属于寄存器寻址的是 ()

[49] 正确答案.B

[49] 难易度.中

[49] 选项数.4

[49] A.LDRR0, [R1]

[49] B.MOVR0, R1

[49] C.MOVR0, #0x20

[49] D.LDMIBR0, {R1-R7}

[52] 题型.判断题

[52] 题干.运算符的优先级和结合性可以确定表达式的计算顺序

[52] 正确答案.A

[52] 难易度.易

[52] 选项数.2

[52] A.正确

[52] B.错误

[53] 题型.判断题

[53] 题干.在表达式中, 运算符两端的数据类型要求一致

[53] 正确答案.B

[53] 难易度.易

[53] 选项数.2

[53] A.正确

[53] B.错误

[54] 题型.单选题

[54] 题干.在下列表达式中, 属于逻辑表达式的是 ()

[54] 正确答案.C

[54] 难易度.中

[54] 选项数.4

[54] A. $x >= 60 == 1$

[54] B. $x+60*(x > 60)$

[54] C. $x >= 60 \ \&\& \ x < 70 || x == 50$

[54] D. $x = (x >= 60)$

[55] 题型.单选题

[55] 题干.关于 ARM 汇编和 C 语言混合编程下列错误的是 ()

[55] 正确答案.D

[55] 难易度.中

[55] 选项数.4

[55] A.C 语言中可以直接嵌入某些汇编指令

[55] B.C 语言中可以调用汇编的子程序

[55] C.汇编程序中可以调用 C 语言的函数

[55] D.C 语言嵌入的汇编指令时, 不可以使用 C 的变量

[56] 题型.单选题

[56] 题干.ARM 汇编程序中, 代码段的定义应用使用 () 伪指令

[56] 正确答案.A

[56] 难易度.易

[56] 选项数.4

[56] A.AREA

[56] B.DCB

[56] C.MACRO

[56] D.GBLA

[57] 题型.判断题

[57] 题干.在 ARM 汇编语言程序中,子程序的调用一般是通过 BL 指令来实现的

[57] 正确答案.A

[57] 难易度.易

[57] 选项数.2

[57] A.正确

[57] B.错误

[59] 题型.填空题

[59] 题干.C 提供的预处理功能主要有以下三种:宏定义、文件包含和 ()

[59] 难易度.易

[59] 选项数.1

[59] A.条件编译

[60] 题型.名词解释

[60] 题干.SOC

[60] 正确答案.A

[60] 难易度.中

[60] 选项数.1

[60] A.SOC 即 System On Chip,被称为系统级芯片或者片上系统,它是一种面向应用系统的集成电路,包含完整系统的绝大部分功能部件。

[61] 题型.判断题

[61] 题干.SOC 嵌入式微处理器就是一种超大规模集成电路系统,它将许多功能模块做在一个单一的芯片上

[61] 正确答案.A

[61] 难易度.中

[61] 选项数.2

[61] A.正确

[61] B.错误

[64] 题型.单选题

[64] 题干.直流稳压电源和直流稳流电源的特点是()

[64] 正确答案.A

[64] 难易度.中

[64] 选项数.4

[64] A.前者输出阻抗低,后者输出阻抗高

[64] B.输出阻抗都高

[64] C.前者输出阻抗高,后者输出阻抗低

[64] D.输出阻抗都低

[65] 题型.单选题

[65] 题干.下列电路中不属于时序电路的是 ()

[65] 正确答案.C

- [65] 难度.易
 - [65] 选项数.4
 - [65] A.同步计数器
 - [65] B.数码寄存器
 - [65] C.组合逻辑电路
 - [65] D.异步计数器
-

- [66] 题型.单选题
 - [66] 题干.从电路结构上看, 时序电路必须含有 ()
 - [66] 正确答案.B
 - [66] 难度.易
 - [66] 选项数.4
 - [66] A.门电路
 - [66] B.存储电路
 - [66] C.RC 电路
 - [66] D.译码电路
-

- [67] 题型.判断题
 - [67] 题干.S3C2410 的时钟控制逻辑能够产生系统所需要的时钟,包括 CPU 的 FCLK,AHB 总线接口的 HCLK,和 APB 总线接口的 PCLK
 - [67] 正确答案.A
 - [67] 难度.易
 - [67] 选项数.2
 - [67] A.正确
 - [67] B.错误
-

- [68] 题型.判断题
- [68] 题干.主时钟源由一个外部晶振或者外部时钟产生
- [68] 正确答案.A
- [68] 难度.易

[68] 选项数.2

[68] A.正确

[68] B.错误

[70] 题型.判断题

[70] 题干.在 S3C2410 中,功率功率模块通过软件控制系统时钟来达到降低功耗的目的

[70] 正确答案.A

[70] 难易度.易

[70] 选项数.2

[70] A.正确

[70] B.错误

[71] 题型.判断题

[71] 题干.一般处理器提供大量的断点寄存器用于 JTAG 探测器调试

[71] 正确答案.B

[71] 难易度.易

[71] 选项数.2

[71] A.正确

[71] B.错误

[72] 题型.单选题

[72] 题干.下面关于 JTAG 的叙述中, 错误的是 ()

[72] 正确答案.B

[72] 难易度.中

[72] 选项数.4

[72] A.JTAG 技术是一种嵌入式测试技术

[72] B.大多数 ARM 嵌入式处理器芯片不包含 JTAG 接口

- [72] C.多个器件可以通过 JTAG 接口串联在一起进行测试
- [72] D.通过芯片的 JTAG 接口可以实现在线编程功能
-

[73] 题型.判断题

[73] 题干.嵌入式常用的调试方法和设备有全系统仿真器、驻留监控程序、在线仿真器、JTAG 仿真器和其他调试方法

[73] 正确答案.A

[73] 难易度.易

[73] 选项数.2

[73] A.正确

[73] B.错误

[74] 题型.单选题

[74] 题干.S3C2410 有 () 个 USB 接口

[74] 正确答案.B

[74] 难易度.易

[74] 选项数.4

[75] 题型.单选题

[75] 题干.S3C2410 芯片的寄存器组有 ()

[75] 正确答案.D

[75] 难易度.中

[75] 选项数.4

[75] A.7 个寄存器

[75] B.17 个寄存器

[75] C.27 个寄存器

[75] D.37 个寄存器

[76] 题型.简答题

[76] 题干.简述 S3C2410 的存储空间的分配方法。

[76] 正确答案.A

[76] 难易度.中

[76] 选项数.1

[76] A.S3C2410 芯片采用的是 ARM920T 核，地址空间总共为 4G。其中，1GB 地址空间用于支持外部存储器的链接，此部分被分成 8 个存储块，每块 128MB。另外的空间有一小部分用于 I/O 端口或部件的寻址，其他的地址空间没有用到。

[77] 题型.单选题

[77] 题干.S3C2410 提供的符合 IIC 协议的设备连接串行连接线为 ()

[77] 正确答案.C

[77] 难易度.中

[77] 选项数.4

[77] A.SCL 和 RTX

[77] B.RTX 和 RCX

[77] C.SCL 和 SDA

[77] D.SDA 和 RCX

[78] 题型.单选题

[78] 题干.下面关于 S3C2410 的 UART 的叙述中，错误的是 ()

[78] 正确答案.D

[78] 难易度.中

[78] 选项数.4

[78] A.通过对 UART 线路控制寄存器的设置，可决定该 UART 通信时是否采用奇偶校验

[78] B.UART 的特殊功能寄存器中，除 UART 线路控制寄存器外，还有 UART 控制寄存器等

[78] C.通过 UART 发送/接收状态寄存器可了解 UART 的发送移位寄存器和发送缓冲器等状态

[78] D.UART 的波特率发生器只能对 PCLK 时钟进行分频获得通信所需的波特率

[79] 题型.单选题

[79] 题干.嵌入式存储器系统设计中，一般使用三种存储器接口电路：NOR Flash 接口、NAND Flash 接口和 SDRAM 接口电路，以下叙述中错误的是（）

[79] 正确答案.C

[79] 难易度.中

[79] 选项数.4

[79] A.系统引导程序可以放在 NOR Flash 中，也可以放在 NAND Flash 中

[79] B.存储在 NOR Flash 中的程序可以直接运行

[79] C.存储在 NAND Flash 中的程序可以直接运行

[79] D.SDRAM 不具有掉电保持数据的特性，其访问速度要大于 Flash 存储器

[80] 题型.单选题

[80] 题干.NAND 表示（）

[80] 正确答案.C

[80] 难易度.中

[80] 选项数.4

[80] A.与

[80] B.或

[80] C.与非

[80] D.或非

[81] 题型.判断题

[81] 题干.NOR 的独速度比 NAND 稍快一些

[81] 正确答案.A

[81] 难易度.中

[81] 选项数.2

[81] A.正确

[81] B.错误

[82] 题型.判断题

[82] 题干.NAND 的擦除速度不如 NOR

[82] 正确答案.B

[82] 难易度.易

[82] 选项数.2

[82] A.正确

[82] B.错误

[83] 题型.判断题

[83] 题干.从应用程序员角度看,目标是找到一个简单、统一和精练的方法与系统中出现的所有类型的设备通信

[83] 正确答案.A

[83] 难易度.易

[83] 选项数.2

[83] A.正确

[83] B.错误

[84] 题型.简答题

[84] 题干.简述 I/O 接口独立编址——端口映射方式的主要优缺点

[84] 正确答案.A

[84] 难易度.中

[84] 选项数.1

[84] A.主要优点:内存地址空间与 I/O 接口地址空间分开,互不影响,译码电路较简单,并设有专门的 I/O 指令,所以编程序易于区分,且执行时

间短,快速性好。缺点:只用 I/O 指令访问 I/O 端口,功能有限且要采用专用 I/O 周期和专用 I/O 控制线,使微处理器复杂化。

[85] 题型.单选题

[85] 题干.关于 DMA 传输方式的特点其中不正确的是 ()

[85] 正确答案.A

[85] 难易度.中

[85] 选项数.4

[85] A.数据从外设读到 CPU,再从 CPU 把数据送到内存

[85] B.DMA 方式指高速外设与内存之间直接进行数据传输

[85] C.数据传输需要使用总线

[85] D.在 DMA 期间总线使用权是交给 DMA 控制器的

[86] 题型.判断题

[86] 题干.DMA 是直接数据传输的缩写,在 DMA 过程中,CPU 并不参与数据传输

[86] 正确答案.A

[86] 难易度.易

[86] 选项数.2

[86] A.正确

[86] B.错误

[87] 题型.单选题

[87] 题干.以下 () 设备是字符设备

[87] 正确答案.D

[87] 难易度.易

[87] 选项数.4

[87] A.hdc

[87] B.fd0

[87] C.hda1

[87] D.tty1

[88] 题型.简答题

[88] 题干.简述设置 I/O 接口电路的必要性

[88] 正确答案.A

[88] 难易度.中

[88] 选项数.1

[88] A.1.解决 CPU 和外围设备之间的时序配合和通信联络问题。2.解决 CPU 和外围设备之间的数据格式转换和匹配问题。3.解决 CPU 的负载能力和外围设备端口选择问题。

[89] 题型.判断题

[89] 题干.ARM 芯片的 I/O 口通常都是和其他引脚复用的

[89] 正确答案.A

[89] 难易度.易

[89] 选项数.2

[89] A.正确

[89] B.错误

[90] 题型.单选题

[90] 题干.下列关于 GPIO 描述正确的是 ()

[90] 正确答案.D

[90] 难易度.中

[90] 选项数.4

[90] A.GPIO 可以由 CPU 编程决定方向，但不能查询其状态

[90] B.GPIO 通常用于连接外部的 SDRAM，进行高速传输

[90] C.CPU 可以通过编程，决定 GPIO 是输入、输出的通信功能，但不能是双向的

[90] D.GPIO 可以用于模拟 Flash 的接口，对 Flash 存储器进行读写操作

[91] 题型.单选题

[91] 题干.下面是关于 S3C2410 的 GPIO 端口的叙述，其中错误的是 ()

[91] 正确答案.A

[91] 难易度.中

[91] 选项数.4

[91] A.S3C2410 有 GPA、GPB、GPC、GPD、GPE、GPF、GPG 和 GPH 这 8 个 GPIO 端口，它们都是双功能的 I/O 端口

[91] B.与 S3C2410 某个 GPIO 端口对应的控制寄存器决定该端口引脚的功能

[91] C.与 S3C2410 某个 GPIO 端口对应的数据寄存器存放该端口输入的数据或输出的数据

[91] D.与 S3C2410 某个 GPIO 端口对应的上拉寄存器决定该端口引脚是否要被内部上拉

[92] 题型.判断题

[92] 题干.任务是一个无限循环

[92] 正确答案.B

[92] 难易度.易

[92] 选项数.2

[92] A.正确

[92] B.错误

[93] 题型.单选题

[93] 题干.ARM 汇编语句 “ADD RO, R2, R3, LSL#1” 的作用是 ()

[93] 正确答案.A

- [93] 难易度.中
[93] 选项数.4
[93] A. $RO=R2+(R3 \ll 1)$
[93] B. $RO=(R2 \ll 1)+R3$
[93] C. $R3=RO+(R2 \ll 1)$
[93] D. $(R3 \ll 1)=RO+R2$
-

[94] 题型.单选题

[94] 题干.实时操作系统中,两个任务并发执行,一个任务要等待其合作伙伴发来信息,或建立某个条件后再向前执行,这种制约性合作关系被成为 ()

- [94] 正确答案.A
[94] 难易度.中
[94] 选项数.4
[94] A.同步
[94] B.互斥
[94] C.调度
[94] D.执行
-

[95] 题型.单选题

[95] 题干.ADD RO,R1,#3 属于()寻址方式

- [95] 正确答案.B
[95] 难易度.易
[95] 选项数.4
[95] A.多寄存器寻址
[95] B.立即寻址
[95] C.相对寻址
[95] D.寄存器直接寻址
-

[96] 题型.判断题

[96] 题干.寄存器 R15 除了可以做通用寄存器外,还可以做程序计数器

[96] 正确答案.A

[96] 难易度.易

[96] 选项数.2

[96] A.正确

[96] B.错误

[97] 题型.单选题

[97] 题干.嵌入式系统有硬件和软件部分构成,以下()不属于嵌入式系统软件。

[97] 正确答案.C

[97] 难易度.易

[97] 选项数.4

[97] A.系统软件

[97] B.驱动

[97] C.FPGA 编程软件

[97] D.嵌入式中间件

[98] 题型.判断题

[98] 题干.嵌入式 Linux 提供了完善的网络技术支持

[98] 正确答案.A

[98] 难易度.中

[98] 选项数.2

[98] A.正确

[98] B.错误

[99] 题型.判断题

[99] 题干.CLinux 是专门为没有 MMU 的 ARM 芯片开发的

[99] 正确答案.A

[99] 难易度.易

[99] 选项数.2

[99] A.正确

[99] B.错误

[100] 题型.判断题

[100] 题干.程序运行过程中的资源可以是显示器、键盘,但不可以是一个数组或变量

[100] 正确答案.B

[100] 难易度.易

[100] 选项数.2

[100] A.正确

[100] B.错误

[101] 题型.判断题

[101] 题干.C 语言程序可以嵌套加入汇编程序模块

[101] 正确答案.A

[101] 难易度.易

[101] 选项数.2

[101] A.正确

[101] B.错误

[102] 题型.判断题

[102] 题干.运算放大器的输出电压范围一般大于电源电压的范围

[102] 正确答案.B

[102] 难易度.易

[102] 选项数.2

[102] A.正确

[102] B.错误

[103] 题型.判断题

[103] 题干.启动代码是系统上电或复位以后运行的第一段代码,他的作用是在用户程序运行之前对系统硬件及软件环境进行必要的初始化并在最后使程序跳到用户程序

[103] 正确答案.A

[103] 难易度.易

[103] 选项数.2

[103] A.正确

[103] B.错误

[104] 题型.填空题

[104] 题干.根据代码存放位置,以及地址启动位置的区别,ARM 支持两种方式的启动:Nor FLASH 和 ()

[104] 难易度.易

[104] 选项数.1

[104] A.Nand FLASH

[105] 题型.单选题

[105] 题干. () 是影响 NOR flash 性能的因素

[105] 正确答案.A

[105] 难易度.中

[105] 选项数.4

[105] A.低写入和擦除速度

[105] B.传输效率低

[105] C.需要特殊的系统接口

[105] D.存储容量小

- [107] 题型.单选题
- [107] 题干.关于 ARM 处理器的异常向量表的描述正确的是 ()
- [107] 正确答案.C
- [107] 难易度.中
- [107] 选项数.4
- [107] A.异常向量表放的就是中断服务子程序
- [107] B.异常向量表放的是中断服务子程序的入口地址
- [107] C.异常向量表放的是跳转指令, 执行该指令进入相应中断服务子程序
- [107] D.以上都不是
-

- [108] 题型.判断题
- [108] 题干. 中断向量就是中断服务程序的入口地址, 每一个中断服务程序都有一个唯一确定的入口地址, 即中断向量
- [108] 正确答案.A
- [108] 难易度.中
- [108] 选项数.2
- [108] A.正确
- [108] B.错误
-

- [109] 题型.单选题
- [109] 题干.中断向量地址是()
- [109] 正确答案.D
- [109] 难易度.中
- [109] 选项数.4
- [109] A.子程序入口地址
- [109] B.中断类型码(中断识别码)
- [109] C.中断服务程序的入口地址
- [109] D.中断服务程序入口地址的地址
-

[110] 题型.单选题
[110] 题干.ARM 处理器的异常的正确理解应该是 ()
[110] 正确答案.D
[110] 难易度.易
[110] 选项数.4
[110] A.外部中断
[110] B.内部异常
[110] C.系统调用
[110] D.以上都是

[111] 题型.单选题
[111] 题干.以下 ARM 异常中, 优先级最高的是 ()
[111] 正确答案.D
[111] 难易度.中
[111] 选项数.4
[111] A.Dataabort
[111] B.FIQ
[111] C.IRQ
[111] D.Reset

[112] 题型.单选题
[112] 题干.ARM 处理器收到快中断请求, 则进入 () 异常
[112] 正确答案.A
[112] 难易度.中
[112] 选项数.4
[112] A.快中断
[112] B.中断
[112] C.未定义指令
[112] D.预取中止

- [113] 题型.单选题
- [113] 题干.IRQ 中断的入口地址是 ()
- [113] 正确答案.C
- [113] 难易度.易
- [113] 选项数.4
- [113] A.0x00000000
- [113] B.0x00000008
- [113] C.0x00000018
- [113] D.0x00000014
-

- [114] 题型.判断题
- [114] 题干.IRQ 中断的优先级别为 1
- [114] 正确答案.B
- [114] 难易度.易
- [114] 选项数.2
- [114] A.正确
- [114] B.错误
-

- [115] 题型.判断题
- [115] 题干.如果新装硬件的 IRQ 中断请求号设置不当, 可能造成该硬件无法工作
- [115] 正确答案.A
- [115] 难易度.易
- [115] 选项数.2
- [115] A.正确
- [115] B.错误
-

- [116] 题型.判断题
- [116] 题干.FIQ 异常位于异常向量表最后
- [116] 正确答案.A

[116] 难度度.易

[116] 选项数.2

[116] A.正确

[116] B.错误

[117] 题型.名词解释

[117] 题干.操作系统

[117] 正确答案.A

[117] 难度度.中

[117] 选项数.1

[117] A.操作系统是一种为应用程序提供服务的系统软件,是一个完整计算机系统的有机组成部分。

[119] 题型.判断题

[119] 题干.静态数组是指数组元素个数可以改变的数组

[119] 正确答案.B

[119] 难度度.易

[119] 选项数.2

[119] A.正确

[119] B.错误

[120] 题型.单选题

[120] 题干.说明数组后, 数组元素的初值是 ()

[120] 正确答案.D

[120] 难度度.中

[120] 选项数.4

[120] A.整数 0

[120] B.不定值

[120] C.逻辑真

[120] D.逻辑假

[122] 题型.单选题

[122] 题干.堆栈(软堆栈)寻址的寻址方式可看作是()

[122] 正确答案.B

[122] 难易度.中

[122] 选项数.4

[122] A.寄存器寻址

[122] B.寄存器间接寻址

[122] C.基址寻址

[122] D.直接寻址

[123] 题型.单选题

[123] 题干.程序计数器 PC 用来 ()

[123] 正确答案.B

[123] 难易度.中

[123] 选项数.4

[123] A.存放指令

[123] B.存放下一条的指令地址

[123] C.存放正在执行的指令地址

[123] D.存放上一条的指令地址

[124] 题型.判断题

[124] 题干.程序计数器 (PC) 中存放的是当前指令的数据

[124] 正确答案.B

[124] 难易度.中

[124] 选项数.2

[124] A.正确

[124] B.错误

[125] 题型.单选题

[125] 题干.程序计数器 (PC) 包含在 () 中

[125] 正确答案.B

[125] 难易度.易

[125] 选项数.4

[125] A.运算器

[125] B.控制器

[125] C.存储器

[125] D.I/O 接口

[126] 题型.判断题

[126] 题干.对程序计数器 PC 的操作是自动进行的

[126] 正确答案.A

[126] 难易度.易

[126] 选项数.2

[126] A.正确

[126] B.错误

[128] 题型.单选题

[128] 题干.程序计数器 PC 的位数取决于()

[128] 正确答案.A

[128] 难易度.易

[128] 选项数.4

[128] A.存储器容量

[128] B.机器字长

- [128] C.指令字长
- [128] D.计算机的型号

-
- [129] 题型.单选题
 - [129] 题干.特殊功能寄存器 SP 是 ()
 - [129] 正确答案.C
 - [129] 难易度.中
 - [129] 选项数.4
 - [129] A.程序状态寄存器
 - [129] B.定时器方式寄存器
 - [129] C.堆栈指针寄存器
 - [129] D.定时器控制寄存器

-
- [130] 题型.判断题
 - [130] 题干.寄存器不是组合逻辑电路
 - [130] 正确答案.A
 - [130] 难易度.易
 - [130] 选项数.2
 - [130] A.正确
 - [130] B.错误

-
- [131] 题型.单选题
 - [131] 题干. μ C/OS-II 操作系统内核通过任务控制块管理任务。下列各项中, 不属于任务控制块的内容的是 ()
 - [131] 正确答案.A
 - [131] 难易度.中
 - [131] 选项数.4
 - [131] A.指向任务代码临界区的指针
 - [131] B.指向任务堆栈栈顶的指针

[131] C.任务的优先级

[131] D.任务的状态字

[132] 题型.判断题

[132] 题干.μC/OS-II 任务的代码机构是一个可以带有临界段的无限循环

[132] 正确答案.A

[132] 难易度.易

[132] 选项数.2

[132] A.正确

[132] B.错误

[133] 题型.判断题

[133] 题干.μC/OS-II 规定,个用户应用程序必须使用这个空闲任务,而且这个任务是不能用软件来删除的

[133] 正确答案.A

[133] 难易度.易

[133] 选项数.2

[133] A.正确

[133] B.错误

[134] 题型.单选题

[134] 题干.堆栈是用于 ()

[134] 正确答案.A

[134] 难易度.中

[134] 选项数.4

[134] A.存放 CPU 寄存器的内容

[134] B.数据高速存取

[134] C.存放常数表格

[134] D.存放常用子程序

[136] 题型.单选题

[136] 题干.当满足一定条件时, $\mu\text{C}/\text{OS-II}$ 操作系统内核将进行任务级的调度。下列各项中不属于任务调度需满足的条件的是 ()

[136] 正确答案.D

[136] 难易度.中

[136] 选项数.4

[136] A.调度没有被禁止 ($\text{OSLockNesting}=0$)

[136] B.任务就绪表中查找到的最高优先级任务的优先级比当前运行任务的优先级高

[136] C.所有的中断服务程序均已经执行完毕

[136] D.有足够的内存空间保存当前任务的上下文

[138] 题型.单选题

[138] 题干.UC/OS-II 系统中, 用户应用程序最多可以使用的任务个数是 ()

[138] 正确答案.B

[138] 难易度.易

[138] 选项数.4

[139] 题型.单选题

[139] 题干.在 $\text{uC}/\text{OS-II}$ 中有多种方法可以保护任务之间的共享数据和提供任务之间的通信。其中不能达到保护目的的方法是 ()

[139] 正确答案.D

[139] 难易度.中

[139] 选项数.4

[139] A.利用宏 OS_ENTER_CRITICAL () 和 OS_EXIT_CRITICAL () 来关闭中断和打开中断

[139] B.利用函数 OSSchedLock () 和 OSSchedUnlock () 对任务调度函数上锁和开锁

[139] C.利用信号量、互斥信号量、邮箱和消息队列进行任务间通信

[139] D.利用内存文件进行任务间的大规模数据共享

[141] 题型.单选题

[141] 题干.UC/OS-II 中的信号量计数值的范围为 ()

[141] 正确答案.C

[141] 难易度.易

[141] 选项数.4

[141] A.0~511

[141] B.0~512

[141] C.0~65535

[141] D.0~65536

[143] 题型.单选题

[143] 题干.uC/OS-II 的事件控制块有 4 种类型, 需要使用 4 个不同的函数来创建。如下选项中哪一个用于创建事件控制块? ()

[143] 正确答案.C

[143] 难易度.中

[143] 选项数.4

[143] A.OSTaskCreate ()

[143] B.OSThreadCreate ()

[143] C.OSQCreate ()

[143] D.OSCtxSw ()

[145] 题型.单选题

[145] 题干.在 μ C/OS-II 操作系统下, 处于运行态的任务因更高优先级的任务就绪而被剥夺 CPU 使用权后将转入 ()

[145] 正确答案.C

[145] 难易度.易

[145] 选项数.4

[145] A.等待态

[145] B.被中断态

[145] C.就绪态

[145] D.休眠态

[146] 题型.单选题

[146] 题干.移植 uC/OS-II 到一个嵌入式系统电路板上正常运行, 下面哪个条件不是必须的 ()

[146] 正确答案.B

[146] 难易度.中

[146] 选项数.4

[146] A.处理器的 C 编译器能产生可重入代码, 且用 C 语言就可以打开和关闭中断

[146] B.该电路板的处理器必须具备 MMU (存储管理单元)

[146] C.处理器支持中断, 并且能产生定时中断 (通常在 10 至 100Hz 之间)

[146] D.处理器支持能够容纳一定量数据 (可能是几千字节) 的硬件栈区

[148] 题型.判断题

[148] 题干.嵌入式系统是看视的计算机系统,其开发环境和运行环境一致

[148] 正确答案.B

[148] 难易度.易

[148] 选项数.2

[148] A.正确

[148] B.错误

[149] 题型.判断题

[149] 题干.PC 机可包含在嵌入式系统中

[149] 正确答案.A

[149] 难易度.易

[149] 选项数.2

[149] A.正确

[149] B.错误

[150] 题型.判断题

[150] 题干.通常嵌入式系统是一个通用的计算平台,其软件是应用程序和操作系统两种软件的一体化程序

[150] 正确答案.B

[150] 难易度.中

[150] 选项数.2

[150] A.正确

[150] B.错误

[153] 题型.判断题

[153] 题干.嵌入式硬件系统的多样性不仅表现在嵌入式 CPU 的多样性、而且具有相同微处理器的硬件系统可能会有多种不同的外围电路

[153] 正确答案.A

[153] 难易度.易

[153] 选项数.2

[153] A.正确

[153] B.错误

[154] 题型.判断题

[154] 题干.嵌入式硬件系调的核心是嵌入式微处理器,其主要体系架构有 SPARC.Pentium Itanium

[154] 正确答案.B

[154] 难易度.易

[154] 选项数.2

[154] A.正确

[154] B.错误

[155] 题型.判断题

[155] 题干.AMBA 总线是片内总线,包括高速总线 AHB 和低速总线 APB

[155] 正确答案.A

[155] 难易度.易

[155] 选项数.2

[155] A.正确

[155] B.错误

[156] 题型.判断题

[156] 题干.NandFhsh 是一种 Flash Memory 它既可以做主存也可做外存使用

[156] 正确答案.B

[156] 难易度.易

[156] 选项数.2

[156] A.正确

[156] B.错误

[157] 题型.判断题

[157] 题干.NorFlash 是一种 Flash Memory 它既可以做主存也可做外存使用

[157] 正确答案.A

[157] 难易度.易

[157] 选项数.2

[157] A.正确

[157] B.错误

[161] 题型.判断题

[161] 题干.在 ARM CPU 模式中 System 模式与 User 模式的运行环境一样但是它可以不受任何限制地访问任何资源

[161] 正确答案.A

[161] 难易度.中

[161] 选项数.2

[161] A.正确

[161] B.错误

[164] 题型.判断题

[164] 题干.在 ARM CPU 模式中除 User 模式外,其它模式都被称为特权模式,User 模式可直接改变 CPU 模式

[164] 正确答案.B

[164] 难易度.易

[164] 选项数.2

[164] A.正确

[164] B.错误

[166] 题型.判断题

[166] 题干.ARM 是 32 位嵌入式处理器,并可以进入 16 位运行模式
可支持大、小端数据格式

[166] 正确答案.A

[166] 难易度.易

[166] 选项数.2

[166] A.正确

[166] B.错误

[169] 题型.判断题

[169] 题干.ARM 的中断处理方式与 X86 是一致的,当中断发生时
CPU 是到指定的向量地址读取要执行

[169] 正确答案.B

[169] 难易度.易

[169] 选项数.2

[169] A.正确

[169] B.错误

[170] 题型.判断题

[170] 题干.AMBA 中 APB 是低速总线,并可支持多个主单元

[170] 正确答案.B

[170] 难易度.易

[170] 选项数.2

[170] A.正确

[170] B.错误

[171] 题型.判断题

[171] 题干.在设计嵌入式实时操作系统调度器的时候,应尽量考虑公平和最小化平均响应时间

[171] 正确答案.B

[171] 难易度.中

[171] 选项数.2

[171] A.正确

[171] B.错误

[172] 题型.判断题

[172] 题干.不可抢占内核是指内核不能被中断,可抢占内核指内核可被中断

[172] 正确答案.B

[172] 难易度.易

[172] 选项数.2

[172] A.正确

[172] B.错误

[173] 题型.单选题

[173] 题干.和 PC 机系统相比,下列哪点不是嵌入式系统所特有的:

[173] 正确答案.C

[173] 难易度.易

[173] 选项数.4

[173] A.系统内核小

[173] B.专用性强

[173] C.可执行多任务

[173] D.系统精简

[174] 题型.单选题
[174] 题干.ADD RO,R1,#3 属于()寻址方式
[174] 正确答案.A
[174] 难易度.中
[174] 选项数.4
[174] A.立即寻址
[174] B.多寄存器寻址
[174] C.寄存器直接寻址
[174] D.相对寻址

[175] 题型.单选题
[175] 题干.GET 伪指令的含义是:
[175] 正确答案.A
[175] 难易度.中
[175] 选项数.4
[175] A.包含一个外部文件
[175] B.定义程序的入口
[175] C.定义一个宏
[175] D.声明一个变量

[176] 题型.单选题
[176] 题干.μCOS-II 操作系统不属于:
[176] 正确答案.C
[176] 难易度.中
[176] 选项数.4
[176] A.RTOS
[176] B.占先式实时操作系统
[176] C.非占先式实时操作系统
[176] D.嵌入式实时操作系统

[177] 题型.判断题

[177] 题干.当任务等待资源时,系统调用一旦返回就获得了该等待的资源

[177] 正确答案.B

[177] 难易度.易

[177] 选项数.2

[177] A.正确

[177] B.错误

[178] 题型.判断题

[178] 题干.在嵌入式实时多任务系统中,任务的优先级比中断的优先级高

[178] 正确答案.B

[178] 难易度.易

[178] 选项数.2

[178] A.正确

[178] B.错误

[179] 题型.判断题

[179] 题干.中断处理程序可以使用嵌入式操作系统提供的所有系统调用

[179] 正确答案.B

[179] 难易度.易

[179] 选项数.2

[179] A.正确

[179] B.错误

[185] 题型.判断题

[185] 题干.任务可以返回一个数值

[185] 正确答案.B

[185] 难易度.易

[185] 选项数.2

[185] A.正确

[185] B.错误

[186] 题型.单选题

[186] 题干.若已定义的函数有返回值,则以下关于该函数调用叙述中错误的是 ()

[186] 正确答案.D

[186] 难易度.中

[186] 选项数.4

[186] A.函数调用可以作为独立的语句存在

[186] B.函数调用可以作为一个函数的实参

[186] C.函数调用可以出现在表达式中

[186] D.函数调用可以作为一个函数的形参

[188] 题型.单选题

[188] 题干.在 vi 编辑器中的命令模式下,重复上一次对编辑的文本进行的操作,可使用 () 命令

[188] 正确答案.A

[188] 难易度.易

[188] 选项数.4

[188] A."."

- [188] B."*"
- [188] C.下箭头
- [188] D.上箭头

[189] 题型.单选题

[189] 题干.某文件的组外成员的权限为只读;所有者有全部权限;组内的权限为读与写,则该文件的权限为 ()

- [189] 正确答案.A
- [189] 难易度.易
- [189] 选项数.4
- [189] A.764
- [189] B.476
- [189] C.674
- [189] D.467

[190] 题型.判断题

[190] 题干.链接分为硬链接和软链接

- [190] 正确答案.A
- [190] 难易度.中
- [190] 选项数.2
- [190] A.正确
- [190] B.错误

[191] 题型.判断题

[191] 题干.循环轮询系统适合于慢速和非常快速的简单系统

- [191] 正确答案.A
- [191] 难易度.易
- [191] 选项数.2
- [191] A.正确
- [191] B.错误

[192] 题型.判断题

[192] 题干.单处理器多任务系统无需嵌入式操作系统的支持

[192] 正确答案.B

[192] 难易度.易

[192] 选项数.2

[192] A.正确

[192] B.错误

[193] 题型.判断题

[193] 题干.ARM 处理器有 37 个寄存器,9 种运行模式

[193] 正确答案.B

[193] 难易度.易

[193] 选项数.2

[193] A.正确

[193] B.错误

[194] 题型.单选题

[194] 题干.当 () 时由运行状态转为就绪状态

[194] 正确答案.A

[194] 难易度.中

[194] 选项数.4

[194] A.任务的 CPU 使用权被剥夺

[194] B.等待某一事件的运行

[194] C.任务获得了 CPU 的使用权

[194] D.任务响应中断申请

[195] 题型.单选题

[195] 题干. μ COS-II 中对关键代码段由于希望在执行的过程中不被中断干扰,通常采用关中断的方式,以下 X86 汇编代码正确而且不会改

变关中断之前的中断开关状态的是 ()

[195] 正确答案.D

[195] 难易度.中

[195] 选项数.4

[195] A.先 CLI、执行关键代码、再 STI

[195] B.先 STI、执行关键代码、再 CLI

[195] C.先 POPF、CLI、执行关键代码、再 PUSHF

[195] D.先 PUSHF、CLI、执行关键代码、再 POPF。

[196] 题型.判断题

[196] 题干.异常和外部中断不能够引起 ARM 处理器工作模式的改变

[196] 正确答案.B

[196] 难易度.易

[196] 选项数.2

[196] A.正确

[196] B.错误

[197] 题型.判断题

[197] 题干.CPSR 寄存器在所有的处理器模式下都是可以读写的

[197] 正确答案.A

[197] 难易度.易

[197] 选项数.2

[197] A.正确

[197] B.错误

[198] 题型.判断题

[198] 题干.交叉调试时,调试器和被调试程序运行在不同的计算机上

[198] 正确答案.A

[198] 难易度.易

[198] 选项数.2

[198] A.正确

[198] B.错误

[199] 题型.判断题

[199] 题干.任务控制块的内容在任务创建时进行初始化,在系统运行过程中不会发生变化

[199] 正确答案.B

[199] 难易度.易

[199] 选项数.2

[199] A.正确

[199] B.错误

[200] 题型.判断题

[200] 题干.MIPS 是一种很流行的 RISC 处理器

[200] 正确答案.A

[200] 难易度.易

[200] 选项数.2

[200] A.正确

[200] B.错误

[201] 题型.单选题

[201] 题干.初入嵌入式系统是 ()

[201] 正确答案.B

[201] 难易度.易

[201] 选项数.4

[201] A.单片机为核心

[201] B.以嵌入式微处理器为基础

[201] C.以嵌入式操作系统为标志

[201] D.以 Internet 为标志

[202] 题型.单选题
[202] 题干.NAND 表示 ()
[202] 正确答案.C
[202] 难易度.中
[202] 选项数.4
[202] A.与
[202] B.或
[202] C.与非
[202] D.或非

[203] 题型.单选题
[203] 题干.嵌入式微控制器相比嵌入式微处理器的最大特点 ()
[203] 正确答案.B
[203] 难易度.易
[203] 选项数.4
[203] A.体积大大减小
[203] B.单片化
[203] C.功耗低
[203] D.成本高

[204] 题型.单选题
[204] 题干.关于 DMA 传输方式的特点其中不正确的是 ()
[204] 正确答案.A
[204] 难易度.中
[204] 选项数.4
[204] A.数据从外设读到 CPU, 再从 CPU 把数据送到内存
[204] B.DMA 方式指高速外设与内存之间直接进行数据传输
[204] C.数据传输需要使用总线
[204] D.在 DMA 期间总线使用权是交给 DMA 控制器的

[205] 题型.单选题
[205] 题干.微控制器是指 ()
[205] 正确答案.D
[205] 难易度.易
[205] 选项数.4
[205] A.微处理器
[205] B.微型计算机
[205] C.单微机
[205] D.单片机

[206] 题型.单选题
[206] 题干.以下 () 设备是字符设备
[206] 正确答案.D
[206] 难易度.易
[206] 选项数.4
[206] A.hdc
[206] B.fd0
[206] C.hda1
[206] D.tty1

[207] 题型.单选题
[207] 题干.CISC 结构处理器以 () 为中心
[207] 正确答案.C
[207] 难易度.中
[207] 选项数.4
[207] A.运算器
[207] B.存储器
[207] C.微程序控制器
[207] D.硬连线控制器

[208] 题型.单选题

[208] 题干.下列关于 GPIO 描述正确的是 ()

[208] 正确答案.D

[208] 难易度.中

[208] 选项数.4

[208] A.GPIO 可以由 CPU 编程决定方向, 但不能查询其状态

[208] B.GPIO 通常用于连接外部的 SDRAM, 进行高速传输

[208] C.CPU 可以通过编程, 决定 GPIO 是输入、输出的通信功能, 但不能是双向的

[208] D.GPIO 可以用于模拟 Flash 的接口, 对 Flash 存储器进行读写操作

[209] 题型.单选题

[209] 题干.形成冯·诺伊曼计算机基本结构是在 ()

[209] 正确答案.A

[209] 难易度.中

[209] 选项数.4

[209] A.第一代计算机

[209] B.第二代计算机

[209] C.第三代计算机

[209] D.第四代计算机

[210] 题型.单选题

[210] 题干.下面是关于 S3C2410 的 GPIO 端口的叙述, 其中错误的是 ()

[210] 正确答案.A

[210] 难易度.中

[210] 选项数.4

[210] A.S3C2410 有 GPA、GPB、GPC、GPD、GPE、GPF、

GPG 和 GPH 这 8 个 GPIO 端口，它们都是双功能的 I/O 端口

[210] B.与 S3C2410 某个 GPIO 端口对应的控制寄存器决定该端口引脚的功能

[210] C.与 S3C2410 某个 GPIO 端口对应的数据寄存器存放该端口输入的数据或输出的数据

[210] D.与 S3C2410 某个 GPIO 端口对应的上拉寄存器决定该端口引脚是否要被内部上拉

[211] 题型.单选题

[211] 题干.奔腾芯片的哈佛结构是指()

[211] 正确答案.D

[211] 难易度.中

[211] 选项数.4

[211] A.内置 U、V 两条流水线

[211] B.细化流水，提高主频

[211] C.内置一个目标分支缓存器

[211] D.指令与数据分开的两个缓存

[212] 题型.单选题

[212] 题干.ARM 汇编语句 “ADD RO, R2, R3, LSL#1” 的作用是()

[212] 正确答案.A

[212] 难易度.中

[212] 选项数.4

[212] A. $RO = R2 + (R3 \ll 1)$

[212] B. $RO = (R2 \ll 1) + R3$

[212] C. $R3 = RO + (R2 \ll 1)$

[212] D. $(R3 \ll 1) = RO + R2$

- [213] 题型.单选题
- [213] 题干.ARM 指令系统采用 () 指令
- [213] 正确答案.C
- [213] 难易度.易
- [213] 选项数.4
- [213] A.单地址
- [213] B.双地址
- [213] C.三地址
- [213] D.四地址
-

- [214] 题型.单选题
- [214] 题干.实时操作系统中,两个任务并发执行,一个任务要等待其合作伙伴发来信息,或建立某个条件后再向前执行,这种制约性合作关系被成为 ()
- [214] 正确答案.A
- [214] 难易度.中
- [214] 选项数.4
- [214] A.同步
- [214] B.互斥
- [214] C.调度
- [214] D.执行
-

- [215] 题型.单选题
- [215] 题干.对 ARM 处理器说法不正确的是 ()
- [215] 正确答案.D
- [215] 难易度.中
- [215] 选项数.4
- [215] A.小体积、低功耗、低成本、高性能
- [215] B.支持 Thumb (16 位) /ARM (32 位) 双指令集

- [215] C.只有 Load/Store 指令可以访问存储器
[215] D.寻址方式多而复杂
-

- [216] 题型.单选题
[216] 题干.ADD RO,R1,#3 属于()寻址方式
[216] 正确答案.B
[216] 难易度.易
[216] 选项数.4
[216] A.多寄存器寻址
[216] B.立即寻址
[216] C.相对寻址
[216] D.寄存器直接寻址
-

- [217] 题型.单选题
[217] 题干.ARM 处理器比较无符号数大小时是根据 () 标志位来判断的
[217] 正确答案.C
[217] 难易度.易
[217] 选项数.4
[217] A.C 和 N
[217] B.C 和 V
[217] C.C 和 Z
[217] D.Z 和 V
-

- [218] 题型.单选题
[218] 题干.关于 ARM 处理器的异常向量表的描述正确的是 ()
[218] 正确答案.C
[218] 难易度.中
[218] 选项数.4
[218] A.异常向量表放的就是中断服务子程序

[218] B.异常向量表放的是中断服务子程序的入口地址

[218] C.异常向量表放的是跳转指令, 执行该指令进入相应中断服务子程序

[218] D.以上都不是

[219] 题型.单选题

[219] 题干.立即寻址是指 ()

[219] 正确答案.B

[219] 难易度.中

[219] 选项数.4

[219] A.指令中直接给出操作数地址

[219] B.指令中直接给出操作数

[219] C.指令中间接给出操作数

[219] D.指令中间接给出操作数地址

[220] 题型.单选题

[220] 题干.中断向量地址是()

[220] 正确答案.D

[220] 难易度.中

[220] 选项数.4

[220] A.子程序入口地址

[220] B.中断类型码(中断识别码)

[220] C.中断服务程序的入口地址

[220] D.中断服务程序入口地址的地址

[221] 题型.单选题

[221] 题干.采用寄存器寻址方式时, ()

[221] 正确答案.D

[221] 难易度.中

[221] 选项数.4

- [221] A.对 16 位操作数来说，寄存器只能采用 AX, BX, CX, DX
 - [221] B.只能对源操作数采用寄存器寻址方式
 - [221] C.比直接寻址方式的指令执行速度要慢
 - [221] D.操作就在 CPU 内部进行，不需要使用总线周期
-

[222] 题型.单选题

[222] 题干.ARM 处理器的异常的正确理解应该是 ()

[222] 正确答案.D

[222] 难易度.易

[222] 选项数.4

[222] A.外部中断

[222] B.内部异常

[222] C.系统调用

[222] D.以上都是

[223] 题型.单选题

[223] 题干. () 用于定义一个结构化的内存表首地址

[223] 正确答案.B

[223] 难易度.易

[223] 选项数.4

[223] A.DCQ

[223] B.MAP

[223] C.FIELD

[223] D.DCFS

[224] 题型.单选题

[224] 题干.以下 ARM 异常中，优先级最高的是 ()

[224] 正确答案.D

[224] 难易度.中

[224] 选项数.4

- [224] A.Dataabort
- [224] B.FIQ
- [224] C.IRQ
- [224] D.Reset

[225] 题型.单选题

[225] 题干.以下 ARM 的汇编语句属于寄存器寻址的是 ()

[225] 正确答案.B

[225] 难易度.中

[225] 选项数.4

[225] A.LDRR0, [R1]

[225] B.MOVR0, R1

[225] C.MOVR0, #0x20

[225] D.LDMIBR0, {R1-R7}

[226] 题型.单选题

[226] 题干.IRQ 中断的入口地址是 ()

[226] 正确答案.C

[226] 难易度.易

[226] 选项数.4

[226] A.0x00000000

[226] B.0x00000008

[226] C.0x00000018

[226] D.0x00000014

[227] 题型.单选题

[227] 题干.关于 ARM 汇编和 C 语言混合编程下列错误的是 ()

[227] 正确答案.D

[227] 难易度.中

[227] 选项数.4

- [227] A.C 语言中可以直接嵌入某些汇编指令
 - [227] B.C 语言中可以调用汇编的子程序
 - [227] C.汇编程序中可以调用 C 语言的函数
 - [227] D.C 语言嵌入的汇编指令时, 不可以使用 C 的变量
-

[228] 题型.单选题

[228] 题干.说明数组后, 数组元素的初值是 ()

[228] 正确答案.D

[228] 难易度.中

[228] 选项数.4

[228] A.整数 0

[228] B.不定值

[228] C.逻辑真

[228] D.逻辑假

[229] 题型.单选题

[229] 题干.ARM 汇编程序中, 代码段的定义应用使用 () 伪指令

[229] 正确答案.A

[229] 难易度.易

[229] 选项数.4

[229] A.AREA

[229] B.DCB

[229] C.MACRO

[229] D.GBLA

[230] 题型.单选题

[230] 题干.堆栈(软堆栈)寻址的寻址方式可看作是()

[230] 正确答案.B

[230] 难易度.中

[230] 选项数.4

- [230] A.寄存器寻址
 - [230] B.寄存器间接寻址
 - [230] C.基址寻址
 - [230] D.直接寻址
-

[231] 题型.单选题

[231] 题干.从电路结构上看, 时序电路必须含有 ()

[231] 正确答案.B

[231] 难易度.易

[231] 选项数.4

[231] A.门电路

[231] B.存储电路

[231] C.RC 电路

[231] D.译码电路

[232] 题型.单选题

[232] 题干.特殊功能寄存器 SP 是 ()

[232] 正确答案.C

[232] 难易度.中

[232] 选项数.4

[232] A.程序状态寄存器

[232] B.定时器方式寄存器

[232] C.堆栈指针寄存器

[232] D.定时器控制寄存器

[233] 题型.单选题

[233] 题干.S3C2410 有 () 个 USB 接口

[233] 正确答案.B

[233] 难易度.易

[233] 选项数.4

[234] 题型.单选题

[234] 题干.UC/OS-II 中的信号量计数值的范围为 ()

[234] 正确答案.C

[234] 难易度.易

[234] 选项数.4

[234] A.0~511

[234] B.0~512

[234] C.0~65535

[234] D.0~65536

[235] 题型.单选题

[235] 题干.S3C2410 芯片的寄存器组有 ()

[235] 正确答案.D

[235] 难易度.中

[235] 选项数.4

[235] A.7 个寄存器

[235] B.17 个寄存器

[235] C.27 个寄存器

[235] D.37 个寄存器

[236] 题型.单选题

[236] 题干.uC/OS-II 的事件控制块有 4 种类型，需要使用 4 个不同的函数来创建。如下选项中哪一个用于创建事件控制块？ ()

[236] 正确答案.C

[236] 难易度.中

[236] 选项数.4

[236] A.OSTaskCreate ()

[236] B.OSThreadCreate ()

[236] C.OSQCreate ()

[236] D.OSCtxSw ()

[237] 题型.单选题

[237] 题干.S3C2410 提供的符合 IIC 协议的设备连接串行连接线为
()

[237] 正确答案.C

[237] 难易度.中

[237] 选项数.4

[237] A.SCL 和 RTX

[237] B.RTX 和 RCX

[237] C.SCL 和 SDA

[237] D.SDA 和 RCX

[238] 题型.单选题

[238] 题干.在 μ C/OS-II 操作系统下, 处于运行态的任务因更高优先级的任务就绪而被剥夺 CPU 使用权后将转入 ()

[238] 正确答案.C

[238] 难易度.易

[238] 选项数.4

[238] A.等待态

[238] B.被中断态

[238] C.就绪态

[238] D.休眠态

[239] 题型.单选题

[239] 题干.下面关于 S3C2410 的 UART 的叙述中, 错误的是 ()

[239] 正确答案.D

[239] 难易度.中

[239] 选项数.4

[239] A.通过对 UART 线路控制寄存器的设置,可决定该 UART 通信时是否采用奇偶校验

[239] B.UART 的特殊功能寄存器中,除 UART 线路控制寄存器外,还有 UART 控制寄存器等

[239] C.通过 UART 发送/接收状态寄存器可了解 UART 的发送移位寄存器和发送缓冲器等状态

[239] D.UART 的波特率发生器只能对 PCLK 时钟进行分频获得通信所需的波特率

[240] 题型.单选题

[240] 题干.和 PC 机系统相比,下列哪点不是嵌入式系统所特有的:

[240] 正确答案.C

[240] 难易度.易

[240] 选项数.4

[240] A.系统内核小

[240] B.专用性强

[240] C.可执行多任务

[240] D.系统精简

[241] 题型.判断题

[241] 题干.C 语言程序可以嵌套加入汇编程序模块

[241] 正确答案.A

[241] 难易度.易

[241] 选项数.2

[241] A.正确

[241] B.错误

[242] 题型.判断题

[242] 题干.ARM 微处理器的指令集是加载/存储型的,即指令集仅能处理寄存器中的数据

[242] 正确答案.A

[242] 难易度.易

[242] 选项数.2

[242] A.正确

[242] B.错误

[243] 题型.判断题

[243] 题干.运算放大器的输出电压范围一般大于电源电压的范围

[243] 正确答案.B

[243] 难易度.易

[243] 选项数.2

[243] A.正确

[243] B.错误

[244] 题型.判断题

[244] 题干.立即寻址方式中，数据放在指令中地址部分

[244] 正确答案.A

[244] 难易度.易

[244] 选项数.2

[244] A.正确

[244] B.错误

[245] 题型.判断题

[245] 题干.启动代码是系统上电或复位以后运行的第一段代码,他的作用是在用户程序运行之前对系统硬件及软件环境进行必要的初始化并在最后使程序跳到用户程序

[245] 正确答案.A

[245] 难易度.易

[245] 选项数.2

[245] A.正确

[245] B.错误

[246] 题型.判断题

[246] 题干.寄存器寻址是利用寄存器中的数值作为操作数寻址的一种方式,此方式执行效率较高,经常被各种处理器采用

[246] 正确答案.A

[246] 难易度.中

[246] 选项数.2

[246] A.正确

[246] B.错误

[247] 题型.判断题

[247] 题干.中断向量就是中断服务程序的入口地址,每一个中断服务程序都有一个唯一确定的入口地址,即中断向量

[247] 正确答案.A

[247] 难易度.中

[247] 选项数.2

[247] A.正确

[247] B.错误

[248] 题型.判断题

[248] 题干.SOC 嵌入式微处理器就是一种超大规模集成电路系统,它将许多功能模块做在一个单一的芯片上

[248] 正确答案.A

[248] 难易度.中

[248] 选项数.2

[248] A.正确

[248] B.错误

[249] 题型.判断题
[249] 题干.IRQ 中断的优先级别为 1
[249] 正确答案.B
[249] 难易度.易
[249] 选项数.2
[249] A.正确
[249] B.错误

[250] 题型.判断题
[250] 题干.主时钟源由一个外部晶振或者外部时钟产生
[250] 正确答案.A
[250] 难易度.易
[250] 选项数.2
[250] A.正确
[250] B.错误

[251] 题型.判断题
[251] 题干.FIQ 异常位于异常向量表最后
[251] 正确答案.A
[251] 难易度.易
[251] 选项数.2
[251] A.正确
[251] B.错误

[252] 题型.判断题
[252] 题干.在 S3C2410 中,功率功率模块通过软件控制系统时钟来达到降低功耗的目的
[252] 正确答案.A
[252] 难易度.易
[252] 选项数.2

[252] A.正确

[252] B.错误

[253] 题型.判断题

[253] 题干.程序计数器（PC）中存放的是当前指令的数据

[253] 正确答案.B

[253] 难易度.中

[253] 选项数.2

[253] A.正确

[253] B.错误

[254] 题型.判断题

[254] 题干.一般处理器提供大量的断点寄存器用于 JTAG 探测器调试

[254] 正确答案.B

[254] 难易度.易

[254] 选项数.2

[254] A.正确

[254] B.错误

[255] 题型.判断题

[255] 题干.寄存器不是组合逻辑电路

[255] 正确答案.A

[255] 难易度.易

[255] 选项数.2

[255] A.正确

[255] B.错误

[256] 题型.判断题

[256] 题干.嵌入式常用的调试方法和设备有全系统仿真器、驻留监

控程序、在线仿真器、JTAG 仿真器和其他调试方法

[256] 正确答案.A

[256] 难易度.易

[256] 选项数.2

[256] A.正确

[256] B.错误

[257] 题型.判断题

[257] 题干. μ C/OS-II 任务的代码机构是一个可以带有临界段的无限循环

[257] 正确答案.A

[257] 难易度.易

[257] 选项数.2

[257] A.正确

[257] B.错误

[258] 题型.判断题

[258] 题干.从应用程序员角度看,目标是找到一个简单、统一和精练的方法与系统中出现的所有类型的设备通信

[258] 正确答案.A

[258] 难易度.易

[258] 选项数.2

[258] A.正确

[258] B.错误

[259] 题型.判断题

[259] 题干. μ C/OS-II 规定,个用户应用程序必须使用这个空闲任务,而且这个任务是不能用软件来删除的

[259] 正确答案.A

[259] 难易度.易

[259] 选项数.2

[259] A.正确

[259] B.错误

[260] 题型.判断题

[260] 题干.DMA 是直接数据传输的缩写, 在 DMA 过程中, CPU 并不参与数据传输

[260] 正确答案.A

[260] 难易度.易

[260] 选项数.2

[260] A.正确

[260] B.错误

[261] 题型.判断题

[261] 题干.嵌入式系统是看视的计算机系统,其开发环境和运行环境一致

[261] 正确答案.B

[261] 难易度.易

[261] 选项数.2

[261] A.正确

[261] B.错误

[262] 题型.判断题

[262] 题干.任务是一个无限循环

[262] 正确答案.B

[262] 难易度.易

[262] 选项数.2

[262] A.正确

[262] B.错误

[263] 题型.判断题
[263] 题干.PC 机可包含在嵌入式系统中
[263] 正确答案.A
[263] 难易度.易
[263] 选项数.2
[263] A.正确
[263] B.错误

[264] 题型.判断题
[264] 题干.寄存器 R15 除了可以做通用寄存器外,还可以做程序计数器
[264] 正确答案.A
[264] 难易度.易
[264] 选项数.2
[264] A.正确
[264] B.错误

[265] 题型.判断题
[265] 题干.AMBA 总线是片内总线,包括高速总线 AHB 和低速总线 APB
[265] 正确答案.A
[265] 难易度.易
[265] 选项数.2
[265] A.正确
[265] B.错误

[266] 题型.判断题
[266] 题干.嵌入式 Linux 提供了完善的网络技术支持
[266] 正确答案.A
[266] 难易度.中

[266] 选项数.2

[266] A.正确

[266] B.错误

[267] 题型.判断题

[267] 题干.NorFlash 是一种 Flash Memory 它既可以做主存也可做外存使用

[267] 正确答案.A

[267] 难易度.易

[267] 选项数.2

[267] A.正确

[267] B.错误

[268] 题型.判断题

[268] 题干.CLinux 是专门为没有 MMU 的 ARM 芯片开发的

[268] 正确答案.A

[268] 难易度.易

[268] 选项数.2

[268] A.正确

[268] B.错误

[269] 题型.判断题

[269] 题干.在 ARM CPU 模式中除 User 模式外,其它模式都被称为特权模式,User 模式可直接改变 CPU 模式

[269] 正确答案.B

[269] 难易度.易

[269] 选项数.2

[269] A.正确

[269] B.错误

[270] 题型.判断题

[270] 题干.程序运行过程中的资源可以是显示器、键盘,但不可以是一个数组或变量

[270] 正确答案.B

[270] 难易度.易

[270] 选项数.2

[270] A.正确

[270] B.错误

[281] 题型.填空题

[281] 题干.嵌入式系统是一种专用的计算机应用系统,当然应该包括嵌入式系统的硬件和 () 两大部分

[281] 难易度.易

[281] 选项数.1

[281] A.软件

[282] 题型.填空题

[282] 题干.RISC 是指 ()

[282] 难易度.中

[282] 选项数.1
[282] A.精简指令计算机

[283] 题型.填空题
[283] 题干.ARM 核有两个指令集, 分别是 ARM、 ()
[283] 难易度.易
[283] 选项数.1
[283] A.Thumb

[284] 题型.填空题
[284] 题干.C 提供的预处理功能主要有以下三种:宏定义、文件包含和 ()
[284] 难易度.易
[284] 选项数.1
[284] A.条件编译

[285] 题型.填空题
[285] 题干.根据代码存放位置,以及地址启动位置的区别,ARM 支持两种方式的启动:Nor FLASH 和 ()
[285] 难易度.易
[285] 选项数.1
[285] A.Nand FLASH

[286] 题型.简答题
[286] 题干.简述嵌入式系统的特点
[286] 正确答案.A
[286] 难易度.中
[286] 选项数.1
[286] A.1.专用的计算机系统 2.对环境的要求特殊 3. 必须是能满足对系统控制要求的计算机系统 4.是集计算机技术与各行业于一体的集

成系统 5. 具有较长的生命周期 6. 软件固体在非易失性存储器中 7. 实时性要求 8. 需专用开发环境和开发工具进行设计

[287] 题型.简答题

[287] 题干.ARM 微处理器的指令集有哪六类

[287] 正确答案.A

[287] 难易度.中

[287] 选项数.1

[287] A.ARM 微处理器的指令集可以分为分支指令、数据处理指令、程序状态寄存器(CPSR)处理指令、加载/存储指令、协处理器指令和异常产生指令。

[288] 题型.简答题

[288] 题干.简述 S3C2410 的存储空间的分配方法。

[288] 正确答案.A

[288] 难易度.中

[288] 选项数.1

[288] A.S3C2410 芯片采用的是 ARM920T 核，地址空间总共为 4G。其中，1GB 地址空间用于支持外部存储器的链接，此部分被分成 8 个存储块，每块 128MB。另外的空间有一小部分用于 I/O 端口或部件的寻址，其他的地址空间没有用到。

[289] 题型.简答题

[289] 题干.简述 I/O 接口独立编址——端口映射方式的主要优缺点

[289] 正确答案.A

[289] 难易度.中

[289] 选项数.1

[289] A.主要优点:内存地址空间与 I/O 接口地址空间分开,互不影响,译码电路较简单,并设有专门的 I/o 指令,所以编程序易于区分,且执行时

间短,快速性好。缺点:只用 I/O 指令访问 I/O 端口,功能有限且要采用专用 I/O 周期和专用 I/O 控制线,使微处理器复杂化。

[290] 题型.简答题

[290] 题干.简述设置 I/O 接口电路的必要性

[290] 正确答案.A

[290] 难易度.中

[290] 选项数.1

[290] A.1.解决 CPU 和外围设备之间的时序配合和通信联络问题。
2.解决 CPU 和外围设备之间的数据格式转换和匹配问题。3.解决 CPU 的负载能力和外围设备端口选择问题。
